



DATOS IDENTIFICATIVOS

Arquitecturas paralelas

Asignatura	Arquitecturas paralelas			
Código	O06G150V01401			
Titulación	Grado en Ingeniería Informática			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	6	OB	2	2c
Lengua Impartición	#EnglishFriendly Castellano Gallego			
Departamento	Ingeniería de sistemas y automática			
Coordinador/a	García Rivera, Matías			
Profesorado	García Rivera, Matías Sotelo Martínez, José Manuel			
Correo-e	mgrivera@uvigo.es			
Web	http://faitic.uvigo.es			
Descripción general	Completar los conocimientos en el área de Arquitectura y Tecnología de Computadores estudiando el paralelismo de ejecución de instrucciones en sistemas monoprocesador, las posibilidades que ofrecen los procesadores multi-core, los sistemas multiprocesadores, los procesadores vectoriales, los multicomputadores y los cluster de ordenadores. Se utilizará documentación técnica en inglés.			
	Materia del programa English Friendly: Los/as estudiantes internacionales podrán solicitar al profesorado: a) materiales y referencias bibliográficas para el seguimiento de la materia en inglés, b) atender las tutorías en inglés, c) pruebas y evaluaciones en inglés.			

Competencias

Código	
A2	Que los estudiantes sepan aplicar sus conocimientos a su trabajo o vocación de una forma profesional y posean las competencias que suelen demostrarse por medio de la elaboración y defensa de argumentos y la resolución de problemas dentro de su área de estudio.
B2	Capacidad para dirigir las actividades objeto de los proyectos del ámbito de la informática de acuerdo con los conocimientos adquiridos.
B4	Capacidad para definir, evaluar y seleccionar plataformas hardware y software para el desarrollo y la ejecución de sistemas, servicios y aplicaciones informáticas, de acuerdo con los conocimientos adquiridos
B5	Capacidad para concebir, desarrollar y mantener sistemas, servicios y aplicaciones informáticas empleando los métodos de la ingeniería del software como instrumento para el aseguramiento de su calidad, de acuerdo con los conocimientos adquiridos.
B6	Capacidad para concebir y desarrollar sistemas o arquitecturas informáticas centralizadas o distribuidas integrando hardware, software y redes de acuerdo con los conocimientos adquiridos.
B7	Capacidad para conocer, comprender y aplicar la legislación necesaria durante el desarrollo de la profesión de Ingeniero Técnico en Informática y manejar especificaciones, reglamentos y normas de obligado cumplimiento.
C7	Capacidad para diseñar, desarrollar, seleccionar y evaluar aplicaciones y sistemas informáticos, asegurando su fiabilidad, seguridad y calidad, conforme a principios éticos y a la legislación y normativa vigente
C15	Capacidad de conocer, comprender y evaluar la estructura y arquitectura de los computadores, así como los componentes básicos que los conforman
C21	Conocimiento y aplicación de los principios fundamentales y técnicas básicas de los sistemas inteligentes y su aplicación práctica
C25	Capacidad para desarrollar, mantener y evaluar servicios y sistemas software que satisfagan todos los requisitos del usuario y se comporten de forma fiable y eficiente, sean asequibles de desarrollar y mantener y cumplan normas de calidad, aplicando las teorías, principios, métodos y prácticas de la Ingeniería del Software

C26	Capacidad para valorar las necesidades del cliente y especificar los requisitos software para satisfacer estas necesidades, reconciliando objetivos en conflicto mediante la búsqueda de compromisos aceptables dentro de las limitaciones derivadas del coste, del tiempo, de la existencia de sistemas ya desarrollados y de las propias organizaciones
C28	Capacidad de identificar y analizar problemas y diseñar, desarrollar, implementar, verificar y documentar soluciones software sobre la base de un conocimiento adecuado de las teorías, modelos y técnicas actuales
C29	Capacidad de identificar, evaluar y gestionar los riesgos potenciales asociados que pudieran presentarse
C30	Capacidad para diseñar soluciones apropiadas en uno o más dominios de aplicación utilizando métodos de la ingeniería del software que integren aspectos éticos, sociales, legales y económicos
C31	Capacidad para comprender el entorno de una organización y sus necesidades en el ámbito de las tecnologías de la información y las comunicaciones
C32	Capacidad para seleccionar, diseñar, desplegar, integrar, evaluar, construir, gestionar, explotar y mantener las tecnologías de hardware, software y redes, dentro de los parámetros de coste y calidad adecuados
C35	Capacidad para seleccionar, desplegar, integrar y gestionar sistemas de información que satisfagan las necesidades de la organización, con los criterios de coste y calidad identificados
C36	Capacidad de concebir sistemas, aplicaciones y servicios basados en tecnologías de red, incluyendo Internet, web, comercio electrónico, multimedia, servicios interactivos y computación móvil
D1	I1: Capacidad de análisis, síntesis y evaluación
D2	I2: Capacidad de organización y planificación
D3	I3: Comunicación oral y escrita en la lengua nativa
D5	I5: Capacidad de abstracción: capacidad de crear y utilizar modelos que reflejen situaciones reales
D7	I7: Capacidad de buscar, relacionar y estructurar información proveniente de diversas fuentes y de integrar ideas y conocimientos
D8	I8: Resolución de problemas
D9	I9: Capacidad de tomar decisiones
D10	I10: Capacidad para argumentar y justificar lógicamente las decisiones tomadas y las opiniones
D11	P1: Capacidad de actuar autónomamente
D12	P2: Capacidad de trabajar en situaciones de falta de información y/o bajo presión
D13	P3: Capacidad de integrarse rápidamente y trabajar eficientemente en equipos unidisciplinarios y de colaborar en un entorno multidisciplinar
D15	P5: Capacidad de relación interpersonal
D16	S1: Razonamiento crítico
D17	S2: Compromiso ético y democrático
D18	S3: Aprendizaje autónomo
D19	S4: Adaptación a nuevas situaciones
D20	S5: Creatividad
D21	S6: Liderazgo
D22	S7: Tener iniciativa y ser resolutivo
D24	S9: Tener motivación por la calidad y la mejora continua

Resultados de aprendizaje

Resultados previstos en la materia	Resultados de Formación y Aprendizaje			
RA01: Estudiar el sistema actual y analizar e idear los mejores medios para llevar a cabo los mismos objetivos u otros adicionales.	A2	B2	C26	D1
		B4	C30	D2
		B5		D3
		B6		D5
		B7		D7
				D8
				D9
				D10
				D11
				D12
				D13
				D15
				D16
				D17
				D18
				D19
				D20
				D21
				D22
				D24

RA02: Compresión de nas técnicas de paralelismo y concurrencia que emplean los procesadores con el objetivo de reducir los tiempos de ejecución. Compresión de sus limitaciones.	A2	B2 B4 B5 B6 B7	C15	D1
				D2
				D3
				D5
				D7
				D8
				D9
				D10
				D11
				D12
				D13
				D15
				D16
				D17
				D18
				D19
				D20
				D21
				D22
				D24
RA03: Capacitación para efectuar medidas de el rendimiento de un procesador al ejecutar un programa.	A2	B2 B4 B5 B6 B7	C15	D1
				D2
				D3
				D5
				D7
				D8
				D9
				D10
				D11
				D12
				D13
				D15
				D16
				D17
				D18
				D19
				D20
				D21
				D22
				D24
RA04: Evaluar los riesgos asociados a los sistemas informáticos y establecer nas orientaciones y directrices para mitigarlos.	A2	B2 B4 B5 B6 B7	C29 C36	D1
				D2
				D3
				D5
				D7
				D8
				D9
				D10
				D11
				D12
				D13
				D15
				D16
				D17
				D18
				D19
				D20
				D21
				D22
				D24

RA05: Analizar los proyectos y las necesidades, y proponer soluciones en el plano técnico, humano A2 y financiero.	A2	B2	C7	D1		
		B4	C21	D2		
		B5	C26	D3		
		B6		D5		
		B7		D7		
				D8		
				D9		
				D10		
				D11		
				D12		
				D13		
				D15		
				D16		
				D17		
				D18		
				D19		
				D20		
				D21		
				D22		
				D24		
		RA06: Diseñar soluciones informáticas relacionadas con cambios en los sistemas existentes o con nuevos sistemas.	A2	B2	C25	D1
				B4	C32	D2
				B5	C35	D3
				B6		D5
B7				D7		
				D8		
				D9		
				D10		
				D11		
				D12		
				D13		
				D15		
				D16		
				D17		
				D18		
				D19		
				D20		
				D21		
				D22		
				D24		
RA07: Proponer soluciones de mejora y controlar la puesta en marcha	A2			B2	C28	D1
				B4	C31	D2
				B5		D3
				B6		D5
		B7		D7		
				D8		
				D9		
				D10		
				D11		
				D12		
				D13		
				D15		
				D16		
				D17		
				D18		
				D19		
				D20		
				D21		
				D22		
				D24		

Contenidos

Tema

Introducción a la computación paralela.

Incremento de las prestaciones.

Perspectiva histórica.

Clasificación de las arquitecturas para el procesamiento paralelo.

Medidas del rendimiento.

Segmentación del cauce y procesadores segmentados	Principios de la segmentación. Mejora de las prestaciones. Riesgos.
Procesadores superescalares, VLIW y vectoriales	Procesadores superescalares: motivación, arquitectura y prestaciones. Procesadores VLIW: motivación, arquitectura y prestaciones. Procesadores vectoriales: motivación, arquitectura y prestaciones.
Ordenadores paralelos	Procesadores paralelos: motivación, arquitectura y prestaciones.
Multiprocesadores	Programación paralela. Prestaciones. Coherencia del sistema de memoria. Consistencia de memoria. Sincronización
Aplicaciones multimedia	Introducción a imagen, vídeo y audio Paralelismo en aplicaciones de imagen, vídeo y audio. Arquitecturas SIMD. Single Instruction, Multiple Data. Implementaciones: MMX, SSE, SSE2, SSE3, SSE4, AVX, ...
PRÁCTICAS DE LABORATORIO I. Programación a bajo y medio nivel de las distintas arquitecturas	Programación en C de ejemplos de procesamiento de imagen. Programación en C de ejemplos de procesamiento de imagen con SIMD. Programación en C de ejemplos de procesamiento de imagen con threads.
PRÁCTICAS DE LABORATORIO II. Empleo de varios programas de benchmarking	Benchmarking Profilers Herramientas para optimización de los algoritmos. Detección de cuellos de botella.

Planificación

	Horas en clase	Horas fuera de clase	Horas totales
Lección magistral	24	24	48
Resolución de problemas	19	19	38
Prácticas de laboratorio	6	18	24
Trabajo tutelado	2	13	15
Trabajo	4	0	4
Resolución de problemas y/o ejercicios	3	18	21

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías

	Descripción
Lección magistral	Exposición al alumnado de los contenidos de la materia.
Resolución de problemas	Planteamiento, análisis, resolución y debate de problemas o ejercicios relacionados con la temática de la materia.
Prácticas de laboratorio	Planteamiento, análisis, resolución y debate de problemas de programación relacionados con la temática de la materia.
Trabajo tutelado	Actividad dirigida a la resolución de un problema relacionado con la temática de la materia.

Atención personalizada

Metodologías	Descripción
Prácticas de laboratorio	Se llevará un análisis individualizado del alumno mediante un control continuo de las pruebas parciales realizadas y del trabajo a realizar.
Trabajo tutelado	Se llevará un análisis individualizado del alumno mediante un control continuo de las pruebas parciales realizadas y del trabajo a realizar.

Evaluación

Descripción	Calificación	Resultados de Formación y Aprendizaje
-------------	--------------	---------------------------------------

Prácticas de laboratorio	2 pruebas de prácticas de laboratorio para evaluar las clases de grupo reducido. Cada una de estas 2 pruebas será un 20% de la calificación final. Para superar la asignatura es obligatorio que el alumno se presente a todas las pruebas y que en cada prueba obtenga una nota igual o superior a 3 sobre 10. Resultados evaluados del aprendizaje: RA03, RA06.	40	C7 C21 C25 C26 C28 C30 C31 C35 C36	D1 D2 D3 D5 D7 D8 D9 D10 D11 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24
Trabajo	Entrega de un trabajo individual de resolución de un problema de naturaleza paralela: una primera solución sin aplicación de técnicas de paralelismo, una segunda solución aplicando técnicas de paralelismo, y una comparación de prestaciones de ambas soluciones. Este trabajo será un 10% de la nota final. Este trabajo no es obligatorio. Resultados evaluados del aprendizaje: RA03, RA05, RA06 y RA07.	10	C7 C21 C25 C26 C28 C30 C31 C35 C36	D1 D2 D3 D5 D7 D8 D9 D10 D11 D12 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24
Resolución de problemas y/o ejercicios	2 pruebas de respuesta corta para evaluar las clases de grupo grande. Cada una de estas 2 pruebas será un 25% de la calificación final. Para superar la asignatura es obligatorio que el alumno se presente a todas las pruebas y que en cada prueba obtenga una nota igual o superior a 3 sobre 10. Resultados evaluados del aprendizaje: RA01, RA02, RA04.	50	C7 C15 C21 C25 C29 C31 C32 C36	D1 D2 D3 D5 D7 D8 D9 D10 D11 D12 D13 D16 D17 D18 D20 D24

Otros comentarios sobre la Evaluación

Todas las referencias a calificaciones numéricas de esta guía son sobre 10.

CRITERIOS DE EVALUACIÓN PARA ASISTENTES 1ª EDICIÓN DE ACTAS

Para los alumnos asistentes en la primera edición de actas se realizarán 4 pruebas parciales obligatorias y un trabajo no obligatorio:

- 2 pruebas obligatorias de respuesta corta para evaluar las clases de grupo grande. Cada una de estas 2 pruebas será un 25% de la calificación final, la primera aproximadamente a mitad del período de actividad presencial, y la segunda el día fijado oficialmente por la Escuela para el examen de AP del segundo cuatrimestre;

- 2 pruebas obligatorias de prácticas de laboratorio para evaluar las clases de grupo reducido. Cada una de estas 2 pruebas será un 20% de la calificación final, la primera aproximadamente a mitad del período de actividad presencial, y la segunda al final del período de actividad presencial;
- 1 trabajo no obligatorio. Su ponderación será del 10%. Su entrega se realizará a través de faitic.uvigo.es, antes del día fijado oficialmente por la Escuela para el examen de AP del segundo cuatrimestre.

Para superar la asignatura es obligatorio que el alumno se presente a todas las 4 pruebas y que en cada prueba obtenga una nota igual o superior a 3.

En el caso de no realizar alguna prueba u obtener en alguna prueba una nota inferior a 3, si la puntuación global fuera superior a 5, la calificación final en actas será 4.9, suspenso.

Las fechas de estas 4 pruebas y la fecha de entrega del trabajo para los alumnos asistentes se podrá consultar en el calendario de actividades de la ESEI para el segundo curso segundo cuatrimestre.

Los alumnos asistentes suspensos, siempre y cuando lo hagan constar a través de faitic.uvigo.es antes del día fijado oficialmente por la Escuela para el examen de AP del segundo cuatrimestre, pueden renunciar a todas sus calificaciones como asistente y hacer la evaluación para los no asistentes 1ª edición de actas.

CRITERIOS DE EVALUACIÓN PARA NO ASISTENTES 1ª EDICIÓN DE ACTAS

La evaluación para los alumnos no asistentes en la primera edición de actas serán 2 pruebas:

Metodología/Prueba 1: prueba de respuesta corta

Descripción: Una prueba obligatoria con respuestas cortas sobre todos los contenidos de las clases de grupo grande.

% Calificación: Esta prueba será el 50% de la nota final.

Competencias evaluadas: CE7, CE15, CE21, CE25, CE29, CE31, CE32, CE36, CT1, CT2, CT3, CT5, CT7, CT8, CT9, CT10, CT11, CT12, CT13, CT16, CT17, CT18, CT20, CT24

Resultados de aprendizaje evaluados: RA01, RA02, RA04

Metodología/Prueba 2: práctica de laboratorio

Descripción: Una prueba práctica del contenido de las clases de grupo reducido. Esta prueba se hará delante de un PC, con las herramientas SW siguientes: Sistema Operativo Windows, entorno de desarrollo Netbeans, compilador ANSI C Cygwin, y la biblioteca openCV. Se avisará previamente a los alumnos no asistentes de las versiones utilizadas de cada herramienta o de cualquiera cambio en estas herramientas.

% Calificación: Esta prueba será el 50% de la nota final.

Competencias evaluadas: CE7, CE21, CE25, CE26, CE28, CE30, CE31, CE35, CE36, CT1, CT2, CT3, CT5, CT7, CT8, CT9, CT10, CT11, CT13, CT15, CT16, CT17, CT18, CT19, CT20, CT21, CT22, CT24

Resultados de aprendizaje evaluados: RA03, RA05, RA06 y RA07.

Para superar la asignatura es obligatorio que el alumno se presente a las 2 pruebas y que en cada prueba obtenga una nota igual o superior a 3.

En el caso de no realizar alguna prueba u obtener en alguna prueba una nota inferior a 3, si la puntuación global fuera superior a 5, la calificación final en actas será 4.9, suspenso.

CRITERIOS DE EVALUACION PARA LA 2ª EDICIÓN DE ACTAS Y FIN DE CARREIRA

Se empleará el mismo sistema de evaluación aplicado para los no asistentes 1ª edición de actas.

PROCESO DE EVALUACION DE ACTAS

Independientemente de la convocatoria, en el caso de no superar alguna prueba obligatoria de la evaluación (nota mínima 3) pero la puntuación global fuera superior a 5, la calificación en actas será 4.9, suspenso.

FECHAS DE EVALUACIÓN

El calendario de pruebas de evaluación aprobado oficialmente por la Junta de Centro de la ESEI se encuentra publicado en la

PROHIBICION DE USO DE CUALQUIER DISPOSITIVO ELECTRÓNICO

Se recuerda a todo el alumnado la prohibición del uso cualquier dispositivo electrónico en ejercicios y prácticas, en cumplimiento del artículo 13.2.d) del Estatuto del Estudiante Universitario, relativo a los deberes del estudiantado universitario, que establece el deber de "Abstenerse de la utilización o cooperación en procedimientos fraudulentos en las pruebas de evaluación, en los trabajos que se realicen o en documentos oficiales de la universidad."

JUSTIFICACIÓN DE AUSENCIA

Para poder justificar la ausencia a una prueba es necesario un Justificante de Ausencia o un Parte de Consulta y Hospitalización (también llamado P10) emitido por el médico del SERGAS, o un certificado emitido por un colegiado médico. No será válido un justificante de la cita del médico.

Fuentes de información

Bibliografía Básica

Stallings, William, **Organización y arquitectura de computadores**, Prentice Hall, 2006

Bertrán, Guzmán, **Diseño y Evaluación de Arquitectura de Computadoras**, Pearson, 2010

Aart J.C. Bik, **Software Vectorization Handbook, The: Applying Intel Multimedia Extensions for Maximum Performance**, 1ª Edición, Intel Press, 2004

Taylor, Stewart, **Optimizing Applications for Multi-Core Processors, Using the Intel® Integrated Performance Primitives, Second Edition**, 2nd ed, Intel press, cop., 2007

Reinders, James, **Intel threading building blocks : outfitting C++ for multi-core processor parallelism**, 1ª Edición, O'Reilly, 2007

Bibliografía Complementaria

Richard Gerber, **The Software Optimization Cookbook: High Performance Recipes for IA-32 Platforms, 2nd Edition**, 2nd Edition, Intel Press, 2005

Recomendaciones

Asignaturas que continúan el temario

Hardware de aplicación específica/O06G150V01502

Asignaturas que se recomienda cursar simultáneamente

Sistemas operativos II/O06G150V01405

Asignaturas que se recomienda haber cursado previamente

Arquitectura de computadoras II/O06G150V01303