

DATOS IDENTIFICATIVOS				
Arquitectura de computadoras II				
Asignatura	Arquitectura de computadoras II			
Código	O06G150V01303			
Titulacion	Grado en Ingeniería Informática			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	6	OB	2	1c
Lengua Impartición	#EnglishFriendly Castellano Gallego			
Departamento	Ingeniería de sistemas y automática			
Coordinador/a	García Rivera, Matías			
Profesorado	García Rivera, Matías Sotelo Martínez, José Manuel Trillo Rodríguez, José Luís			
Correo-e	mgrivera@uvigo.es			
Web	http://faitic.uvigo.es			
Descripción general	Esta materia profundiza en los conceptos básicos sobre los componentes de la arquitectura de una computadora dados en Arquitectura de Computadoras I, con el fin de comprender el funcionamiento de una computadora actual. Se utilizará documentación técnica en inglés. Materia del programa English Friendly: Los/as estudiantes internacionales podrán solicitar al profesorado: a) materiales y referencias bibliográficas para el seguimiento de la materia en inglés, b) atender las tutorías en inglés, c) pruebas y evaluaciones en inglés.			

Competencias	
Código	
A2	Que los estudiantes sepan aplicar sus conocimientos a su trabajo o vocación de una forma profesional y posean las competencias que suelen demostrarse por medio de la elaboración y defensa de argumentos y la resolución de problemas dentro de su área de estudio.
B2	Capacidad para dirigir las actividades objeto de los proyectos del ámbito de la informática de acuerdo con los conocimientos adquiridos.
B4	Capacidad para definir, evaluar y seleccionar plataformas hardware y software para el desarrollo y la ejecución de sistemas, servicios y aplicaciones informáticas, de acuerdo con los conocimientos adquiridos
B5	Capacidad para concebir, desarrollar y mantener sistemas, servicios y aplicaciones informáticas empleando los métodos de la ingeniería del software como instrumento para el aseguramiento de su calidad, de acuerdo con los conocimientos adquiridos.
B6	Capacidad para concebir y desarrollar sistemas o arquitecturas informáticas centralizadas o distribuidas integrando hardware, software y redes de acuerdo con los conocimientos adquiridos.
B7	Capacidad para conocer, comprender y aplicar la legislación necesaria durante el desarrollo de la profesión de Ingeniero Técnico en Informática y manejar especificaciones, reglamentos y normas de obligado cumplimiento.
C7	Capacidad para diseñar, desarrollar, seleccionar y evaluar aplicaciones y sistemas informáticos, asegurando su fiabilidad, seguridad y calidad, conforme a principios éticos y a la legislación y normativa vigente
C11	Conocimiento, administración y mantenimiento de sistemas, servicios y aplicaciones informáticas
C15	Capacidad de conocer, comprender y evaluar la estructura y arquitectura de los computadores, así como los componentes básicos que los conforman
C19	Conocimiento y aplicación de las herramientas necesarias para el almacenamiento, procesamiento y acceso a los Sistemas de información, incluidos los basados en web
C25	Capacidad para desarrollar, mantener y evaluar servicios y sistemas software que satisfagan todos los requisitos del usuario y se comporten de forma fiable y eficiente, sean asequibles de desarrollar y mantener y cumplan normas de calidad, aplicando las teorías, principios, métodos y prácticas de la Ingeniería del Software

C26	Capacidad para valorar las necesidades del cliente y especificar los requisitos software para satisfacer estas necesidades, reconciliando objetivos en conflicto mediante la búsqueda de compromisos aceptables dentro de las limitaciones derivadas del coste, del tiempo, de la existencia de sistemas ya desarrollados y de las propias organizaciones
C29	Capacidad de identificar, evaluar y gestionar los riesgos potenciales asociados que pudieran presentarse
C30	Capacidad para diseñar soluciones apropiadas en uno o más dominios de aplicación utilizando métodos de la ingeniería del software que integren aspectos éticos, sociales, legales y económicos
C32	Capacidad para seleccionar, diseñar, desplegar, integrar, evaluar, construir, gestionar, explotar y mantener las tecnologías de hardware, software y redes, dentro de los parámetros de coste y calidad adecuados
C34	Capacidad para seleccionar, diseñar, desplegar, integrar y gestionar redes e infraestructuras de comunicaciones en una organización
C35	Capacidad para seleccionar, desplegar, integrar y gestionar sistemas de información que satisfagan las necesidades de la organización, con los criterios de coste y calidad identificados
D1	I1: Capacidad de análisis, síntesis y evaluación
D3	I3: Comunicación oral y escrita en la lengua nativa
D5	I5: Capacidad de abstracción: capacidad de crear y utilizar modelos que reflejen situaciones reales
D7	I7: Capacidad de buscar, relacionar y estructurar información proveniente de diversas fuentes y de integrar ideas y conocimientos
D8	I8: Resolución de problemas
D9	I9: Capacidad de tomar decisiones
D10	I10: Capacidad para argumentar y justificar lógicamente las decisiones tomadas y las opiniones
D11	P1: Capacidad de actuar autónomamente
D12	P2: Capacidad de trabajar en situaciones de falta de información y/o bajo presión
D13	P3: Capacidad de integrarse rápidamente y trabajar eficientemente en equipos unidisciplinares y de colaborar en un entorno multidisciplinar
D15	P5: Capacidad de relación interpersonal
D16	S1: Razonamiento crítico
D17	S2: Compromiso ético y democrático
D18	S3: Aprendizaje autónomo
D19	S4: Adaptación a nuevas situaciones
D20	S5: Creatividad
D21	S6: Liderazgo
D22	S7: Tener iniciativa y ser resolutivo
D24	S9: Tener motivación por la calidad y la mejora continua

Resultados de aprendizaje

Resultados previstos en la materia	Resultados de Formación y Aprendizaje		
RA01: Asesorar a los programadores en los problemas que se le plantean con la programación de los sistemas.	A2	C19 C29	D1 D3 D5 D7 D8 D9 D10 D11 D12 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24

RA02: Poner en marcha los procedimientos de prueba y de control de calidad conforme la legislación y normativa vigentes.	A2	B5	C25 C35	D1 D3 D5 D7 D8 D9 D10 D11 D12 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24
RA03: Instalar, configurar y administrar sistemas hardware, de comunicaciones, software de base y aplicaciones de usuario.		B7	C7 C11 C15 C34	D1 D3 D5 D7 D8 D9 D10 D11 D12 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24
RA04: Plantear el pliego de condiciones técnicas de una instalación informática de tamaño medio, contemplando la necesidades de alimentación, refrigeración, suelo técnico, conservación y seguridad, de acuerdo a la normativas.			C11	D1 D3 D5 D7 D8 D9 D10 D11 D12 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24

RA05: Analizar los proyectos y la necesidades, y proponer soluciones en el plano técnico, humano y financiero.	B2 B4 B5 B6	C26 C30 C32	D1 D3 D5 D7 D8 D9 D10 D11 D12 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24

Contenidos	
Tema	
Introducción a los procesadores actuales	Procesadores de las familias x86, x64, ARM.
Sistema y jerarquía de memoria I	Introducción a los sistemas y la jerarquía de memoria en una computadora personal. Memoria interna. Memoria principal. Tipos de memoria DRAM. Memoria caché. Sistema de memoria de la familia Intel.
Sistema y jerarquía de memoria II	Memoria externa. Discos magnéticos y de estado sólido (HDD, SSD). Discos físicos y lógicos. Sistemas de archivos en un HDD y SSD. Unidades ópticas y de cinta.
Técnicas de Entrada Salida	Técnicas de Entrada Salida en las computadoras personales. Periféricos y módulos de E/S. Interfaces externas: USB, IEEE 1394, PATA, SATA. Suministro de energía: fuente de alimentacion, sistemas de alimentación ininterrumpida y de emergencia, baterías.
Interconexión con buses	Interconexión y jerarquía de buses. Buses PCI, AGP, PCI-Express.
Prácticas I	Programación a bajo nivel en una computadora sencilla de las técnicas de entrada salida.
Prácticas II	Identificación de los componentes de un ordenador personal. Desmontaje y montaje de ordenador personal.

Planificación			
	Horas en clase	Horas fuera de clase	Horas totales
Lección magistral	24	30	54
Resolución de problemas	24	30	54
Prácticas de laboratorio	12	12	24
Resolución de problemas y/o ejercicios	6	12	18

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías	
	Descripción
Lección magistral	Exposición al alumnado de los contenidos de la materia.
Resolución de problemas	Planteamiento, análisis, resolución y debate de problemas o ejercicios relacionados con la temática de la materia.
Prácticas de laboratorio	Planteamiento, análisis, resolución y debate de problemas de programación de computadoras a bajo nivel relacionados con entrada salida

Atención personalizada	
Pruebas	**Descripción**

Resolución de problemas y/o ejercicios	Se llevará a cabo un análisis individualizado del alumnado mediante un control continúo de las pruebas parciales realizadas.

Evaluación

	Descripción	Calificación	Resultados de Formación y Aprendizaje			
Prácticas de laboratorio	2 pruebas de prácticas de laboratorio para evaluar las clases de grupo reducido. Cada una de estas 2 pruebas será un 20% de la calificación final. Para superar la asignatura es obligatorio que el alumno se presente a todas las pruebas y que en cada prueba obtenga una nota igual o superior a 3 sobre 10. Resultados evaluados de aprendizaje: RA02 y RA05.	40	A2	B5	C25 C26 C30 C32 C35	D1 D3 D5 D7 D8 D9 D10 D11 D12 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24
Resolución de problemas y/o ejercicios	2 pruebas de respuesta corta para evaluar las clases de grupo grande. Cada una de estas 2 pruebas será un 30% de la calificación final. Para superar la asignatura es obligatorio que el alumno se presente a todas las pruebas y que en cada prueba obtenga una nota igual o superior a 3 sobre 10. Resultados evaluados de aprendizaje: RA01, RA03 y RA04.	60	A2	B2 B4 B6 B7	C7 C11 C15 C19 C29 C34	D1 D3 D5 D7 D8 D9 D10 D11 D12 D13 D15 D16 D17 D18 D19 D20 D21 D22 D24

Otros comentarios sobre la Evaluación

Todas las referencias a notas numéricas de esta guía son sobre 10.

CRITERIOS DE EVALUACION PARA ASISTENTES 1ª EDICIÓN DE ACTAS

Para los alumnos asistentes en la 1ª edición de actas se realizarán 4 pruebas parciales obligatorias:

- 2 pruebas de respuesta corta para evaluar las clases de grupo grande. Cada una de estas 2 pruebas será un 30% de la calificación final, la primera aproximadamente a mitad del período de actividad presencial, y la segunda el día fijado oficialmente por la Escuela para el examen de ACII del primer cuatrimestre;
- 2 pruebas de prácticas de laboratorio para evaluar las clases de grupo reducido. Cada una de estas 2 pruebas será un 20% de la calificación final, la primera aproximadamente a mitad del período de actividad presencial, y la segunda al final del período de actividad presencial.

Para superar la asignatura es obligatorio que el alumno se presente a todas las pruebas y que en cada prueba obtenga una nota igual o superior a 3.

En el caso de no realizar alguna prueba u obtener en alguna prueba una nota inferior a 3, si la puntuación global fuera superior a 5, la calificación final en actas será 4.9, suspenso.

Las fechas de estas 4 pruebas para los alumnos asistentes se podrá consultar en el calendario de actividades de la ESEI para el segundo curso primer cuatrimestre.

Los alumnos asistentes suspensos, siempre y cuando lo hagan constar a través de faitic.uvigo.es antes del día fijado oficialmente por la Escuela para el examen de ACII del primer cuatrimestre, pueden renunciar a todas sus calificaciones como asistente y hacer la evaluación para los no asistentes 1ª edición de actas.**CRITERIOS DE EVALUACION PARA NO ASISTENTES 1ª EDICIÓN DE ACTAS**

La evaluación para los alumnos no asistentes en la primera edición de actas serán 2 pruebas:

Metodología/Prueba 1: prueba de respuesta corta

Descripción: Una prueba obligatoria con respuestas cortas sobre todos los contenidos de las clases de grupo grande.

% Calificación: Esta prueba será el 60% de la calificación final.

Competencias evaluadas: CB2, CG5, CE25, CE26, CE30, CE32, CE35, CT1, CT3, CT5, CT7, CT8, CT9, CT10, CT11, CT12, CT13, CT15, CT16, CT17, CT18, CT19, CT20, CT21, CT22, CT24

Resultados de aprendizaje evaluados: RA01, RA02 y RA04.

Metodología/Prueba 2: práctica de laboratorio

Descripción: Una prueba práctica obligatoria sobre los contenidos de las clases de los grupos reducidos. Esta práctica se desarrollará con un PC y un hardware específico. La descarga de los manuales del hardware y los programas software utilizados estará disponible en faitic.uvigo.es.

% Calificación: Esta prueba será el 40% de la calificación final.

Competencias evaluadas: CB2, CG2, CG4, CG6, CG7, CE7, CE11, CE15, CE19, CE29, CE34, CT1, CT3, CT5, CT7, CT8,CT9, CT10, CT11, CT12, CT13, CT15, CT16, CT17, CT18, CT19, CT20, CT21, CT22, CT24

Resultados de aprendizaje evaluados: RA01 y RA03.

Para superar la asignatura es obligatorio que el alumno se presente a las 2 pruebas y que en cada prueba obtenga una nota igual o superior a 3.

En el caso de no realizar alguna prueba u obtener en alguna prueba una nota inferior a 3, si la puntuación global fuera superior a 5, la calificación final en actas será 4.9, suspenso.

CRITERIOS DE EVALUACION PARA La 2ª EDICIÓN DE ACTAS Y FIN DE CARREIRA

Se empleará el mismo sistema de evaluación aplicado para los no asistentes.

PROCESO DE CALIFICACIÓN DE ACTAS

Independientemente de la convocatoria, en el caso de no realizar alguna prueba u obtener en alguna prueba una nota inferior a 3, si la puntuación global fuera superior a 5, la calificación final en actas será 4.9, suspenso.

FECHAS DE EVALUACIÓN.

El calendario de pruebas de evaluación aprobado oficialmente por la Junta de Centro de la ESEI se encuentra publicado en la página web http://www.esei.uvigo.es.

PROHIBICION DE USO DE CUALQUIER DISPOSITIVO ELECTRÓNICO

Se recuerda a todo el alumnado la prohibición del uso cualquier dispositivo electrónico en ejercicios y prácticas, en cumplimiento del artículo 13.2.d) del Estatuto del Estudiante Universitario, relativo a los deberes del estudiantado universitario, que establece el deber de "Abstenerse de la utilización o cooperación en procedimientos fraudulentos en las pruebas de evaluación, en los trabajos que se realicen o en documentos oficiales de la universidad."

JUSTIFICACIÓN DE AUSENCIA

Para poder justificar la ausencia a una prueba es necesario un Justificante de Ausencia o un Parte de Consulta y Hospitalización (también llamado P10) emitido por el médico del SERGAS, o un certificado emitido por un colegiado médico. No será válido un justificante de la cita del médico.

Fuentes de información

Bibliografía Básica

Stallings, William, **Organización y arquitectura de computadores**, 7ª edición, Prentice Hall, 2006

Eben Upton, Jeff Duntemann, Ralph Roberts, Tim Mamtora, and Ben Everard, **Learning Computer Architecture with Raspberry Pi®**, John Wiley & Sons, Inc., 2016

Meyers, Mike, **CompTIA A+ Certification All-in-One Exam Guide : Exams 220-801 and 220-802 with CD**, 8th Edition, McGraw-Hill Osborne, 2012

Quentin Docter; Emmett Dulaney; Toby Skandier, **CompTIA A+ : Exams 220-801 and 220-802 Study Guide 2nd**, 2nd Edition, John Wiley, 2012

ASUS, **H81M-PLUS User's Manual: http://dlcdnet.asus.com/pub/ASUS/mb/LGA1150/H81M-PLUS/E8448_H81M-PLUS.pdf**, First Edition V1, ASUS, June 2013

Bibliografía Complementaria

Romero Ternero, Díaz Ruiz, Molina Cantero, **Estructura y Tecnología de Computadores. Teoría y Problemas**, Mcgraw-Hill, 2009

Bertrán, Guzmán, **Diseño y evaluación de Arquitectura de Computadoras**, Pearson, Prentice Hall, 2010

Parhami, Behrooz, **Arquitectura de computadoras: de los microprocesadores a las supercomputadoras**, McGraw-Hill Interamericana, 2007

Patterson, David A, **Estructura y diseño de computadores: interfaz circuitería-programación**, Reverté, 2004

Simon Monk, **Raspberry Pi Cookbook**, O□Reilly Media, 2016

Recomendaciones

Asignaturas que continúan el temario

Arquitecturas paralelas/O06G150V01401

Asignaturas que se recomienda cursar simultáneamente

Algoritmos y estructuras de datos II/O06G150V01302
Sistemas operativos I/O06G150V01305

Asignaturas que se recomienda haber cursado previamente

Física: Sistemas digitales/O06G150V01105
Informática: Arquitectura de computadoras I/O06G150V01203
Informática: Programación I/O06G150V01104
Programación II/O06G150V01205