



DATOS IDENTIFICATIVOS

Codiseño Hardware/Software de Sistemas Empotrados

Asignatura	Codiseño Hardware/Software de Sistemas Empotrados			
Código	V05M145V01242			
Titulación	Máster Universitario en Ingeniería de Telecomunicación			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	5	OB	1	2c
Lengua	Castellano			
Impartición	Gallego			
	Inglés			
Departamento	Tecnología electrónica			
Coordinador/a	Álvarez Ruíz de Ojeda, Luís Jacobo			
Profesorado	Álvarez Ruíz de Ojeda, Luís Jacobo Poza González, Francisco			
Correo-e	jalvarez@uvigo.es			
Web	http://www.faitic.uvigo.es			
Descripción general	<p>La documentación de la materia se encuentra en inglés. Algunas clases de la asignatura pueden ser impartidas en inglés. Los objetivos que se persiguen con esta asignatura son:</p> <ul style="list-style-type: none"> □ Conocer los métodos de codiseño de aplicaciones basadas en microprocesadores empotrados en FPGAs. □ Conocer los microprocesadores que se pueden implementar en las FPGAs comerciales. □ Manejar las herramientas □software□ necesarias para el desarrollo de aplicaciones empotradas mediante FPGAs. □ Diseñar periféricos de aplicación específica y su conexión a los buses de los microprocesadores empotrados. □ Realizar sistemas digitales de aplicación real con microprocesadores empotrados en FPGAs. 			

Competencias de titulación

Código	
A5	CB5 Que los estudiantes posean las habilidades de aprendizaje que les permitan continuar estudiando de un modo que habrá de ser en gran medida autodirigido o autónomo.
A6	CG1 Capacidad para proyectar, calcular y diseñar productos, procesos e instalaciones en todos los ámbitos de la ingeniería de telecomunicación.
A13	CG8 Capacidad para la aplicación de los conocimientos adquiridos y resolver problemas en entornos nuevos o poco conocidos dentro de contextos más amplios y multidisciplinarios, siendo capaces de integrar conocimientos.
A29	CE11 Conocimiento de los lenguajes de descripción hardware para circuitos de alta complejidad.
A30	CE12 Capacidad para utilizar dispositivos lógicos programables, así como para diseñar sistemas electrónicos avanzados, tanto analógicos como digitales. Capacidad para diseñar componentes de comunicaciones como por ejemplo encaminadores, conmutadores, concentradores, emisores y receptores en diferentes bandas.

Competencias de materia

Resultados previstos en la materia	Tipología	Resultados de Formación y Aprendizaje
Conocer los métodos de codiseño de aplicaciones basadas en microprocesadores empotrados en FPGAs.	saber	A13 A29 A30
Conocer los microprocesadores que se pueden implementar en las FPGAs comerciales.	saber	A13 A29 A30

Manejar las herramientas "software" necesarias para el desarrollo de aplicaciones empuotradas mediante FPGAs.	saber hacer	A5 A13 A29 A30
Diseñar periféricos de aplicación específica y su conexión a los buses de los microprocesadores empuotrados.	saber hacer	A5 A13 A29 A30
Realizar sistemas digitales de aplicación real con microprocesadores empuotrados en FPGAs.	saber hacer	A5 A6 A13 A29 A30

Contenidos

Tema		
TEMA 1 TEORÍA. INTRODUCCIÓN AL DISEÑO DE SISTEMAS EMPOTRADOS. (1 h.)	1.1.- Introducción. 1.2.- Sistemas en un Circuito Programable (PSOC). 1.3.- Codiseño [hardware] / [software]. Fases del codiseño. 1.4.- Herramientas EDK y SDK de Xilinx para codiseño de sistemas empuotrados.	
TEMA 2 TEORÍA. MICROPROCESADOR MICROBLAZE DE XILINX. (0[5 h.)	2.1.- Introducción. 2.2.- Arquitectura interna del microprocesador Microblaze. 2.2.1.- Estructura del microprocesador Microblaze. 2.2.2.- Mapa de memoria. 2.2.3.- Buses del microprocesador Microblaze. LMB, AXI. FSL. 2.2.4.- Periféricos básicos. Temporizador. UART RS232. Controlador de interrupciones. 2.2.5.- Periféricos opcionales. Unidad de coma flotante (FPU).	
TEMA 3 TEORÍA. ARQUITECTURA DE LAS FPGAs DE LA FAMILIA SPARTAN 6 DE XILINX. (0[5 h.)	3.1.- Introducción. 3.2.- Arquitectura de las FPGAs de la familia Spartan 6 de Xilinx. 3.2.1.- Recursos lógicos. 3.2.2.- Recursos de interconexión. 3.2.3.- Tecnología. 3.2.4.- Otras características.	
TEMA 4 TEORÍA. CONEXIÓN DE CIRCUITOS PERIFÉRICOS AL MICROPROCESADOR MICROBLAZE DE XILINX. (1 h.)	4.1.- Introducción. 4.2.- Interfaz para periféricos básicos. GPIO. 4.3.- Interfaz para periféricos avanzados. IPIF. 4.4.- Interfaz para coprocesadores de usuario. FSL.	
TEMA 5 TEORÍA. DESARROLLO DE SOFTWARE PARA EL MICROPROCESADOR MICROBLAZE DE XILINX. (1 h.)	5.1.- Introducción. 5.2.- Estructura de las rutinas de manejo de periféricos. 5.3.- Manejo de interrupciones. 5.4.- Depuración del programa.	
TEMA 6 TEORÍA. PARTICIONADO [HARDWARE / SOFTWARE]. (1 h.)	6.1.- Introducción. 6.2.- Ejemplos de codiseño [hardware / software]. 6.3.- Reparto de funciones entre [hardware] y [software].	
TEMA 7 TEORÍA. TRABAJO DE DISEÑO DE PERIFÉRICOS PARA MICROPROCESADORES EMPOTRADOS DE XILINX. (5 h.)	7.1.- Diseño del periférico asignado, utilizando la combinación de [hardware] y [software] más adecuada.	
TEMA 1 LABORATORIO. ENTORNO EDK PARA EL DISEÑO DE SISTEMAS EMPOTRADOS BASADOS EN MICROPROCESADORES DE 32 BITS DE XILINX. (2 h.)	1.1.- Introducción. 1.2.- EDK. [Embedded Development Kit] de Xilinx. 1.2.1.- Flujo de codiseño. 1.2.2.- Tutor para la creación de sistemas empuotrados. [Base System Builder]. 1.2.3.- Adición de periféricos predefinidos ([IP cores]). 1.5.- Realización de ejemplos básicos de sistemas empuotrados basados en el microprocesador Microblaze. 1.6.- Implementación de los sistemas desarrollados en placas de evaluación de Digilent.	
TEMA 2 LABORATORIO. REALIZACIÓN DE CIRCUITOS PERIFÉRICOS BÁSICOS PARA LOS MICROPROCESADORES EMPOTRADOS DE XILINX. (2 h.)	2.1.- Introducción. 2.2.- Utilización de periféricos predefinidos. IP. 2.2.- Desarrollo de periféricos de usuario básicos. GPIO.	
TEMA 3 LABORATORIO. REALIZACIÓN DE CIRCUITOS PERIFÉRICOS AVANZADOS PARA LOS MICROPROCESADORES EMPOTRADOS DE XILINX. (2 h.)	3.1.- Introducción. 3.2.- Desarrollo de periféricos de usuario avanzados ([Custom IP]). 3.3.- Desarrollo de coprocesadores de usuario.	

TEMA 4 LABORATORIO. ENTORNO SDK PARA EL DISEÑO DE SOFTWARE DE MICROPROCESADORES DE 32 BITS DE XILINX. (2 h.)	4.1.- Introducción. 4.2.- SDK. [Software Development Kit] de Xilinx. 4.2.1.- Herramientas GNU (GCC, ASsembler). 4.2.2.- Editor. Compilador. Enlazador ([linker]). 4.2.3.- Bibliotecas suministradas. 4.2.4.- Analizador de prestaciones ([software profiler]). 4.3.- Realización de ejemplos. 4.3.1.- Temporizador acoplado por interrupción.
TEMA 5 LABORATORIO. VERIFICACIÓN HARDWARE/SOFTWARE DE APLICACIONES EMPOTRADAS. (2 h.)	5.1.- Introducción. 5.2.- Simulación de los sistemas empotrados. 5.3.- Depuración de los sistemas empotrados mediante el depurador XMD desde SDK 5.4.- Depuración de los sistemas empotrados mediante el depurador [GNU debugger] desde SDK. 5.5.- Co-verificación HW/SW de los sistemas empotrados mediante el analizador hardware [Chipscope] de Xilinx y el depurador software [GNU debugger].
TEMA 6 LABORATORIO. TRABAJOS DE DISEÑO DE APLICACIONES BASADAS EN MICROPROCESADORES EMPOTRADOS DE 32 BITS DE XILINX. (10 h.: 5 h. tipo B + 5 h. tipo C)	6.1.- Realización de la aplicación asignada.

Planificación			
	Horas en clase	Horas fuera de clase	Horas totales
Sesión magistral	5	10	15
Metodologías integradas	5	20	25
Prácticas de laboratorio	10	10	20
Metodologías integradas	9	48	57
Presentaciones/exposiciones	1	7	8
*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado			

Metodologías	
	Descripción
Sesión magistral	Exposición de los principales contenidos teóricos de la materia con ayuda de medios audiovisuales.
	Con esta metodología se desarrollan las competencias CE11/TT11 and CE12/TT12.
Metodologías integradas	Metodología integrada: Aprendizaje basada en problemas (ABP): Resolución de problemas de diseño de circuitos sintetizables en VHDL y programas en C propuestos por el profesor.
	Con esta metodología se desarrollan las competencias CB5, CG1, CG8, CE11/TT11 and CE12/TT12.
Prácticas de laboratorio	En estas prácticas se planteará el desarrollo de prácticas guiadas de realización de circuitos y programas.
	Con esta metodología se desarrollan las competencias CB5, CG8, CE11/TT11 and CE12/TT12.
Metodologías integradas	Enseñanza basada en proyectos de aprendizaje: Se propone a los alumnos la realización de un proyecto de diseño de un sistema empotrado para resolver un problema planteado por el profesor mediante la planificación, diseño y realización de las actividades necesarias.
	Con esta metodología se desarrollan las competencias CB5, CG1, CG8, CE11/TT11 and CE12/TT12.
Presentaciones/exposiciones	Exposición de los resultados del proyecto realizado.
	Con esta metodología se desarrollan las competencias CB5, CG1, CG8, CE11/TT11 and CE12/TT12.

Atención personalizada	
Metodologías	Descripción
Sesión magistral	 En las clases presenciales se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página de la asignatura.
Presentaciones/exposiciones	 En las clases presenciales se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página de la asignatura.

Prácticas de laboratorio	
En las clases presenciales se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página de la asignatura.
Metodologías integradas	
En las clases presenciales se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página de la asignatura.
Metodologías integradas	
En las clases presenciales se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página de la asignatura.

Evaluación		
	Descripción	Calificación
Metodologías integradas	<p>Aprendizaje basada en problemas.</p> <p>Resolución de ejercicios y problemas teóricos. La mayoría de ellos se centrarán en el planteamiento y el enfoque teórico del diseño de un periférico de un sistema empotrado.</p> <p>El contenido se corresponde con los temas de teoría.</p> <p>Será necesario enseñar al profesor el funcionamiento de cada uno de los circuitos y programas.</p> <p>Se evaluará la correcta aplicación de los conceptos teóricos a los problemas realizados, de acuerdo a los criterios de valoración.</p> <p>Será necesario entregar la documentación solicitada por el profesor para cada uno de los ejercicios realizados.</p> <p>Con esta metodología se evalúan las competencias CB5, CG1, CG8, CE11/TT11 and CE12/TT12.</p>	25
Prácticas de laboratorio	<p>Se evaluará el correcto funcionamiento de los circuitos y programas realizados en las sesiones de prácticas correspondientes a los temas 1 a 5 de laboratorio de acuerdo a los criterios de valoración.</p> <p>Será necesario enseñar al profesor el correcto funcionamiento de cada uno de los circuitos y programas.</p> <p>Con esta metodología se evalúan las competencias CB5, CG8, CE11/TT11 and CE12/TT12.</p>	25
Metodologías integradas	<p>Enseñanza basada en proyectos.</p> <p>Trabajo autónomo de diseño de un sistema empotrado.</p> <p>Será necesario entregar los ficheros fuente del trabajo realizado.</p> <p>Se evaluará el funcionamiento del sistema digital realizado y la correcta aplicación de los conceptos teóricos al diseño del sistema digital, de acuerdo a los criterios de valoración.</p> <p>Con esta metodología se evalúan las competencias CB5, CG1, CG8, CE11/TT11 and CE12/TT12.</p>	40
Presentaciones/exposiciones	<p>Será necesario realizar una presentación oral de máximo 15 minutos sobre el trabajo práctico autónomo realizado, según el índice suministrado por el profesor.</p> <p>Con esta metodología se evalúan las competencias CB5, CG1, CG8, CE11/TT11 and CE12/TT12.</p>	10

Otros comentarios sobre la Evaluación

La nota de la asignatura será la suma de las notas correspondientes a las distintas tareas de la asignatura.

La nota global de los ejercicios y problemas teóricos debe ser mayor o igual que 5 sobre 10 para poder aprobar la asignatura.

La nota del trabajo práctico autónomo debe ser mayor o igual que 5 sobre 10 para poder aprobar la asignatura.

Todos los alumnos, tanto los que sigan la asignatura de forma continua como los que quieran ser evaluados únicamente al final del cuatrimestre o en una evaluación extraordinaria, deberán realizar las tareas descritas en el apartado anterior. Los alumnos que no asistan a clase regularmente deberán realizar las mismas tareas que los alumnos asistentes a clase.

La calificación final se expresará de forma numérica entre 0 y 10, según la legislación vigente (Real Decreto 1125/2003 de 5 de Septiembre; BOE 18 de septiembre).

Siguiendo las directrices propias de la titulación se ofrecerá a los alumnos que cursen esta materia dos sistemas de evaluación: evaluación continua y evaluación al final del cuatrimestre.

Evaluación continua

Evaluación al final del cuatrimestre

EVALUACIÓN CONTINUA:

- El hecho de realizar 2 prácticas de laboratorio supone que el alumno opta por la evaluación continua.
- Los alumnos que opten por evaluación continua, pero no aprueben la asignatura mediante esta modalidad, deberán realizar la evaluación final completa en la evaluación extraordinaria de Julio.
- Los alumnos que aprueben la asignatura mediante evaluación continua no podrán repetir de nuevo en la evaluación final ninguna tarea con el objetivo de subir la nota.
- Las distintas tareas deben entregarse en la fecha especificada por el profesor. Si no es así, no serán calificadas para la evaluación continua.
- Los alumnos realizarán los ejercicios teóricos, las prácticas de laboratorio y los trabajos de laboratorio en grupos de dos alumnos durante la evaluación continua.
- Si se sigue la asignatura de forma continua, se puede faltar como máximo a 2 sesiones presenciales. Si se ha faltado a más de 2 sesiones, será obligatorio realizar un trabajo individual adicional o un examen.

EVALUACIÓN FINAL:

- Los alumnos que opten por la evaluación final deberán realizar todas las tareas teóricas y prácticas y los trabajos individualmente.
- La entrega de las tareas para la evaluación final debe realizarse antes de la fecha oficial del examen establecida por el centro.

En caso de superar los ejercicios teóricos (ET), las prácticas de laboratorio (PL) y el trabajo autónomo (TA), es decir, que la nota de cada parte ≥ 5 , la calificación final (NF) será la suma ponderada de las notas de cada parte de la asignatura:

$$NF = 0,25 * ET + 0,25 * PL + 0,40 * TA + 0,10 * PO$$

En caso de no superar alguna de las tres pruebas (nota de alguna prueba < 5), la calificación final (NF) será:

$$NF = \text{mínimo } [4,5; (NF = 0,25 * ET + 0,25 * PL + 0,40 * TA + 0,10 * PO)]$$

siendo:

ET = Nota conjunta de los ejercicios y problemas teóricos.

PL = Nota conjunta de las prácticas de laboratorio.

TA = Trabajo Autónomo práctico.

PO = Presentación Oral.

CRITERIOS DE EVALUACIÓN.

1) Realización de prácticas de laboratorio guiadas.

Se evaluará el correcto funcionamiento de los circuitos y programas realizados en las sesiones de prácticas, de acuerdo con la puntuación asignada en los enunciados de prácticas. Cada tema de prácticas se puntuará sobre 10. Luego se ponderará su influencia en la nota total de la asignatura en función del número de horas asignado a cada tema.

Es decir, la nota de las prácticas correspondientes a los temas 1 a 5 de laboratorio, se obtiene de la forma siguiente:

$$PL = (\text{Nota Tema 1L} + \text{Nota Tema 2L} + \text{Nota Tema 3L} + \text{Nota Tema 4L} + \text{Nota Tema 5L}) / 5$$

La nota total de las horas de prácticas guiadas (PL) corresponde a un 25% de la nota total de la asignatura.

Será necesario entregar los ficheros que se indican en los enunciados de prácticas.

Los criterios de valoración se refieren únicamente a la funcionalidad de los circuitos y programas realizados, es decir, los circuitos y programas deben funcionar perfectamente en todos sus aspectos, para obtener la máxima nota, ya sea la simulación del [software], la simulación funcional y temporal de los diferentes circuitos [hardware] y del sistema completo, o la prueba en la placa de desarrollo.

2) Problemas y ejercicios teóricos.

Se evaluará cada uno de los ejercicios y problemas planteados en las sesiones de teoría. Cada ejercicio se puntuará sobre 10. Luego se ponderará su influencia en la nota total de la asignatura en función del número de ejercicios asignado.

La mayoría de los ejercicios consistirán en el diseño de un periférico para un sistema empujado y el planteamiento del diseño de un sistema empujado completo con sus periféricos.

Los criterios de valoración son los siguientes:

1) Reparto adecuado de tareas entre [hardware] y [software].

2) Organización adecuada del [hardware] y estructura adecuada del programa en C.

3) Corrección del diseño (CORR).

Optimización de la descripción en VHDL y de los programas en C.

Aplicación de las técnicas de diseño síncrono.

Diseño reutilizable.

4) Funcionalidad (FUNC). Si el ejercicio lo pide, la simulación funcional y temporal de los circuitos VHDL, así como la simulación de los programas en C deben funcionar perfectamente.

5) Documentación (DOC).

i. Ficheros fuente de diseño.

ii. Comentarios suficientes en los ficheros VHDL y ficheros C para su comprensión.

Será necesario entregar los ficheros que se indican en los enunciados de cada ejercicio teórico.

La nota total será la suma de las notas de cada uno de los ejercicios dividida por el número de ejercicios:

$$ET = (\text{Ejercicio 1} + \dots + \text{Ejercicio N}) / N$$

3) Trabajo práctico.

Trabajos de diseño de un sistema empotrado.

Los criterios de valoración son los siguientes:

1) Reparto adecuado de tareas entre "hardware" y "software".

2) Organización adecuada del "hardware" y estructura adecuada del programa en C.

3) Corrección del diseño.

Optimización de la descripción en VHDL y de la utilización de circuitos.

Aplicación de las técnicas de diseño síncrono.

Diseño reutilizable.

4) Análisis de la implementación con FPGAs.

Analizar los recursos lógicos de la FPGA utilizados y razonar su necesidad.

Analizar de forma razonada los retardos internos del sistema implementado.

5) Funcionalidad.

Simulación del "software".

Depuración del "software".

Simulación funcional y temporal de los diferentes circuitos "hardware".

Simulación del sistema empotrado completo ("hardware" + "software").

Depuración del sistema empotrado completo ("hardware" + "software").

Prueba en la placa de desarrollo del sistema empotrado completo ("hardware" + "software").

Todos los apartados deben funcionar perfectamente para obtener la máxima nota.

6) Documentación del diseño y la implementación con FPGAs.

a. Memoria.

i. Estructura clara y ordenada.

ii. Explicaciones claras y suficientes para la comprensión del trabajo realizado.

iii. Inclusión de figuras adecuadas.

iv. Inclusión de datos relevantes.

b. Ficheros fuente de diseño.

i. Comentarios suficientes en los ficheros VHDL para su comprensión.

ii. Comentarios suficientes en los ficheros C para su comprensión.

Para el trabajo práctico autónomo (TA), será necesario realizar una presentación oral.

4) Presentación del trabajo práctico.

Exposición oral del trabajo realizado.

Los criterios de valoración son los siguientes:

i. Exposición oral.

1. Estructura clara y ordenada.
2. Explicaciones claras.
3. Explicaciones suficientes para la comprensión del trabajo realizado.
4. Inclusión de figuras adecuadas.
5. Inclusión de datos relevantes.

Fuentes de información

ÁLVAREZ RUIZ DE OJEDA, L.J., POZA GONZÁLEZ, F., **Diseño de aplicaciones empotradas de 32 bits en FPGAs con Xilinx EDK 10.1 para Microblaze y Power-PC**, Vison Libros,

ÁLVAREZ RUIZ DE OJEDA, L.J., **Diseño Digital con FPGAs**, Vison Libros,

[ÁLVAREZ et AL 12] ÁLVAREZ RUIZ DE OJEDA, L.J., POZA GONZÁLEZ, F., Diseño de aplicaciones empotradas de 32 bits en FPGAs con Xilinx EDK 10.1 para Microblaze y Power-PC, Vison libros, Madrid, 2012. [ÁLVAREZ 12] ÁLVAREZ RUIZ DE OJEDA, L.J., Diseño Digital con FPGAs, Vison libros, Madrid, 2013.

Recomendaciones

Asignaturas que se recomienda cursar simultáneamente

Sistemas Electrónicos Digitales Avanzados/V05M145V03203
