



## DATOS IDENTIFICATIVOS

### Dispositivos electrónicos dixitais en medicina

Materia	Dispositivos electrónicos dixitais en medicina			
Código	V12G420V01912			
Titulación	Grao en Enxeñaría Biomédica			
Descritores	Creditos ECTS	Carácter	Curso	Cuadrimestre
	6	OP	3	2c
Lingua impartición	Castelán			
Departamento	Tecnoloxía electrónica			
Coordinador/a	Fariña Rodríguez, José			
Profesorado	Fariña Rodríguez, José Rodríguez Andina, Juan José			
Correo-e	jfarina@uvigo.es			

#### Web

Descrición xeral	<p>Esta materia ten por obxectivo xeral que o alumnado adquira as competencias e habilidades necesarias para o deseño, análise, simulación, depuración, proba e mantemento de circuitos electrónicos dixitais baseados en microcontroladores e en dispositivos reconfigurables para aplicacións biomédicas.</p> <p>O contido da materia fai énfase nos seguintes aspectos:</p> <ul style="list-style-type: none"> <li>- Estudo da estrutura básica dun microprocesador e dun microcontrolador.</li> <li>- Estudo da metodoloxía de deseño de sistemas dixitais baseados en microcontroladores para aplicacións biomédicas.</li> <li>- Coñecemento e comprensión dos procedementos de programación e depuración de programas informáticos para microcontroladores en aplicacións biomédicas.</li> <li>- Coñecemento das características funcionais dos dispositivos reconfigurables (FPGA) e a súa aplicación en medicina.</li> <li>- Coñecemento das técnicas de especificación de sistemas baseados en FPGA.</li> <li>- Coñecemento do concepto System On Chip (SOC) e a súa aplicación en medicina.</li> <li>- Coñecemento e comprensión das características diferenciais dun procesador dixital de sinal (DSP) e a súa aplicación en instrumentación biomédica.</li> </ul>
------------------	---

## Competencias

Código	
CE34	CE34 Analizar, modelar, deseñar e levar a cabo dispositivos, sistemas, compoñentes ou procesos de Enxeñaría Biomédica.
CT2	CT2 Resolución de problemas.
CT9	CT9 Aplicar coñecementos.

## Resultados de aprendizaxe

Resultados de aprendizaxe	Competencias
---------------------------	--------------

Coñecemento da estrutura dun \*microcontrolador  
 Habilidade para utilizar os \*microcontroladores en aplicacións biomédicas  
 Coñecemento e \*compresión dos procedementos de programación e depuración de programas informáticos para \*microcontroladores en aplicacións biomédicas.  
 Coñecemento e comprensión das características diferenciais dos procesadores dixital de sinal (\*DSP)  
 Coñecemento e \*compresión dos procedementos de programación e depuración de \*algoritmos en \*DSP para aplicacións biomédicas.  
 Coñecemento das características funcionais dos dispositivos \*reconfigurables (\*FPGA) e a súa aplicación en medicamento.  
 Coñecemento das técnicas de \*especificación de sistemas baseados en \*FPGA.  
 Coñecemento do concepto \*System \*On Chip (\*SOC) e a súa aplicación en medicamento

CE34

CT2  
 CT9

## Contidos

### Tema

<p>Teoría 1 INTRODUCCIÓN OS MICROCONTROLADORES</p>	<p>Teoría 1.1 ESTRUCTURA DE UN MICROCONTROLADOR          Introducción. Compoñentes dun microcontrolador. Arquitecturas dependendo da interconexión ca memoria. Arquitecturas dependendo do xogo de instrucións.</p> <p>Teoría 1.2 CARACTERÍSTICAS DOS MICROCONTROLADORES PIC.          Introducción. Descrición xeral da estrutura interna. Unidade aritmética y lóxica. Memoria de Programa. Memoria de Datos. Periféricos. Unidade de control. Execución segmentada de instrucións. Xestión de táboas en memoria de programa. Xestión de memoria Pila.</p>
<p>Teoría 2 PROGRAMACIÓN DUN MICROCONTROLADOR</p>	<p>Teoría 2.1 CONCEPTOS ASOCIADOS A PROGRAMACIÓN DUN MICROCONTROLADOR          Concepto de programa informático. Nivel de abstracción. Estrutura das instrucións. Modos de direccionamento. Linguaxes de programación de alto nivel.</p> <p>Teoría 2.2 PROGRAMACIÓN DUN PIC18F          Introducción o xogo de instrucións, tamaño y tempo de execución das instrucións y códigos de operación. Etapas y ferramentas de programación y depuración de aplicacións para o PIC18F45K20</p>
<p>Teoría 3 PERIFÉRICOS DUN MICROCONTROLADOR</p>	<p>Teoría 3.1 ENTRADA/SAÍDA PARALELO.          Introducción. Conceptos básicos de E/S paralelo. Control de transferencia. Estrutura de E/S no PIC18F45K20 (Microchip). Transferencia en paralelo sincronizada. Exemplos de conexión de periféricos.</p> <p>Teoría 3.2 ACOPLAMENTO DE PERIFÉRICOS.          Control de transferencia de información. Consulta periódica. Concepto de excepción. Interrupcións. Xestión de interrupcións no PIC18F45K20.</p> <p>Teoría 3.3 TEMPORIZADORES          Variables temporales. Xeración y medida. Estrutura básica de un temporizador. Temporizadores/Contadores en el PIC18F45K20. Exemplos de aplicación y programación.</p> <p>Teoría 3.4 UNIDAD DE CAPTURA Y COMPARACIÓN          Estrutura básica dun periférico de captura y comparación. Entrada/saída de alta velocidade. Modulación de anchura de impulso (PWM). Periférico CCP del PIC18F45K20. Exemplos de aplicación y programación.</p> <p>Teoría 3.5 ENTRADA/SAÍDA ANALÓGICA.          Conceptos relacionados ca adquisición de sinais analóxicas. Conversión Analóxico/Dixital no PIC18F45K20 (Microchip).</p> <p>Teoría 3.6 ENTRADA/SAÍDA SERIE.          Introducción a conexión serie entre procesadores. Comunicación serie síncrona. Exemplos SPI, I2C. Comunicación serie asíncrona. Exemplo USART. Periféricos del PIC18F45k20 para a E/S serie.</p>

Teoría 4 DISPOSITIVOS RECONFIGURABLES	<p>Teoría 4.1 INTRODUCCIÓN A LOS CIRCUITOS RECONFIGURABLES Matrices lógicas programables. PLDs: arquitectura básica. FPGAs: arquitectura básica. Bloques funcionais en FPGAs. SoC.</p> <p>Teoría 4.2 CONCEPTOS BÁSICOS DE LENGUAJES DE DESCRIPCIÓN DE HARDWARE Metodoloxías de deseño dixital. Linguaxes de descripción de hardware. Estructuras y sentencias del linguaxe VHDL: Tipos de descrições, lóxica multivaluada, exemplos de bloques funcionais.</p> <p>Teoría 4.3 EJEMPLOS DE DISEÑO DE PERIFERICOS DE MICROCONTROLADORES Acoplamiento de periféricos a un microprocesador. Deseño de un temporizador/contador. Deseño de un periférico de transmisión/recepción serie.</p>
Teoría 5 OUTROS DISPOSITIVOS	Teoría 5.1 PROCESADOR DIXITAL DE SEÑAL Concepto. Diferencias respecto a un microcontrolador.
Práctica 1 ENTORNO DE PROGRAMACION Y DEPURACION DE APLICACIONES DE MICROCONTROLADORES	Presentación das ferramentas informáticas e do hardware dispoñible para o deseño, simulación e proba de aplicacións baseadas nun microcontrolador PIC18F45K20 (Microchip).
Práctica 2 E/S PARALELO	Programar e comprobar o funcionamento dos periféricos de entrada/saída paralelo do microcontrolador PIC18F45K20 (Microchip).
Práctica 3 TEMPORIZADORES / CONTADORES E ACOPLAMIENTO DE PERIFÉRICOS	Comprobar o funcionamento dos periféricos para temporizar e para a conta de eventos nun microcontrolador PIC18F45K20 (Microchip). Aplicar o acoplamiento por consulta periódica. Analizar a xestión de interrupcións de periféricos no microcontrolador PIC18F45K20 (Microchip). Exemplos de uso.
Práctica 4 E/S ANALÓXICA	Programar y comprobar o funcionamento do conversor analóxico/dixital del microcontrolador PIC18F45K20 (Microchip). Exemplo de uso.
Práctica 5 DISPOSITIVOS RECONFIGURABLES	Ferramentas de configuración de FPGAs. Exemplo de deseño y aplicación.
Práctica 6 SISTEMA ELECTRÓNICO BASEADO NUN MICROCONTROLADOR	Deseño e proba dun circuíto baseado no PIC18F45K20 para a medida da presión sanguínea.

### Planificación

	Horas na aula	Horas fóra da aula	Horas totais
Lección maxistral	31	48.05	79.05
Prácticas de laboratorio	18	40.95	58.95
Exame de preguntas de desenvolvemento	2	10	12

\*Os datos que aparecen na táboa de planificación son de carácter orientador, considerando a heteroxeneidade do alumnado.

### Metodoloxía docente

	Descrición
Lección maxistral	Exposición por parte do profesorado dos aspectos relevantes dos contidos etiquetados co epígrafe de [Teoría]. Para unha mellor comprensión dos contidos e unha participación activa na Sesión, o alumnado deberá realizar un traballo persoal previo sobre a bibliografía proposta. Desta forma, o alumnado estará en disposición de realizar preguntas, de pedir aclaracións ou de expoñer dúbidas, que porán ser resoltas na Sesión ou en titorías personalizadas. Para unha mellor comprensión de determinados contidos, expoñeranse exemplos prácticos planificados para incrementar a participación do alumnado. O alumnado deberá realizar traballo persoal posterior, para assimilar os conceptos e adquirir as competencias correspondentes a cada Sesión. As Sesións desenvolveranse nos horarios e aulas sinalados pola Dirección do Centro.
Prácticas de laboratorio	Actividades de aplicación dos coñecementos teóricos adquiridos. Están destinadas a que o alumnado adquira habilidades e destrezas relacionadas co deseño, simulación, depuración e proba de circuitos electrónicos dixitais baseados en microcontroladores ou en FPGAs. Nestas sesións, o alumnado usará ferramentas de programación, simulación e depuración de circuitos electrónicos dixitais baseados en microcontroladores e FPGA, e instrumentación electrónica para a verificación do funcionamento. Para cada práctica, existirá un enunciado no que se indicará o traballo persoal previo que o alumnado debe realizar, as tarefas que debe realizar na sesión de prácticas e os aspectos relevantes para a avaliación da práctica. Desenvolveranse no laboratorio de Electrónica Dixital do Departamento de Tecnoloxía Electrónica, nos horarios sinalados pola Dirección do Centro. O alumnado organizarase en grupos de dous ou tres alumnos. Levarase control de asistencia as sesións de prácticas.

### Atención personalizada

Metodoloxías	Descrición
--------------	------------

Lección maxistral	Os estudantes terán ocasión de acudir a titorías personalizadas no despacho dos profesores da materia, nos horarios que estes establecerán a tal efecto o principio do curso e que se publicarán na páxina web da materia (faiTIC). Nestas titorías os profesores resolverán as dubidas relacionadas cos contidos impartidos nas sesións de aula e orientarán o alumnado sobre como abordar o seu estudo.
Prácticas de laboratorio	Ademais da atención do profesorado de prácticas durante a realización das mesmas, o alumnado poderá acudir a titorías personalizadas para expoñer e resolver as dificultades derivadas dos traballos previos recomendados para realizar as prácticas e do enunciado das mesmas.

### Avaliación

	Descrición	Cualificación	Competencias Avaliadas	
Prácticas de laboratorio	Para obter a nota de prácticas terase en conta: 1.- A realización do traballo previo para a preparación de cada práctica, que suporá o 30% da nota da mesma. 2.- O aproveitamento de cada práctica, valorado a través de preguntas sobre os resultados obtidos e as conclusións alcanzadas, que suporá o 70% da nota da mesma. 3.- A asistencia as prácticas e unha obriga. Admítese a non asistencia a unha das sesións por razóns xustificadas. Para aprobar as prácticas será necesario obter como mínimo o 50% da nota total, calculada como a media das notas de cada práctica.	50	CE34	CT2 CT9
Exame de preguntas de desenvolvemento	Por medio deste tipo de probas avaliaranse os resultados do aprendizaxe correspondente os conceptos teóricos transmitidos nas sesións maxistrais. Realizarase unha única proba escrita o final do cuadrimestre. Para aprobar dicha proba será necesario obter como mínimo o 50% da nota total da mesma.	50	CE34	CT2 CT9

### Outros comentarios sobre a Avaliación

A nota final da materia obterase como media aritmética da nota de teoría e de prácticas. Para aprobar a materia es necesario obter un mínimo do 50% da nota máxima. Para poder facer a media e necesario obter un mínimo do 40% da nota máxima en cada parte. Se non alcanzase o limiar mínimo (40%) nalgunha das partes, a nota final da materia será de suspenso e o valor numérico calcularase multiplicando por 0,71 a nota obtida ca media aritmética (aclaración sobre o coeficiente: Este coeficiente obtense de dividir 4,99 (máxima nota do suspenso) entre 6,99 (máxima nota da media aritmética que se pode obter suspendendo a materia  $(10+3,99)/2$  ).

Na segunda convocatoria non será necesario presentarse as partes aprobadas.

A avaliación dos alumnos que teñan que presentarse a segunda convocatoria do curso académico realizarase:

- Co exame final: Proba de respostas largas, de desenvolvemento. Avaliarse o coñecemento dos conceptos teóricos e a capacidade de resolver problemas.

- Co exame de prácticas. Este exame consistirá na realización dunha das tarefas especificadas no conxunto de enunciados de prácticas realizadas durante o curso.

A nota final obterase cos mesmos criterios especificados para o cálculo da nota da primeira convocatoria.

O alumnado de avaliación non continua será avaliado por medio dun exame final de coñecementos teóricos e resolución de problemas e un exame de Prácticas. O peso y os criterios de avaliación son os mesmos que na avaliación continua.

Compromiso ético: Esperase que o alumnado presente un comportamento ético adecuado. No caso de detectar un comportamento non ético (copia, plaxio, utilización de aparatos electrónicos no autorizados, e outros), considerarase que o alumno non reúne os requisitos necesarios para superar a materia. Neste caso a avaliación global no presente curso académico será de suspenso (0.0)

### Bibliografía. Fontes de información

#### Bibliografía Básica

Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, marcombo,

MICROCHIP, **PIC18F23K20/24K20/25K20/26K20/43K20/44K20/45K20/46K20 Data Sheet**,

J.J.Rodríguez Andina, E. de la Torre, M.D.Valdés, **FPGAs: Fundamentals, advanced features, and applications in Industrial Electronics**, 1, CRC Press, 2017

J.M.Angulo, B. Garcia, I. Angulo, J. Vicente, **Microcontroladores avanzados dsPIC**, Thomson,

### **Bibliografía Complementaria**

Myer Kutz, **Biomedical Engineering and desing handbook**, 978-0-07-170472-4, 2º, McGraw Hill,

## **Recomendacións**

### **Materias que se recomenda ter cursado previamente**

Fundamentos de electrónica para biomedicina/V12G420V01401

Sensores e adquisición de sinais biomédicas/V12G420V01505

### **Outros comentarios**

Para matricularse nesta materia e necesario ter superado ou ben estar matriculado de todas as materias dos cursos inferiores a o curso no que está situada esta materia.

## **Plan de Continxencias**

### **Descrición**

=== MEDIDAS EXCEPCIONAIS PLANIFICADAS ===

Ante a incerta e imprevisible evolución da alerta sanitaria provocada pola COVID- 19, a Universidade establece una planificación extraordinaria que se activará no momento en que as administracións e a propia institución o determinen atendendo a criterios de seguridade, saúde e responsabilidade, e garantindo a docencia nun escenario non presencial ou non totalmente presencial. Estas medidas xa planificadas garanten, no momento que sexa preceptivo, o desenvolvemento da docencia dun xeito mais áxil e eficaz ao ser coñecido de antemán (ou cunha ampla antelación) polo alumnado e o profesorado a través da ferramenta normalizada e institucionalizada das guías docentes DOCNET.

=== ADAPTACIÓN DAS METODOLOXÍAS ===

Os contidos da materia manteranse independente do formato da docencia, presencial ou non presencial. Da mesma forma que na situación de presencialidade, a docencia non presencial estará baseada na documentación y outros recursos didácticos que a equipa docente pon a disposición do alumnado na plataforma de teledocencia da Universidade y da bibliografía básica dispoñible na biblioteca. Na parte práctica, utilizarase o mesmo entorno de deseño, simulación y proba de circuítos configurables e programables que están instalados no Laboratorio e que están dispoñibles para o alumnado en versións de libre acceso. As clases teóricas e de prácticas, así como as titorías se impartiranse po medio do campus remoto da Universidade.

=== ADAPTACIÓN DA AVALIACIÓN ===

Os métodos de avaliación e os pesos na nota final da materia mantéñense. No caso das probas obxectivas, estas serán de forma remota síncrona usando as ferramentas dispoñibles no campus remoto e na plataforma de teledocencia. Para a avaliación da parte práctica, utilizarase a mesma plataforma e os mesmos entornos de simulación utilizados no Laboratorio.