



DATOS IDENTIFICATIVOS

Dispositivos electrónicos digitales en medicina

Asignatura	Dispositivos electrónicos digitales en medicina			
Código	V12G420V01912			
Titulación	Grado en Ingeniería Biomédica			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	6	OP	3	2c
Lengua Impartición	Castellano			
Departamento	Tecnología electrónica			
Coordinador/a	Fariña Rodríguez, José			
Profesorado	Fariña Rodríguez, José Rodríguez Andina, Juan José			
Correo-e	jfarina@uvigo.es			

Web

Descripción general	<p>Esta asignatura tiene como objetivo general que el alumnado adquiera las competencias y habilidades necesarias para el diseño, análisis, simulación, depuración, prueba y mantenimiento de circuitos electrónicos digitales basados en microcontroladores y en dispositivos reconfigurables para aplicaciones biomédicas. El contenido de la asignatura hace énfasis en los siguientes aspectos:</p> <ul style="list-style-type: none"> - Estudio de la estructura básica de un microprocesador y de un microcontrolador. - Estudio de la metodología de diseño de sistemas digitales basados en microcontroladores para aplicaciones biomédicas. - Conocimiento y comprensión de los procedimientos de programación y depuración de programas informáticos para microcontroladores en aplicaciones biomédicas. - Conocimiento de las características funcionales de los dispositivos reconfigurables (FPGA) y su aplicación en medicina. - Conocimiento de las técnicas de especificación de sistemas basados en FPGA. - Conocimiento del concepto System On Chip (SOC) y su aplicación en medicina. - Conocimiento y comprensión de las características diferenciales de los procesadores digital de señal (DSP) y su aplicación en instrumentación biomédica.
---------------------	--

Competencias

Código	
C34	CE34 Analizar, modelar, diseñar y llevar a cabo dispositivos, sistemas, componentes o procesos de Ingeniería Biomédica.
D2	CT2 Resolución de problemas.
D9	CT9 Aplicar conocimientos.

Resultados de aprendizaje

Resultados previstos en la materia	Resultados de Formación y Aprendizaje
------------------------------------	---------------------------------------

Conocimiento de la estructura de un microcontrolador
 Habilidad para utilizar los microcontroladores en aplicaciones biomédicas
 Conocimiento y comprensión de los procedimientos de programación y depuración de programas informáticos para microcontroladores en aplicaciones biomédicas.
 Conocimiento y comprensión de las características diferenciales de los procesadores digital de señal (DSP)
 Conocimiento y comprensión de los procedimientos de programación y depuración de algoritmos en DSP para aplicaciones biomédicas.
 Conocimiento de las características funcionales de los dispositivos reconfigurables (FPGA) y su aplicación en medicina.
 Conocimiento de las técnicas de especificación de sistemas basados en FPGA.
 Conocimiento del concepto System On Chip (SOC) y su aplicación en medicina

C34

D2
D9

Contenidos

Tema	
Teoría 1 INTRODUCCIÓN A LOS MICROCONTROLADORES	Teoría 1.1 ESTRUCTURA DE UN MICROCONTROLADOR Introducción. Componentes de un microcontrolador. Arquitecturas según la interconexión con la memoria. Arquitecturas según el juego de instrucciones.
	Teoría 1.2 CARACTERISTICAS DE LOS MICROCONTROLADORES PIC. Introducción. Descripción general de la estructura interna. Unidad aritmética y lógica. Memoria de Programa. Memoria de Datos. Periféricos. Unidad de control. Ejecución segmentada de instrucciones. Gestión de tablas en memoria de programa. Gestión de memoria Pila.
Teoría 2 PROGRAMACIÓN DE UN MICROCONTROLADOR	Teoría 2.1 CONCEPTOS ASOCIADOS A LA PROGRAMACION DE UN MICROCONTROLADOR Concepto de programa informático. Nivel de abstracción. Estructura de las instrucciones. Modos de direccionamiento. Lenguajes de programación alto nivel
	Teoría 2.2 PROGRAMACION DE UN PIC18F Introducción al juego de instrucciones, tamaño y tiempo de ejecución de las instrucciones y códigos de operación. Etapas y herramientas de programación y depuración de aplicaciones para el PIC18F45K20
Teoría 3 PERIFERICOS DE UN MICROCONTROLADOR	Teoría 3.1 ENTRADA/SALIDA PARALELO. Introducción. Conceptos básicos de E/S paralelo. Control de transferencia. Estructura de E/S en el PIC18F45K20 (Microchip). Transferencia en paralelo sincronizada. Ejemplos de conexión de periféricos.
	Teoría 3.2 ACOPLAMIENTO DE PERIFÉRICOS. Control de transferencia de información. Consulta periódica. Concepto de excepción. Interrupciones. Gestión de interrupciones en el PIC18F45K20.
	Teoría 3.3 TEMPORIZADORES Variables temporales. Generación y medida. Estructura básica de un temporizador. Temporizadores/Contadores en el PIC18F45K20. Ejemplos de aplicación y programación.
	Teoría 3.4 UNIDAD DE CAPTURA Y COMPARACIÓN Estructura básica de un periférico de captura y comparación. Entrada salida de alta velocidad. Modulación de anchura de impulso (PWM). Periférico CCP del PIC18F45K20. Ejemplos de aplicación y programación.
	Teoría 3.5 ENTRADA/SALIDA ANALÓGICA. Conceptos relacionados con la adquisición de señales analógicas. Conversión Analógico/Digital en el PIC18F45K20 (Microchip).
	Teoría 3.6 ENTRADA/SALIDA SERIE. Introducción a la conexión serie entre procesadores. Comunicación serie síncrona. Ejemplos SPI, I2C. Comunicación serie asíncrona. Ejemplo USART. Periféricos del PIC18F45k20 para la E/S serie.

Teoría 4 DISPOSITIVOS RECONFIGURABLES	<p>Teoría 4.1 INTRODUCCIÓN A LOS CIRCUITOS RECONFIGURABLES Matrices lógicas programables. PLDs: arquitectura básica. FPGAs: arquitectura básica. Bloques funcionales en FPGAs. SoC.</p> <p>Teoría 4.2 CONCEPTOS BASICOS DE LENGUAJES DE DESCRIPCION DE HARDWARE Metodologías de diseño digital. Lenguajes de descripción de hardware. Estructuras y sentencias del lenguaje VHDL: Tipos de descripciones, lógica multivaluada, ejemplos de bloques funcionales.</p> <p>Teoría 4.3 EJEMPLOS DE DISEÑO DE PERIFERICOS DE MICROCONTROLADORES Acoplamiento de periféricos a un microprocesador. Diseño de un temporizador/contador. Diseño de un periférico de transmisión/recepción serie.</p>
Teoría 5 OTROS DISPOSITIVOS	Teoría 5.1 PROCESADOR DIGITAL DE SEÑAL Concepto. Diferencias respecto a un microcontrolador.
Práctica 1 ENTORNO DE PROGRAMACION Y DEPURACION DE APLICACIONES DE MICROCONTROLADORES	Presentación de las herramientas informáticas y del hardware disponible para el diseño, simulación y prueba de aplicaciones basadas en el microcontrolador PIC18F45K20 (Microchip).
Práctica 2 E/S PARALELO	Programar y comprobar el funcionamiento de los periféricos de entrada/salida paralelo del microcontrolador PIC18F45K20 (Microchip).
Práctica 3 TEMPORIZADORES / CONTADORES y ACOPLAMIENTO DE PERIFERICOS	Comprobar el funcionamiento de los periféricos de temporización y contaje de un microcontrolador PIC18F45K20 (Microchip). Aplicar el acoplamiento por consulta periódica. Analizar la gestión de interrupciones de periféricos en el microcontrolador PIC18F45K20 (Microchip). Ejemplos de uso.
Práctica 4 E/S ANALOGICA	Programar y comprobar el funcionamiento del convertidor analógico/digital del microcontrolador PIC18F45K20 (Microchip). Ejemplo de uso.
Práctica 5 DISPOSITIVOS RECONFIGURABLES	Herramientas de configuración de FPGAs. Ejemplo de diseño y aplicación.
Práctica 6 SISTEMA ELECTRÓNICO BASADO EN MICROCONTROLADOR	Diseño y prueba de un circuito basado en el PIC18F45K20 para la medida de presión sanguínea.

Planificación

	Horas en clase	Horas fuera de clase	Horas totales
Lección magistral	31	48.05	79.05
Prácticas de laboratorio	18	40.95	58.95
Examen de preguntas de desarrollo	2	10	12

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías

	Descripción
Lección magistral	Exposición por parte del profesorado de los aspectos relevantes de los contenidos etiquetados con el epígrafe de □Teoría□. Para una mejor comprensión de los contenidos y una participación activa en la Sesión, el alumnado deberá realizar un trabajo personal previo sobre la bibliografía propuesta. De esta forma, el alumnado estará en disposición de realizar preguntas, de pedir aclaraciones o de exponer dudas, que podrán ser resueltas en la Sesión o en tutorías personalizadas. Para una mejor comprensión de determinados contenidos, se expondrán ejemplos prácticos planificados para incrementar la participación del alumnado. El alumnado deberá realizar trabajo personal posterior para asimilar los conceptos y adquirir las competencias correspondientes a cada Sesión. Las Sesiones se desarrollarán en los horarios y aulas señalados por la Dirección del Centro.
Prácticas de laboratorio	Actividades de aplicación de los conocimientos teóricos adquiridos. Están destinadas a que el alumnado adquiera habilidades y destrezas relacionadas con el diseño, simulación, depuración y prueba de circuitos electrónicos digitales basados en microcontroladores o en FPGAs. En estas sesiones, el alumnado usará herramientas de programación, simulación y depuración de circuitos electrónicos digitales basados en microcontroladores y FPGAs y la instrumentación electrónica necesaria para la verificación del funcionamiento. Para cada práctica existirá un enunciado en el que se indicará el trabajo personal previo que el alumnado debe realizar, las tareas que debe realizar en la sesión de prácticas y los aspectos relevantes para la evaluación de la práctica. Se desarrollarán en el laboratorio de Electrónica Digital del Departamento de Tecnología Electrónica, en los horarios señalados por la Dirección del Centro. El alumnado se organizará en grupos de dos o tres alumnos. Se llevará a cabo un control de asistencia.

Atención personalizada

Metodologías	Descripción
--------------	-------------

Lección magistral	Los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en los horarios que estos establecerán a tal efecto a principio de curso y que se publicarán en la página web de la asignatura. En dichas tutorías los profesores resolverán las dudas relacionadas con los contenidos impartidos en las sesiones magistrales y orientarán a los estudiantes sobre cómo abordar su estudio.
Prácticas de laboratorio	Además de la atención del profesorado de prácticas durante la realización de las mismas, el estudiantado podrá acudir a tutorías personalizadas para plantear y resolver las dificultades derivadas de los trabajos previos recomendados para realizar las prácticas y del enunciado de las mismas.

Evaluación				
	Descripción	Calificación	Resultados de Formación y Aprendizaje	
Prácticas de laboratorio	Para obtener la nota de prácticas se tendrá en cuenta: 1.- La realización del trabajo previo para la preparación de cada práctica, que supondrá el 30% de la nota de la misma. 2.- El aprovechamiento de cada práctica, valorado a través de preguntas sobre los resultados obtenidos y las conclusiones alcanzadas, que supondrán el 70% de la nota de la misma. 3.- La asistencia a las prácticas es obligatoria. Se admite la falta a como mucho una de las sesiones por razones justificadas. Para aprobar las prácticas será necesario obtener como mínimo el 50% de la nota total, calculada como el promedio de las notas de cada práctica.	50	C34	D2 D9
Examen de preguntas de desarrollo	Por medio de este tipo de pruebas se evaluarán los resultados del aprendizaje correspondiente a los conceptos teóricos transmitidos en las sesiones magistrales. Se realizará una única prueba escrita al final del cuatrimestre. Para aprobar dicha prueba será necesario obtener como mínimo el 50% de la nota total de la misma.	50	C34	D2 D9

Otros comentarios sobre la Evaluación

La nota final de la asignatura se obtendrá como media aritmética de la nota de teoría y de prácticas. Para aprobar la asignatura es necesario obtener un mínimo del 50% de la nota máxima. Para poder hacer la media es necesario obtener un mínimo del 40% de la nota máxima en cada parte. Si no se alcanza el umbral mínimo (40%) en alguna de las partes, la nota final de la asignatura será de suspenso y el valor numérico se calculará multiplicando por 0,71 la nota obtenida con la media aritmética (aclaración sobre el coeficiente: Este coeficiente se obtiene de dividir 4,99 (máxima nota del suspenso) entre 6,99 (máxima nota de la media aritmética que se puede obtener suspendiendo la asignatura $(10+3,99)/2$). En la segunda convocatoria no será necesario presentarse a las partes aprobadas.

La evaluación de los alumnos que tengan que presentarse a la segunda convocatoria del curso académico se realizará:

- Con examen final: Prueba de respuestas largas, de desarrollo. Se evaluarán el conocimiento de los conceptos teóricos y la capacidad de resolver problemas.
- Con examen de prácticas. Este examen consistirá en la realización de una tarea de las especificadas en el conjunto de enunciados de prácticas realizadas durante el curso.

La nota final se obtendrá con los mismos criterios especificados para el cálculo de la nota de la primera convocatoria.

El alumnado de evaluación no continua será calificado por medio de un examen final de conocimientos teóricos y resolución de problemas y un examen de Prácticas. El peso y los criterios de evaluación son los mismos que en evaluación continua.

Compromiso ético: Se espera que el alumnado presente un comportamiento ético adecuado. En caso de detectar un comportamiento no ético (copia, plagio, utilización de aparatos electrónicos no autorizados, y otros), se considerará que el alumno no reúne los requisitos necesarios para superar la materia. En este caso la calificación global en el presente curso académico será de suspenso (0.0)

Fuentes de información

Bibliografía Básica

Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, marcombo, MICROCHIP, **PIC18F23K20/24K20/25K20/26K20/43K20/44K20/45K20/46K20 Data Sheet**,

J.J.Rodríguez Andina, E. de la Torre, M.D.Valdés, **FPGAs: Fundamentals, advanced features, and applications in Industrial Electronics**, 1, CRC Press, 2017

J.M.Angulo, B. Garcia, I. Angulo, J. Vicente, **Microcontroladores avanzados dsPIC**, Thomson,

Bibliografía Complementaria

Myer Kutz, **Biomedical Engineering and desing handbook**, 978-0-07-170472-4, 2º, McGraw Hill,

Recomendaciones

Asignaturas que se recomienda haber cursado previamente

Fundamentos de electrónica para biomedicina/V12G420V01401

Sensores y adquisición de señales biomédicas/V12G420V01505

Otros comentarios

Para matricularse en esta asignatura es necesario haber superado o bien estar matriculado de todas las asignaturas de los cursos inferiores al curso en que está ubicada esta asignatura.

Plan de Contingencias

Descripción

=== MEDIDAS EXCEPCIONALES PLANIFICADAS ===

Ante la incierta e imprevisible evolución de la alerta sanitaria provocada por el COVID-19, la Universidad de Vigo establece una planificación extraordinaria que se activará en el momento en que las administraciones y la propia institución lo determinen atendiendo a criterios de seguridad, salud y responsabilidad, y garantizando la docencia en un escenario no presencial o parcialmente presencial. Estas medidas ya planificadas garantizan, en el momento que sea preceptivo, el desarrollo de la docencia de un modo más ágil y eficaz al ser conocido de antemano (o con una amplia antelación) por el alumnado y el profesorado a través de la herramienta normalizada e institucionalizada de las guías docentes.

=== ADAPTACIÓN DE LAS METODOLOGÍAS ===

Los contenidos se mantendrán independientemente del formato de docencia, presencial o no presencial. Al igual que en la situación de presencialidad, la impartición de la docencia no presencial se basará en la documentación y otros recursos didácticos que el equipo docente pondrá a disposición del alumnado en la plataforma de teledocencia de la Universidad y de la bibliografía básica disponible a en la biblioteca. En la parte de laboratorio, las prácticas se realizarán utilizando los mismos entornos de diseño, simulación y prueba de circuitos configurables y programables que están instalados en el Laboratorio y que están disponibles para el alumnado en sus versiones de licencias de acceso libre.

Las clases teóricas y de prácticas, así como las tutorías se impartirán a través del campus remoto de la Universidad.

=== ADAPTACIÓN DE LA EVALUACIÓN ===

Los métodos de evaluación y sus pesos en la nota final de la asignatura se mantienen. En el caso de las pruebas objetivas, éstas se realizarán de forma remota síncrona utilizando las herramientas disponibles en el campus remoto y en la plataforma de teledocencia. Para la evaluación de la parte práctica, se utilizará la misma plataforma y, además, los mismos simuladores utilizados en las prácticas.
