

DATOS IDENTIFICATIVOS				
Sistemas electrónicos dixitais				
Materia	Sistemas electrónicos dixitais			
Código	V12G330V01923			
Titulación	Grao en Enxeñaría en Electrónica Industrial e Automática			
Descritores	Creditos ECTS	Sinale	Curso	Cuadrimestre
	6	OP	4	1c
Lingua de impartición	Castelán			
Departamento	Tecnoloxía electrónica			
Coordinador/a	Fariña Rodríguez, José			
Profesorado	Fariña Rodríguez, José Quintáns Graña, Camilo Rodríguez Andina, Juan José			
Correo-e	jfarina@uvigo.es			
Web				
Descrición xeral	Trátase dunha materia terminal, continuación da materia de Electrónica Dixital e Microcontroladores. Ten por obxectivo que o alumnado complete as competencias e habilidades necesarias para o deseño, análise, simulación, depuración, proba e mantemento de circuítos electrónicos dixitais baseados en dispositivos reconfigurables (FPGAs) e en microcontroladores. A materia céntrase nos seguintes conceptos: - Periféricos de comunicación serie e a súa adaptación aos niveis eléctricos dos protocolos normalizados. - Periféricos de captura e comparación para o tratamento e xeración de sinais dixitais con información temporal (Saídas de alta velocidade, Modulación de Anchura de Impulso, Medida de frecuencia, período ou desfasamento, etc). - Modos de funcionamento de baixo consumo. - Formatos numéricos e operadores matemáticos. - Descrición e utilización de linguaxes de descrición de hardware (HDL) como ferramenta para a especificación de circuítos dixitais. - Exemplos de deseño de circuítos electrónicos dixitais baseados en microcontroladores e FPGAs para control industrial. Esta materia forma parte dun proxecto de innovación educativa en ApS (Aprendizaxe-Servizo) que desenvolve a Vicerreitoría de Responsabilidade Social, Internacionalización e Cooperación da Universidade de Vigo. Esta metodoloxía mestura procesos de aprendizaxe e de servizo á comunidade nun só proxecto articulado onde os/as participantes aprenden a traballar nas necesidades reais da contorna coa finalidade de mellorala. Os estudantes participaran de forma voluntaria na actividade ApS, que consiste en realizar un Taller de Desenvolvemento de Sistemas Electrónicos Baseados en Microcontroladores nun centro de ensino da contorna da Universidade de Vigo.			

Competencias	
Código	
B3	CG3 Coñecemento en materias básicas e tecnolóxicas que os capacite para a aprendizaxe de novos métodos e teorías, e os dote de versatilidade para adaptarse a novas situacións.
B4	CG4 Capacidade para resolver problemas con iniciativa, toma de decisións, creatividade, razoamento crítico e capacidade para comunicar e transmitir coñecementos, habilidades e destrezas no campo da enxeñaría industrial no campo de Electrónica Industrial e Automática.
C21	CE21 Coñecemento dos fundamentos e aplicacións da electrónica dixital e microprocesadores.
C24	CE24 Capacidade para deseñar sistemas electrónicos analóxicos, dixitais e de potencia.
D2	CT2 Resolución de problemas.
D9	CT9 Aplicar coñecementos.
D14	CT14 Creatividade.

Resultados de aprendizaxe			
Resultados previstos na materia	Resultados de Formación e Aprendizaxe		
Dominar os recursos especializados dun microcontrolador para tarefas de control de procesos	B3 B4	C21 C24	D2 D9 D14 D17
Adquirir habilidades para o modelado e síntese de circuítos electrónicos dixitais con linguaxes de descrición de hardware (HDL).	B4	C21 C24	D2 D9 D14
Dominar as técnicas de implementación de sistemas dixitais complexos con circuítos reconfigurables	B4	C21 C24	D2 D9 D14 D17
Dominar y saber usar las metodoloxías y ferramentas para a simulación, depuración e verificación do funcionamento de circuítos electrónicos dixitais baseados en microcontroladores o dispositivos reconfigurables.Nova	B4	C21 C24	D2 D9 D14

Contidos	
Tema	
TEMA 1: Entrada/Saída serie en microcontroladores	Introdución á conexión serie entre procesadores. Comunicación síncrona. Comunicación asíncrona. Conexión punto a punto (RS232). Bus Serie (I2C). Estrutura básica dun periférico para a entrada/saída serie. Periféricos do PIC18F45k20 para a E/S serie (USART e SSP). Exemplos de aplicación asíncrona e síncrona (SPI).
TEMA 2: Unidade de captura e comparación en microcontroladores	Variables temporais. Xeración e medida. Estrutura básica dun periférico de captura e comparación. Entrada saída de alta velocidade. Modulación de anchura de impulso (PWM). Periférico CCP do PIC18F45K20. Exemplos de aplicación e programación.
TEMA 3: Modos de funcionamento de baixo consumo en microcontroladores	Consumo en procesadores dixitais. Modos de baixo consumo. Modos de baixo consumo no PIC18F45K20. Exemplos de aplicación e programación.
TEMA 4: Organización de memoria	Xerarquía de memoria en procesadores dixitais. Memoria cache: organizacións, estrutura básica, exemplos de funcionamento. Ampliación de memoria dun microcontrolador. Acceso directo a memoria (DMA)
TEMA 5: Circuítos aritméticos	Formatos numéricos: enteiros con e sen signo, coma fixa, coma flotante. Precisión. Multiplicación e división enteiras: algoritmos e bloques funcionais. Optimización das prestacións. Operacións en coma flotante.
TEMA 6: Deseño de periféricos específicos	Axuste de periféricos a microcontroladores. Temporizador / contador: estrutura e aplicacións. Serializador.
TEMA 7: Exemplos de deseño de sistemas electrónicos dixitais de instrumentación e control industrial	Casos prácticos
TEMA 8: Ampliación de linguaxes de descrición hardware	Subprogramas: procedementos. Sentenzas □generic□ e □generate□. Exemplos de aplicación.
Práctica 1. Comunicación serie co microcontrolador. Conexión dun Display a través do bus I2C.	Tarefa 1: Estudo da unidade de axuste serie MSSP do PIC. Tarefa 2: Programación dunha subrutina que envíe datos a través do bus I2C. Tarefa 3: Conexión serie I2c dun display alfanumérico ao uC PIC. Estudo dos comandos de control do display. Tarefa 4: Monitorización do bus I2C co Analizador Lóxico (Ao)/Ao) para estudar como é unha trama. Tarefa 5: Facer un programa que escriba unha mensaxe de benvida no display □OLA MUNDO□.
Práctica 2: Control de entrada e saída de usuario por medio dun teclado e un display.	Tarefa 1: Estudo da conexión dun teclado matricial ao uC a través do porto paralelo B. Tarefa 2: Deseñar e realizar un algoritmo de exploración do teclado e un decodificador das teclas pulsadas. Utilizar os LEDs da placa PICkit3 para mostrar os códigos das teclas pulsadas. Tarefa 3: Facer un programa para o PIC que escriba no display as teclas que se pulsan no teclado. Pódese reservar unha delas para realizar algunha acción de control, por exemplo, para borrar o display, cambiar de liña, etc.

Práctica 3: Regulación de velocidade en Bucle Aberto (BA) dun motor de cc cun control PWM	Tarefa 1: Estudo da unidade CCP de captura e comparación do microcontrolador en modo PWM. Tarefa 2: Programación dunha subrutina de inicialización da unidade CCP. Tarefa 3: Control do Motor en Bucle Aberto (BA). Utilizar o convertedor AD do uC para converter o sinal analóxico do potenciómetro da placa do PICkit3. Esta será o sinal de consigna de velocidade, que é, á súa vez, a entrada ao PWM. Tarefa 4: Conectar a saída do PWM a un amplificador de corrente L293 antes de conectalo ao motor. Visualizar o sinal PWM de saída do uC no Osciloscopio e medir o seu valor medio Vdc.
Práctica 4: Medida de velocidade dun motor de cc mediante un sensor que xera pulsos de frecuencia variable	Tarefa 1: Estudo da medida da velocidade do motor por medio dun sinal de pulsos que proporciona un sensor optoelectrónico de barreira. Tarefa 2: Programar unha subrutina que realice un convertidor F/V que utilice os temporizadores do microcontrolador para converter a frecuencia dos pulsos a un valor binario. Visualizar a medida de velocidade nos diodos LEDs
Práctica 5: Regulación de velocidade en Bucle Pechado (BC) dun motor de cc cun control PI	Tarefa 1: Programar un regulador en bucle pechado do tipo PI para controlar a velocidade de xiro do motor. Débense reutilizar as subrutinas desenvolvidas nas tarefas anteriores. Tarefa 2: Conectar o display para visualizar consígnaa, a velocidade, o erro e o sinal de saída do regulador (a entrada do actuador). Tarefa 3: Introducir consígnaa de velocidade a través do teclado matricial.
Práctica 6. Deseño e realización dunha unidade de acoplamento serie SPI para un convertedor A/D.	Tarefa 1: Estudo dun módulo de control da comunicación serie e do formato de datos. Tarefa 2: Deseño e realización dun módulo de control SPI para conexión a un convertedor A/D. Tarefa 3: Captura dunha entrada analóxica cun circuíto convertedor A/D con interfaz serie SPI. Visualización do dato de entrada nos display de 7 segmentos. Tarefa 4: Utilización do Analizador Lóxico para monitorizar o porto SPI
Práctica 7. Deseño e realización dunha unidade de acoplamento serie para un convertedor D/A.	Tarefa 1: Deseño e realización dun módulo de control SPI para conexión a un convertedor D/A. Tarefa 2: Xeración dun sinal analóxico a partir dun dato dixital establecido cos interruptores externos conectados á FPGA. Tarefa 3: Utilización do Analizador Lóxico para monitorizar o porto SPI.
Práctica 8. Deseño e modelado dunha memoria nun circuíto FPGA para implantar unha táboa de procura.	Tarefa 1: Implantación dunha táboa de procura cos datos dun sinal a reconstruír. Tarefa 2: Xeración dun sinal analóxico utilizando a táboa de procura e o convertedor D/A con o seu correspondente módulo SPI. Tarefa 3: Monitorización do sinal xerado co osciloscopio dixital.
Práctica 9. Deseño e realización dun sistema de procesado en tempo real.	Tarefa 1: Cos recursos hardware realizado nas anteriores prácticas realizar un bypass cun sinal analóxico de entrada (mostraxe, retención e reconstrución) e visualizar no osciloscopio dita entrada e a saída analóxicas. Tarefa 2: Deseño e realización dun filtro dixital de promediado con entrada e saída analóxicas para intercalar no circuíto da tarefa anterior: entrada analóxica filtro dixital saída analóxica.

Planificación			
	Horas na aula	Horas fóra da aula	Horas totais
Lección maxistral	31	48.05	79.05
Prácticas de laboratorio	18	40.95	58.95
Exame de preguntas de desenvolvemento	2	10	12

*Os datos que aparecen na táboa de planificación son de carácter orientador, considerando a heteroxeneidade do alumnado.

Metodoloxía docente	
	Descrición
Lección maxistral	Exposición por parte do profesorado dos aspectos relevantes das contidas etiquetaxes co epígrafe de Teoría. Para unha mellor comprensión dos contidos e unha participación activa na Sesión, o alumnado deberá realizar un traballo persoal previo sobre a bibliografía proposta. Desta forma, o alumnado estará en disposición de realizar preguntas, de pedir aclaracións ou de expor dúbidas, que poderán ser resoltas na Sesión ou en titorías personalizadas. Para unha mellor comprensión de determinados contidos, exporanse exemplos prácticos planificados para incrementar a participación do alumnado. O alumnado deberá realizar traballo persoal posterior para a asimilar dos conceptos e adquirir as competencias correspondentes a cada Sesión. levará a cabo un control de asistencia. Desenvolveranse nos horarios e aulas sinaladas pola Dirección do Centro.

Prácticas de laboratorio	Actividades de aplicación dos coñecementos teóricos adquiridos. Están destinadas a que o alumnado adquira habilidades e destrezas relacionadas co deseño, simulación, depuración, proba de circuítos electrónicos dixitais baseados en microcontroladores ou en FPGAs. Nestas sesións o alumnado usará instrumentación electrónica para a análise do comportamento dos circuítos electrónicos dixitais, ferramentas de deseño, simulación e depuración de circuítos electrónicos dixitais baseados en dispositivos reconfigurables (FPGAs), e ferramentas de programación, simulación e depuración de circuítos electrónicos dixitais baseados en microcontroladores. Para cada práctica existirá un enunciado no que se indicará o traballo persoal previo que o alumnado debe realizar, as tarefas que debe realizar na sesión de prácticas e os aspectos relevantes para a avaliación da práctica. Desenvolveranse nos laboratorios de Electrónica Dixital do Departamento de Tecnoloxía Electrónica, nos horarios sinalados pola dirección do centro. O alumnado organizarase en grupos. Levarase a cabo un control de asistencia. Con carácter voluntario un grupo de aproximadamente cinco estudantes, como máximo, poderán compensar un total de 26 horas das prácticas de laboratorio (8 presenciais e 18 de traballo fora de clase) realizando unha actividade que siga a metodoloxía ApS. Esta carga práctica se corresponde cos contidos técnicos das prácticas dúas á cinco. O taller desenvolverase en dúas sesión, de catro horas cada unha, no laboratorio e/ou aula de informática do centro que recibe o servizo. Na primeira, abordarase a introdución a arquitectura do microcontrolador e do xogo de instrucións, introducirase o entorno de programación e vaise a traballar sobre un exemplo de adquisición dunha sinal analóxica xerada dende un potenciómetro. Na segunda sesión, vaise traballar cun motor de corrente continua co obxectivo de controlar a súa velocidade por medio de un bucle de control. As tarefas a desenvolver por parte do profesorado son: Seguimento da preparación da documentación asociada a cada unha das sesións e supervisión dos materiais e recursos necesarios. Deseño dos mecanismos de avaliación. Orientación dos alumnos sobre as características especiais da actividade. Acompañamento no proceso. Análise dos resultados y conclusións. As tarefas a desenvolver por parte do alumnado son: Proposta de tarefas adaptadas ó ámbito e duración da actividade. Adaptar e elaborar os contidos da documentación das tarefas planificadas para cada sesión. Seguimento das sesións e resolución de dubidas e cuestiones. Xeración de informe de resultados.

Atención personalizada

Metodoloxías	Descrición
Lección maxistral	Os estudantes terán ocasión de acudir a titorías personalizadas no despacho do profesor no horario que os profesores establecerán para ese efecto a principio de curso e que se publicará na páxina web da materia. En ditas titorías os profesores da materia resolverán as dúbidas relacionadas cos contidos impartidos nas sesións maxistrais e orientaranlles sobre como abordar o seu estudo.
Prácticas de laboratorio	Ademais da atención do profesor de prácticas durante a realización das mesmas, os estudantes poderán acudir a titorías personalizadas para expor e resolver as dificultades derivadas dos traballos previos recomendados para realizar as prácticas e do enunciado das mesmas.

Avaliación

	Descrición	Cualificación	Resultados de Formación e Aprendizaxe		
Prácticas de laboratorio	Para obter a nota de prácticas realizarase a media aritmética das seguintes valoracións:1.- Terase en conta a asistencia e o aproveitamento das tarefas realizadas nas sesións de prácticas. Tamén se terá en conta o traballo previo para a preparación das prácticas e o traballo posterior de obtención de resultados e conclusións. 2.- Realizarase unha ou varias probas presenciais escritas ao longo das sesións prácticas nas que se plasmen os conceptos aprendidos. Para aprobar as prácticas será necesario obter como mínimo o 50% da nota total. O alumnado que participa na actividade ApS terá o mesmo proceso de avaliación que o resto de alumnado da materia, salvo no seguinte: A nota correspondente as Prácticas de Laboratorio poderase compensar ata un máximo do 50% da nota total correspondente as prácticas.	50	B4	C21 C24	D2 D9 D14 D17
Exame de preguntas de desenvolvemento	Por medio deste tipo de probas avaliaranse resultados da aprendizaxe correspondente aos conceptos teóricos transmitidos nas sesións maxistrais. Realizarase unha única proba escrita ao final do cuadrimestre. Para aprobar a dita proba será necesario obter como mínimo o 50% da nota total.	50	B3 B4	C21 C24	D2 D9 D14

Outros comentarios sobre a Avaliación

A nota final da materia obterase como media aritmética da nota de teoría e de prácticas. Para aprobar a materia é necesario obter un mínimo do 50% da nota máxima. Para poder facer a media é necesario obter un mínimo do 40% da nota máxima en cada parte. Se non se alcanza o limiar mínimo (40%) nalgunha das partes, a nota final da materia será de suspenso e o valor numérico calcularase multiplicando por 0,71, a nota obtida coa media aritmética (aclaración sobre o coeficiente: Este coeficiente obtense de dividir 4,99 (máxima nota do suspenso) entre 6,99 (máxima nota da media aritmética que se pode obter suspendendo a materia (10+3,99)/2) Na segunda convocatoria non será necesario presentarse ás partes aprobadas.

A avaliación dos alumnos que teñan que presentarse á segunda convocatoria do curso académico realizarase: - Con exame final: Proba de resposta longa, de desenvolvemento. Avaliásense os conceptos teóricos e capacidade de resolver problemas. - Con exame de prácticas. Este exame consistirá na realización dunha tarefa das especificadas no conxunto de enunciados de prácticas realizadas durante o curso. A nota final obterase cos mesmos criterios especificados para o cálculo da nota da primeira convocatoria.

O alumnado que participa na actividade ApS terá o mesmo proceso de avaliación que o resto de alumnado da materia, salvo no seguinte: A nota correspondente as Prácticas de Laboratorio poderase compensar ata un máximo do 50% da nota total correspondente as prácticas.

O alumnado de avaliación non continua será cualificado por medio dun exame final de coñecementos teóricos e resolución de problemas e un exame de Prácticas. O peso e os criterios de avaliación son os mesmos que en avaliación continua. Compromiso ético: Espérase que o alumno presente un comportamento ético adecuado. En caso de detectar un comportamento non ético (copia, plaxio, utilización de aparellos electrónicos non autorizados, e outros), considerarase que o alumno non reúne os requisitos necesarios para superar a materia. Neste caso a cualificación global no presente curso académico será de suspenso (0.0)

Bibliografía. Fontes de información

Bibliografía Básica

John F. Wakerly, **Digital Design: Principles and Practices**, 4,

Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, 1,

Bibliografía Complementaria

Recomendacións

Materias que se recomenda ter cursado previamente

Fundamentos de electrónica/V12G330V01402
Electrónica dixital e microcontroladores/V12G330V01601
Instrumentación electrónica I/V12G330V01503

Outros comentarios

Para matricularse nesta materia é necesario superar ou ben estar matriculado de todas as materias dos cursos inferiores ao curso en que está situada esta materia.

Plan de Continxencias

Descrición

=== MEDIDAS EXCEPCIONAIS PLANIFICADAS ===
Ante a incerta e imprevisible evolución da alerta sanitaria provocada pola COVID- 19, a Universidade establece una planificación extraordinaria que se activará no momento en que as administracións e a propia institución o determinen atendendo a criterios de seguridade, saúde e responsabilidade, e garantindo a docencia nun escenario non presencial ou non totalmente presencial. Estas medidas xa planificadas garanten, no momento que sexa preceptivo, o desenvolvemento da docencia dun xeito mais áxil e eficaz ao ser coñecido de antemán (ou cunha ampla antelación) polo alumnado e o profesorado a través da ferramenta normalizada e institucionalizada das guías docentes DOCNET.

=== ADAPTACIÓN DAS METODOLOXÍAS ===
Os contidos da materia manteranse independente do formato da docencia, presencial ou non presencial. Da mesma forma que na situación de presencialidade, a docencia non presencial estará baseada na documentación y outros recursos didácticos que a equipa docente pon a disposición do alumnado na plataforma de teledocencia da Universidade y da bibliografía básica dispoñible na biblioteca. Na parte práctica, utilizarase o mesmo entorno de deseño, simulación y proba de circuítos configurables e programables que están instalados no Laboratorio e que están dispoñibles para o alumnado en versións de libre acceso. As clases teóricas e de prácticas, así como as titorías se impartiranse po medio do campus remoto

da Universidade.

=== ADAPTACIÓN DA AVALIACIÓN ===
Os métodos de avaliación e os pesos na nota final da materia mantéñense. No caso das probas obxectivas, estás serán de forma remota síncrona usando as ferramentas dispoñibles no campus remoto e na plataforma de teledocencia. Para a avaliación da parte práctica, utilizarase a mesma plataforma e os mesmos entornos de simulación utilizados no Laboratorio.