



DATOS IDENTIFICATIVOS

Sistemas electrónicos digitales

Asignatura	Sistemas electrónicos digitales			
Código	V12G330V01923			
Titulación	Grado en Ingeniería Electrónica Industrial y Automática			
Descriptores	Creditos ECTS 6	Seleccione OP	Curso 4	Cuatrimestre 1c
Lengua Impartición	Castellano			
Departamento	Tecnología electrónica			
Coordinador/a	Fariña Rodríguez, Jose Quintáns Graña, Camilo			
Profesorado	Fariña Rodríguez, Jose Quintáns Graña, Camilo Rodríguez Andina, Juan José			
Correo-e	quintans@uvigo.es jfarina@uvigo.es			
Web				
Descripción general	Se trata de una asignatura terminal, continuación de la asignatura de [Electrónica Digital y Microcontroladores]. Tiene por objetivo que el alumnado complete las competencias y habilidades necesarias para el diseño, análisis, simulación, depuración, prueba y mantenimiento de circuitos electrónicos digitales basados en dispositivos reconfigurables (FPGAs) y en microcontroladores. La asignatura se centra en los siguientes conceptos: - Periféricos de comunicación serie y su adaptación a los niveles eléctricos de los protocolos normalizados. - Periféricos de captura y comparación para el tratamiento y generación de señales digitales con información temporal (Salidas de alta velocidad, Modulación de Anchura de Impulso, Medida de frecuencia, periodo o desfase, etc). - Modos de funcionamiento de bajo consumo. - Formatos numéricos y operadores matemáticos. - Descripción y utilización de lenguajes de descripción de hardware (HDL) como herramienta para la especificación de circuitos digitales. - Ejemplos de diseño de circuitos electrónicos digitales basados en microcontroladores y FPGAs para control industrial.			

Competencias de titulación

Código	
A34	TIE3 Conocimiento de los fundamentos y aplicaciones de la electrónica digital y microprocesadores.
A37	TIE6 Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.
B2	CT2 Resolución de problemas.
B3	CT3 Comunicación oral y escrita de conocimientos en lengua propia.
B9	CS1 Aplicar conocimientos.
B14	CS6 Creatividad.
B17	CP3 Trabajo en equipo.

Competencias de materia

Resultados previstos en la materia	Resultados de Formación y Aprendizaje
------------------------------------	---------------------------------------

Contenidos

Tema

TEMA 1: Entrada/Salida serie en microcontroladores	Introducción a la conexión serie entre procesadores. Comunicación síncrona. Comunicación asíncrona. Conexión punto a punto (RS232). Bus Serie (I2C). Estructura básica de un periférico para la entrada/salida serie. Periféricos del PIC18F45K20 para la E/S serie (USART y SSP). Ejemplos de aplicación asíncrona y síncrona (SPI).
TEMA 2: Unidad de captura y comparación en microcontroladores	Variables temporales. Generación y medida. Estructura básica de un periférico de captura y comparación. Entrada salida de alta velocidad. Modulación de anchura de impulso (PWM). Periférico CCP del PIC18F45K20. Ejemplos de aplicación y programación.
TEMA 3: Modos de funcionamiento de bajo consumo en microcontroladores	Consumo en procesadores digitales. Modos de bajo consumo. Modos de bajo consumo en el PIC18F45K20. Ejemplos de aplicación y programación.
TEMA 4: Organización de memoria	Jerarquía de memoria en procesadores digitales. Memoria cache: organizaciones, estructura básica, ejemplos de funcionamiento. Ampliación de memoria de un microcontrolador. Acceso directo a memoria (DMA)
TEMA 5: Circuitos aritméticos	Formatos numéricos: enteros con y sin signo, coma fija, coma flotante. Precisión. Multiplicación y división enteras: algoritmos y bloques funcionales. Optimización de las prestaciones. Operaciones en coma flotante.
TEMA 6: Ampliación de lenguajes de descripción hardware	Tipos numéricos y de datos. Bibliotecas. Señales y variables: ciclos delta. Subprogramas: paquetes, funciones y procedimientos. Atributos. Sentencias <code>generic</code> y <code>generate</code> . Estructuras de datos. Ejemplos de aplicación.
TEMA 7: Diseño de periféricos específicos	Acoplamiento de periféricos a microcontroladores. Temporizador / contador: estructura y aplicaciones. Serializador.
TEMA 8: Metodología de diseño de sistemas electrónicos digitales de instrumentación y control industrial	Estructura. Sistemas en tiempo real. Implementación con microcontroladores comerciales. Implementación con dispositivos configurables. Núcleos hardware. Soft processors. Concepto System-on-Chip. Herramientas de diseño, programación y depuración.
TEMA 9: Ejemplos de diseño de sistemas electrónicos digitales de instrumentación y control industrial	Casos prácticos
Práctica 1. Comunicación serie con el microcontrolador. Conexión de un Display a través del bus i2C.	Tarea 1: Estudio de la unidad de acoplamiento serie MSSP del PIC. Tarea 2: Programación de una subrutina que envíe datos a través del bus i2c. Tarea 3: Conexión serie i2c de un display alfanumérico al uC PIC. Estudio de los comandos de control del display. Tarea 4: Monitorización del bus i2c con el Analizador Lógico (AL) para estudiar cómo es una trama. Tarea 5: Hacer un programa que escriba un mensaje de bienvenida en el display <code>HOLA MUNDO</code> .
Práctica 2: Control de entrada y salida de usuario por medio de un teclado y un display.	Tarea 1: Estudio de la conexión de un teclado matricial al uC a través del puerto paralelo B. Tarea 2: Diseñar e implementar un algoritmo de exploración del teclado y un decodificador de las teclas pulsadas. Utilizar los LEDs de la placa PICKit3 para mostrar los códigos de las teclas pulsadas. Tarea 3: Hacer un programa para el PIC que escriba en el display las teclas que se pulsan en el teclado. Se puede reservar una de ellas para realizar alguna acción de control, por ejemplo, para borrar el display, cambiar de línea, etc.
Práctica 3: Regulación de velocidad en Bucle Abierto (BA) de un motor de cc con un control PWM	Tarea 1: Estudio de la unidad CCP de captura y comparación del microcontrolador en modo PWM. Tarea 2: Programación de una subrutina de inicialización de la unidad CCP. Tarea 3: Control del Motor en Bucle Abierto (BA). Utilizar el convertidor AD del uC para convertir la señal analógica del potenciómetro de la placa del PICKit3. Esta será la señal de consigna de velocidad, que es, a su vez, la entrada al PWM. Tarea 4: Conectar la salida del PWM a un amplificador de corriente L293 antes de conectarlo al motor. Visualizar la señal PWM de salida del uC en el Osciloscopio y medir su valor medio Vdc.

Práctica 4: Medida de velocidad de un motor de cc mediante un sensor que genera pulsos de frecuencia variable	Tarea 1: Estudio de la medida de la velocidad del motor por medio de una señal de pulsos que proporciona un sensor optoelectrónico de barrera. Tarea 2: Programar una subrutina que implemente un convertidor F/V que utilice los temporizadores del microcontrolador para convertir la frecuencia de los pulsos a un valor binario. Visualizar la medida de velocidad en los diodos LEDs.
Práctica 5: Regulación de velocidad en Bucle Cerrado (BC) de un motor de cc con un control PI	Tarea 1: Programar un regulador en bucle cerrado del tipo PI para controlar la velocidad de giro del motor. Se deben reutilizar las subrutinas desarrolladas en las tareas anteriores. Tarea 2: Conectar el display para visualizar la consigna, la velocidad, el error y la señal de salida del regulador (la entrada del actuador). Tarea 3: Introducir la consigna de velocidad a través del teclado matricial.
Práctica 6. Diseño e implementación de una unidad de acoplamiento serie SPI para un convertidor A/D.	Tarea 1: Estudio de un módulo de control de la comunicación serie y del formato de datos. Tarea 2: Diseño e implementación de un módulo de control SPI para conexión a un convertidor A/D. Tarea 3: Captura de una entrada analógica con un circuito convertidor A/D con interfaz serie SPI. Visualización del dato de entrada en los display de 7 segmentos. Tarea 4: Utilización del AL para monitorizar el puerto SPI.
Práctica 7. Diseño e implementación de una unidad de acoplamiento serie para un convertidor D/A.	Tarea 1: Diseño e implementación de un módulo de control SPI para conexión a un convertidor D/A. Tarea 2: Generación de una señal analógica a partir de un dato digital establecido con los interruptores externos conectados a la FPGA. Tarea 3: Utilización del AL para monitorizar el puerto SPI.
Práctica 8. Diseño y modelado de una memoria en un circuito FPGA para implementar una tabla de búsqueda.	Tarea 1: Implementación de una tabla de búsqueda con los datos de una señal a reconstruir. Tarea 2: Generación de una señal analógica utilizando la tabla de búsqueda y el convertidor D/A con su correspondiente módulo SPI. Tarea 3: Monitorización de la señal generada con el osciloscopio digital.
Práctica 9. Implementación de un sistema de procesado en tiempo real.	Tarea 1: Con los recursos hardware realizado en las anteriores prácticas realizar un bypass con una señal analógica de entrada (muestreo, retención y reconstrucción) y visualizar en el osciloscopio dicha entrada y la salida analógicas. Tarea 2: Implementación de un filtro digital de promediado con entrada y salida analógicas para intercalar en el circuito de la tarea anterior: entrada analógica → filtro digital → salida analógica.

Planificación

	Horas en clase	Horas fuera de clase	Horas totales
Sesión magistral	31	49.6	80.6
Prácticas de laboratorio	17	37.4	54.4
Pruebas de respuesta larga, de desarrollo	2	10	12
Pruebas prácticas, de ejecución de tareas reales y/o simuladas.	1	2	3

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías

	Descripción
Sesión magistral	Exposición por parte del profesorado de los aspectos relevantes de los contenidos etiquetados con el epígrafe de "Teoría". Para una mejor comprensión de los contenidos y una participación activa en la Sesión, el alumnado deberá realizar un trabajo personal previo sobre la bibliografía propuesta. De esta forma, el alumnado estará en disposición de realizar preguntas, de pedir aclaraciones o de exponer dudas, que podrán ser resueltas en la Sesión o en tutorías personalizadas. Para una mejor comprensión de determinados contenidos, se expondrán ejemplos prácticos planificados para incrementar la participación del alumnado. El alumnado deberá realizar trabajo personal posterior para la asimilación de los conceptos y adquirir las competencias correspondientes a cada Sesión. Se llevará a cabo un control de asistencia. Se desarrollarán en los horarios y aulas señalados por la dirección del centro.

Prácticas de laboratorio	Actividades de aplicación de los conocimientos teóricos adquiridos. Están destinadas a que el alumnado adquiera habilidades y destrezas relacionadas con el diseño, simulación, depuración, prueba de circuitos electrónicos digitales basados en microcontroladores o en FPGAs. En estas sesiones el alumnado usará instrumentación electrónica para el análisis del comportamiento de los circuitos electrónicos digitales, herramientas de diseño, simulación y depuración de circuitos electrónicos digitales basados en dispositivos reconfigurables (FPGAs), y herramientas de programación, simulación y depuración de circuitos electrónicos digitales basados en microcontroladores. Para cada práctica existirá un enunciado en el que se indicará el trabajo personal previo que el alumnado debe realizar, las tareas que debe realizar en la sesión de prácticas y los aspectos relevantes para la evaluación de la práctica. Se desarrollarán en los laboratorios de Electrónica Digital del Departamento de Tecnología Electrónica, en los horarios señalados por la dirección del centro. El alumnado se organizará en grupos de dos personas. Se llevará a cabo un control de asistencia.
--------------------------	--

Atención personalizada

Metodologías	Descripción
Sesión magistral	Los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho del profesor en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página web de la asignatura. En dichas tutorías los profesores de la asignatura resolverán las dudas surgidas a los estudiantes sobre los contenidos impartidos en las sesiones magistrales y les orientarán sobre como abordar su estudio. Además, el estudiantado podrá plantear las dificultades para llevar a cabo los trabajos previos recomendados para realizar las prácticas y los profesores les indicarán como superarlas
Prácticas de laboratorio	Los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho del profesor en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página web de la asignatura. En dichas tutorías los profesores de la asignatura resolverán las dudas surgidas a los estudiantes sobre los contenidos impartidos en las sesiones magistrales y les orientarán sobre como abordar su estudio. Además, el estudiantado podrá plantear las dificultades para llevar a cabo los trabajos previos recomendados para realizar las prácticas y los profesores les indicarán como superarlas

Evaluación

	Descripción	Calificación
Pruebas de respuesta larga, de desarrollo	Por medio de este tipo de pruebas se evaluarán resultados del aprendizaje correspondiente a los conceptos teóricos transmitidos en las sesiones magistrales. Se realizará una única prueba escrita al final del cuatrimestre. Para aprobar dicha prueba será necesario obtener como mínimo el 50% de la nota total.	50
Pruebas prácticas, de ejecución de tareas reales y/o simuladas.	Para obtener la nota de prácticas se realizará la media aritmética de las siguientes valoraciones: 1.- Se tendrá en cuenta la asistencia y el aprovechamiento de las tareas realizadas en las sesiones de prácticas. También se tendrá en cuenta el trabajo previo para la preparación de las prácticas y el trabajo posterior de obtención de resultados y conclusiones. 2.- Se realizará una o varias pruebas presenciales escritas a lo largo de las sesiones prácticas en las que se plasmen los conceptos aprendidos. Para aprobar las prácticas será necesario obtener como mínimo el 50% de la nota total.	50

Otros comentarios sobre la Evaluación

La nota final la asignatura se obtendrá como media aritmética de la nota de teoría y de prácticas. Para poder hacer la media es necesario aprobar cada una de las partes.

Para la segunda convocatoria no será necesario presentarse a las partes aprobadas.

Fuentes de información

John F. Wakerly, **Digital Design: Principles and Practices**, 4,
Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, 1,

Recomendaciones