



DATOS IDENTIFICATIVOS

Sistemas electrónicos de procesamiento de señal

Asignatura	Sistemas electrónicos de procesamiento de señal			
Código	V05G300V01522			
Titulación	Grado en Ingeniería de Tecnologías de Telecomunicación - En extinción			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	6	OP	3	1c
Lengua	Castellano			
Impartición				
Departamento	Tecnología electrónica			
Coordinador/a	Valdés Peña, María Dolores			
Profesorado	Valdés Peña, María Dolores			
Correo-e	mvaldes@uvigo.es			
Web	http://www.faitic.uvigo.es			
Descripción general	En esta asignatura se introducen los conceptos básicos del procesamiento digital de señales desde el punto de vista de la implementación hardware de los sistemas orientados a tal propósito. Se hace énfasis en soluciones basadas en FPGAs, para las que se utilizan plataformas hardware y herramientas software de diseño profesionales. El carácter de la asignatura es fundamentalmente práctico. Se potencia el desarrollo de proyectos colaborativos cuyo objetivo final es el diseño de sistemas electrónicos de procesamiento de señal.			

Competencias

Código				
B4	CG4 Capacidad para resolver problemas con iniciativa, para la toma de decisiones, la creatividad, y para comunicar y transmitir conocimientos, habilidades y destrezas, comprendiendo la responsabilidad ética y profesional de la actividad del Ingeniero Técnico de Telecomunicación.			
B6	CG6 Facilidad para el manejo de especificaciones, reglamentos y normas de obligado cumplimiento.			
B9	CG9 Capacidad para trabajar en un grupo multidisciplinar y en un entorno multilingüe y de comunicar, tanto por escrito como de forma oral, conocimientos, procedimientos, resultados e ideas relacionadas con las telecomunicaciones y la electrónica.			
B13	CG13 Capacidad para manejar herramientas software que apoyen la resolución de problemas en ingeniería.			
C39	(CE39/SE1): Capacidad de construir, explotar y gestionar sistemas de captación, transporte, representación, procesamiento, almacenamiento, gestión y presentación de información multimedia, desde el punto de vista de los sistemas electrónicos.			
C45	(CE45/SE7): Capacidad para diseñar dispositivos de interfaz, captura de datos y almacenamiento, y terminales para servicios y sistemas de telecomunicación.			
D2	CT2 Concebir la Ingeniería en un marco de desarrollo sostenible.			
D4	CT4 Favorecer el trabajo cooperativo, las capacidades de comunicación, organización, planificación y aceptación de responsabilidades en un ambiente de trabajo multilingüe y multidisciplinar, que favorezca la educación para la igualdad, para la paz y para el respeto de los derechos fundamentales.			

Resultados de aprendizaje

Resultados previstos en la materia	Resultados de Formación y Aprendizaje		
Conocer los principios fundamentales de diseño de los sistemas hardware de procesamiento de señales.	B6	C39	
	B13	C45	
Capacidad para decidir diferentes estrategias de diseño en función de la aplicación.	B4	C39	D2
		C45	
Capacidad para seleccionar la arquitectura hardware más adecuada a cada aplicación.	B4	C39	
	B6	C45	

Capacidad para diseñar circuitos básicos de procesamiento de audio e imagen.	B4 B6 B9 B13	C39 C45	D4
Adquirir habilidades en las herramientas de diseño, simulación e implementación de sistemas de procesamiento de señal.	B13	C39 C45	
Adquirir habilidades para verificar el correcto funcionamiento de los sistemas hardware complejos.	B6 B13	C39 C45	
Adquirir habilidades para combinar diferentes herramientas software y diferentes plataformas hardware.	B13	C39 C45	
Capacidad para documentar proyectos de diseño hardware.	B4 B9		D4

Contenidos

Tema			
Teoría: Tema 1. Introducción	- Arquitectura básica de los Sistemas Electrónicos de Procesado de Señal: acondicionamiento, muestreo, conversión, reconstrucción.		
Teoría: Tema 2. Tipos de procesamiento de señal	- Diferentes realizaciones hardware y software: DSP y FPGAs. - Formas de procesamiento: Serie/paralelo, Hardware/Software. - Coste hardware de circuitos habituales de procesamiento de señal. Recursos lógicos necesarios. Velocidad de proceso.		
Teoría: Tema 3. Aritmética en DSP	- Tipos de datos. - Modificación de datos: cuantificación y desbordamiento. - Operaciones aritméticas y circuitos asociados. - Conceptos asociados: critical path, pipeline, latencia.		
Teoría: Tema 4. Sistema de acondicionamiento y muestreo de señales	- Ejemplo de sistema real de acondicionamiento y muestreo de señales utilizando una placa de desarrollo basada en FPGA.		
Teoría: Tema 5. Diseño e implementación de filtros digitales	- Implementación de filtros digitales en FPGA. - Análisis de soluciones totalmente paralelas y semi-paralelas: coste hardware, velocidad de operación.		
Teoría: Tema 6. Diseño de sistemas de procesamiento de audio	- Ejemplos de sistemas de procesamiento de audio. - Análisis de recursos hardware necesarios. - Implementación y análisis de prestaciones.		
Teoría: Tema 7. Diseño de sistemas de procesamiento de imagen	- Ejemplos de sistemas de procesamiento de imagen. - Análisis de recursos hardware necesarios. - Implementación y análisis de prestaciones.		
Prácticas de laboratorio: Diseño de sistemas de procesamiento de señal básicos.	- Diseño, implementación y verificación de sistemas de procesamiento de señal básicos descritos mediante VHDL: diseño de filtros digitales, aplicaciones de comunicación, procesamiento de imagen y procesamiento de audio. - Manejo de las herramientas de diseño ISE de Xilinx y MATLAB de MathWorks.		

Planificación

	Horas en clase	Horas fuera de clase	Horas totales
Actividades introductorias	1	0	1
Lección magistral	14	14	28
Prácticas de laboratorio	14	14	28
Aprendizaje basado en proyectos	9	54	63
Resolución de problemas y/o ejercicios	2	6	8
Proyecto	2	6	8
Práctica de laboratorio	0	14	14

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías

	Descripción
Actividades introductorias	Se presentarán los diferentes temas clave de la asignatura tanto en su componente teórica como práctica, así como las actividades a desarrollar en los proyectos de la asignatura. En estas actividades se trabajarán las competencias CG6, CE39, y CE45. Se trata de una actividad individual.
Lección magistral	Se expondrán por parte del profesor los contenidos teóricos de la asignatura y se realizarán las actividades introductorias tanto de los contenidos teóricos de la materia como de los proyectos a desarrollar durante el curso. En estas clases se trabajarán las competencias CG6, CE39 y CE45. Se trata de una actividad individual.
Prácticas de laboratorio	Se implementarán sistemas de procesamiento de señal básicos basados en FPGAs. En estas actividades se trabajarán las competencias CG6, CG9, CE39, CE45 y CG13. Se trata de una actividad grupal.
Aprendizaje basado en proyectos	Se establecerán grupos de trabajo de dos o más alumnos. Cada grupo desarrollará un proyecto a lo largo del curso. Dichos proyecto consistirá en el diseño de un sistema específico de procesamiento de señal de complejidad media. Además, se dispondrá de grupos pequeños (Grupos tipo C) que permitirán realizar un seguimiento del proyecto a desarrollar en la asignatura. Actividades a desarrollar en los grupos C: Actividad 1. Análisis y debate sobre el sistema diseñado en el proyecto de la asignatura. Actividad 2. Demostración del funcionamiento del sistema diseñado. Análisis y debate de resultados. En estas actividades se trabajarán las competencias CG6, CG9, CE39, CE45, CG13, CT2, CG4 y CT4. Se trata de una actividad grupal.

Atención personalizada

Metodologías	Descripción
Lección magistral	El profesor atenderá personalmente dudas y consultas de los alumnos sobre el estudio de conceptos teóricos. Los alumnos tendrán ocasión de acudir a tutorías personalizadas o en grupos en el despacho del profesor en el horario que se establezca para ese efecto al inicio del curso y que se publicará en la página web de la Escuela de Ingeniería de Telecomunicación.
Prácticas de laboratorio	El profesor atenderá personalmente dudas y consultas de los alumnos sobre las prácticas de laboratorio o proyectos. Los alumnos tendrán ocasión de acudir a tutorías personalizadas o en grupos en el despacho del profesor en el horario que se establezca para ese efecto al inicio del curso y que se publicará en la página web de la Escuela de Ingeniería de Telecomunicación.
Aprendizaje basado en proyectos	El profesor atenderá personalmente dudas y consultas de los alumnos sobre los proyectos. Los alumnos tendrán ocasión de acudir a tutorías personalizadas o en grupos en el despacho del profesor en el horario que se establezca para ese efecto al inicio del curso y que se publicará en la página web de la Escuela de Ingeniería de Telecomunicación. Además, durante las horas de grupos pequeños (Grupos C) se realizará un seguimiento de los proyectos asignados.

Evaluación

	Descripción	Calificación	Resultados de Formación y Aprendizaje
Resolución de problemas y/o ejercicios	Se realizará un examen de respuestas cortas sobre los temas teóricos de la materia. En el apartado «Otros comentarios» se amplía la información. Mediante este examen se evaluarán las competencias CE39 y CE45.	20	C39 C45

Proyecto	Se realizará un proyecto que consistirá en el diseño de un sistema de procesado de señal de complejidad media. En el apartado "Otros comentarios" se amplía la información.	45	B4 B6 B9 B13	C39 C45	D2 D4
	Mediante este proyecto se evaluarán las competencias CG4, CG6, CG9, CG13, CE39, CE45, CT2 y CT4.				
Práctica de laboratorio	Las prácticas de laboratorio se evaluarán en función del trabajo realizado de forma continua durante las propias horas de prácticas (horas tipo B) y de un informe final de prácticas. En el apartado "Otros comentarios" se amplía la información.	35	B4 B6 B13	C39 C45	D4
	Mediante estos proyectos se evaluarán las competencias CG4, CG6, CG13, CE39, CE45 y CT4.				

Otros comentarios sobre la Evaluación

Siguiendo las directrices propias de la titulación, a los alumnos que cursen esta materia se les ofrecerá dos sistemas de evaluación: evaluación continua y evaluación única.

1.- Evaluación continua

La evaluación continua consiste en un examen teórico, un conjunto de prácticas de laboratorio y la realización de un trabajo teórico-práctico (proyecto).

1.1 Examen teórico (NExam):

El examen teórico incluirá los contenidos de todos los temas teóricos de la asignatura y se realizará al final del cuatrimestre. El peso de este examen será de 2 puntos sobre 10.

1.2 Prácticas de laboratorio (NPrac):

Las prácticas de laboratorio se realizarán en grupos preferiblemente de dos estudiantes. Para la evaluación de las prácticas se valorará el trabajo realizado en el laboratorio y la entrega de un informe final de prácticas. El peso de esta actividad será de 3,5 punto sobre 10. El trabajo en el laboratorio se valorará de forma individual y representará el 60% de la nota de prácticas. El 40 % restante corresponderá a la memoria y será la misma para todos los integrantes del grupo de prácticas.

1.3 Trabajo teórico-práctico (NPro):

El trabajo teórico-práctico se realizará en horas tipo B y C. Se realizará en grupos de dos o más alumnos. Como resultado del trabajo se entregará una memoria, el sistema implementado y se hará una presentación de los resultados. El peso de esta evaluación es de 4,5 puntos sobre 10 (4 corresponden a la ejecución y documentación del proyecto y 0,5 puntos a la presentación).

En el trabajo teórico-práctico a los alumnos se les asignarán tareas individuales y conjuntas. Las tareas individuales tendrán un peso del 60% de la nota del trabajo y las conjuntas el 40%. La nota correspondiente al 40% será la misma para todos los integrantes del grupo.

1.4 Calificación final (Nota_final):

La calificación final de la evaluación continua se obtiene de la siguiente forma:

$\text{Nota_final} = (0,2 \cdot \text{NExam} + 0,35 \cdot \text{NPrac} + 0,45 \cdot \text{NPro})$ si Nexam, NPrac y NPro son mayores o iguales a 4 y Nota_final es mayor o igual a 5;

$\text{Nota_final} = \min[(0,2 \cdot \text{NExam} + 0,35 \cdot \text{NPrac} + 0,45 \cdot \text{NPro}), 4]$ en otro caso.

El alumnado que no supere alguna de las evaluaciones parciales tendrá la posibilidad de repetirla en la segunda oportunidad. En este caso los alumnos serán evaluados sólo de la/las parte/s que tengan suspensa/s (examen teórico, prácticas de laboratorio y/o proyecto). La nota que obtengan en la segunda oportunidad sustituirá a la anterior.

Se entiende que el alumno opta por evaluación continua si realiza las dos primeras prácticas de laboratorio, y desde ese momento se considera presentado a la convocatoria. En ningún caso la calificación final de un alumno que opta por evaluación continua podrá ser de "No presentado".

2.- Evaluación única y convocatoria extraordinaria

Los alumnos que opten por la evaluación única o se presenten a la convocatoria extraordinaria deberán superar dos exámenes, un examen teórico de todos los temas de la asignatura y un examen práctico.

2.1 Examen teórico (NExam_U):

El examen teórico podrá incluir preguntas de respuesta corta, problemas, y/o ejercicios de diseño de sistemas.

2.2 Examen práctico (NPra_U):

El examen práctico consistirá en la prueba final en hardware de un sistema que el alumno deberá diseñar y simular previamente de forma autónoma. Una semana antes de la fecha que se establezca para el examen el alumno deberá entregar una memoria del trabajo realizado y los resultados de simulación. Durante el examen práctico el alumno validará el sistema diseñado en el hardware.

Tanto el examen teórico como el práctico tendrán un peso del 50% de la nota final.

2.3 Calificación final (Nota_final_U):

La calificación final de la evaluación única y de la convocatoria extraordinaria se obtiene de la siguiente forma:

$Nota_final_U = (0,5 \cdot NExam_U + 0,5 \cdot NPra_U)$ si $Nexam_U$ y $NPra_U$ son mayores o iguales a 4 y $Nota_final_U$ es mayor o igual a 5;

$Nota_final = \min[(0,5 \cdot NExam_U + 0,5 \cdot NPra_U), 4]$ en otro caso.

Los alumnos que opten por evaluación única y no superen la asignatura tendrán otra posibilidad en la segunda oportunidad. En este caso sólo serán evaluados de la/las parte que tengan suspensa (teoría y/o práctica).

3.- Otros comentarios

- El alumno podrá responder el examen, redactar sus informes, trabajos o presentaciones en castellano, gallego o inglés.
- Las notas obtenidas en la evaluación continua o en la evaluación única solo son válidas para el curso académico actual.
- No se permite el uso de libros, notas o dispositivos electrónicos como teléfonos u ordenadores en ningún examen presencial. Los teléfonos móviles deben apagarse y estar fuera del alcance del alumno.
- En caso de detección de plagio en alguno de los trabajos/pruebas realizadas la calificación final de la asignatura será de suspenso (0) y los profesores comunicarán a la dirección de la escuela el asunto para que tome las medidas que considere oportunas.
- En caso de detección de plagio o abandono de algún miembro de un equipo de trabajo, su calificación será "suspenso (0)" y no computará en la calificación del resto del grupo.

Fuentes de información

Bibliografía Básica

U. Meyer-Baese, **Digital signal processing with Field Programmable Gate Arrays**, 3th ed., Springer-Verlag, 2007

James H. McClellan, Ronald W. Schafer, Mark A. Yoder, **Signal processing first**, 1st ed., Pearson Education International, 2003

XUP, University of Strathclyde and Steepest Ascent, **DSP for FPGA Primer**, 2011

Bibliografía Complementaria

John G. Proakis, Dimitris G. Manolakis, **Digital signal processing**, 4th ed., Pearson Education International, 2007

John G. Proakis, **Tratamiento digital de señales : principios, algoritmos y aplicaciones**, 4ª ed., Prentice Hall, 2007

Recomendaciones

Asignaturas que se recomienda cursar simultáneamente

Circuitos electrónicos programables/V05G301V01302

Plan de Contingencias