



DATOS IDENTIFICATIVOS

Electrónica dixital e microcontroladores

Materia	Electrónica dixital e microcontroladores			
Código	V12G330V01601			
Titulación	Grao en Enxeñaría en Electrónica Industrial e Automática			
Descritores	Creditos ECTS	Sinale	Curso	Cuadrimestre
	9	OB	3	2c
Lingua de impartición	Castelán			
Departamento	Tecnoloxía electrónica			
Coordinador/a	Fariña Rodríguez, José			
Profesorado	Cao Paz, Ana María Costas Pérez, Lucía Fariña Rodríguez, José Quintáns Graña, Camilo Rodríguez Andina, Juan José Soto Campos, Enrique			
Correo-e	jfarina@uvigo.es			
Web	http://http://193.146.32.240/moodle1213/course/view.php?id=443			
Descrición xeral	<p>Esta materia ten como obxectivo xeral que o alumnado adquira as competencias e habilidades necesarias para o deseño, análise, simulación, depuración, proba e mantemento de circuítos electrónicos dixitais básicos realizados con circuítos de media escala de integración (MSI), con dispositivos reconfigurables (FPGAs) ou con microcontroladores.</p> <p>O contido da materia fai énfase nos seguintes aspectos:</p> <ul style="list-style-type: none"> - Estudo os parámetros de funcionamento das familias lóxicas tendo en conta a tecnoloxía de fabricación. - Estudo da metodoloxía de deseño de circuítos dixitais combinacionais. - Análise dos bloques funcionais básicos de circuítos dixitais combinacionais. - Estudo da metodoloxía de deseño de circuítos dixitais secuenciais. - Análise dos bloques funcionais básicos de circuítos dixitais secuenciais. - Descrición e utilización de linguaxes de descrición de hardware (HDL) como ferramenta para a especificación de circuítos dixitais. - Descrición dos tipos de Memorias Semicondutoras, os seus parámetros de funcionamento e as súas aplicacións. - Estudo da estrutura básica dun microprocesador e dun microcontrolador. - Estudo da metodoloxía de deseño de sistemas dixitais baseados en microcontroladores. 			

Competencias

Código	
B3	CG3 Coñecemento en materias básicas e tecnolóxicas que os capacite para a aprendizaxe de novos métodos e teorías, e os dote de versatilidade para adaptarse a novas situacións.
B4	CG4 Capacidade para resolver problemas con iniciativa, toma de decisións, creatividade, razoamento crítico e capacidade para comunicar e transmitir coñecementos, habilidades e destrezas no campo da enxeñaría industrial no campo de Electrónica Industrial e Automática.
C21	CE21 Coñecemento dos fundamentos e aplicacións da electrónica dixital e microprocesadores.
C24	CE24 Capacidade para deseñar sistemas electrónicos analóxicos, dixitais e de potencia.
D2	CT2 Resolución de problemas.
D9	CT9 Aplicar coñecementos.
D17	CT17 Traballo en equipo.

Resultados de aprendizaxe

Resultados previstos na materia	Resultados de Formación e Aprendizaxe		
Coñecer as tecnoloxías de fabricación e parámetros de funcionamento das familias lóxicas.	B3	C21 C24	
Dominar as técnicas de deseño de circuítos dixitais *combinacionais e *secuenciais.		C21 C24	D2 D9
Coñecer os tipos e aplicacións de Memorias *semicondutoras.	B3	C21	
Coñecer a estrutura básica dun *microprocesador e *microcontrolador.	B3	C21 C24	
Dominar os procedementos de deseño e realización de aplicación de *microcontroladores.	B4	C21 C24	D2 D9 D17
Adquirir habilidades básicas de especificación de circuítos electrónicos dixitais con linguaxes de descrición de *hardware (*HDL)		C21	
Coñecer las metodoloxías y ferramentas para a simulación, depuración y verificación do funcionamento de circuítos electrónicos dixitais.		C21	

Contidos

Tema	
Teoría 1.1 INTRODUCCIÓN Á ELECTRÓNICA DIXITAL	Códigos de numeración. Álgebra de Boole. Portas lóxicas básicas.
Teoría 1.2 TECNOLOXÍAS ELECTRÓNICAS DIXITAIS	Tecnoloxías dixitais: características eléctricas e temporais, acoplamento de circuítos, topoloxías de circuítos de saídas.
Teoría 1.3 CONCEPTOS BÁSICOS DE HDLS	Metodoloxías de deseño dixital. Linguaxes de descrición de hardware. Estructuras y sentencias del linguaxe VHDL: Tipos de descricións, lóxica multivaluada, exemplos de portas lóxicas.
Teoría 1.4 ANÁLISE E DESEÑO DE CIRCUÍTOS COMBINACIONAIS	Funcións lóxicas. Simplificación de funcións. Funcións incompletas.
Teoría 1.5 BLOQUES FUNCIONAIS COMBINACIONAIS I	Decodificadores, codificadores, multiplexores, demultiplexores, Buffers tri-estado
Teoría 1.6 CIRCUÍTOS DIXITAIS SECUENCIAIS BÁSICOS	Definición e tipos de sistemas secuenciais. Biestables asíncronos e síncronos. Especificación da resposta temporal (cronogramas). Bloques funcionais: rexistros (E/S paralelo, desprazamento), contadores síncronos. Descricións en VHDL dos bloques funcionais secuenciais.
Teoría 1.7 MEMORIAS DIXITAIS CON SEMICONDUCTORES	Definición e propiedades xerais. Memorias de acceso aleatorio e secuencial. Memorias activas e pasivas. Memorias volátiles e non volátiles. Memorias estáticas y dinámicas. Sinais de conexión dunha memoria. Cronogramas. Realización de funcións lóxicas con memorias.
Teoría 1.8 INTRODUCCIÓN OS CIRCUÍTOS RECONFIGURABLES	Matrices lóxicas programables. PLDs: arquitectura básica. FPGAs: arquitectura básica. Bloques funcionais en FPGAs.
Teoría 1.9 MÁQUINAS DE ESTADOS FINITOS	Diagramas de estados de circuítos dixitais secuenciais. Análise de máquinas de estados finitos. Deseño de máquinas de estados finitos. Realización con rexistros. Realización con contadores. Codificación de estados. Descricións en VHDL de máquinas de estado.
Teoría 1.10 BLOQUES FUNCIONAIS COMBINACIONAIS II	Circuitos aritméticos, comparadores, xeradores/detectores de paridade.
Teoría 1.11 SISTEMAS DIXITAIS SECUENCIAIS.	Exemplos de deseño baseados unha estrutura xenérica.
Teoría 2.1 INTRODUCCIÓN OS MICROCONTROLADORES	Introdución. Compoñentes de un microcontrolador. Arquitecturas segundo a interconexión ca memoria. Arquitecturas segundo o xogo de instrucións.
Teoría 2.2 CARACTERÍSTICAS DOS MICROCONTROLADORES PIC.	Introdución. Descrición xeral da estrutura interna. Unidade aritmética e lóxica. Memoria de Programa. Memoria de Datos. Periféricos.
Teoría 2.3 PROGRAMACIÓN DUN MICROCONTROLADOR. XOGO DE INSTRUCIÓNS I	Concepto de programa informático. Nivel de abstracción. Estructura das instrucións. Estudo para o microcontrolador de Microchip da familia PIC18: xogo de Instrucións, tamaño e tempo de execución das instrucións e códigos de operación das instrucións.
Teoría 2.4 ENTRADA/SAÍDA PARALELO. PERIFÉRICOS DO PIC18	Introdución. Conceptos básicos de E/S paralelo. Control de transferencia. Estructura de E/S no microcontrolador de Microchip da familia PIC18. Transferencia en paralelo sincronizada. Exemplos de conexión de periféricos.
Teoría 2.5 PROGRAMACIÓN DUN MICROCONTROLADOR. XOGO DE INSTRUCIÓNS II	Modos de direccionamento. Estudo para o microcontrolador de Microchip da familia PIC18: Modos de direccionamento, estrutura das instrucións e outros códigos de operación.
Teoría 2.6 CARACTERÍSTICAS DOS MICROCONTROLADORES PIC II	Unidade de control. Execución segmentada de instrucións. Xestión de táboas en memoria de programa. Xestión de memoria Pila.
Teoría 2.7 ACOPLAMENTO DE PERIFÉRICOS. TEMPORIZADORES. PERIFÉRICOS DO PIC18	Control de transferencia de información. Consulta periódica. Estructura básica dun temporizador. Temporizadores/Contadores no microcontrolador de Microchip da familia PIC18.

Teoría 2.8 ACOPLAMENTO DE PERIFÉRICOS. INTERRUPTIÓNS NO PIC18.	Concepto de excepción. Interrupcións. Xestión de interrupcións no microcontrolador de Microchip da familia PIC18.
Teoría 2.9 ENTRADA/SAÍDA ANALÓXICA. RECURSOS DO PIC18	Introdución. Conversión Analóxico/Dixital no microcontrolador de Microchip da familia PIC18.
Teoría 2.10 EXEMPLOS DE APLICACIÓNS DE MICROCONTROLADORES	Exemplos de aplicacións dos microcontroladores realizadas co microcontrolador de Microchip da familia PIC18.
Práctica 1 INTRODUCCIÓN O LABORATORIO DE ELECTRÓNICA DIXITAL	Introdución o laboratorio de electrónica dixital, recursos dispoñibles, documentación, metodoloxía de traballo. Estudo das características estáticas e dinámicas dun circuíto dixital. Montaxe dun circuíto combinacional con portas lóxicas. Verificación mediante a sonda lóxica e o osciloscopio.
Práctica 2 INTRODUCCIÓN Á SIMULACIÓN DE CIRCUÍTO DIXITAIS COMBINACIONAIS DESCRITOS EN VHDL.	Entorno de simulación de circuítos descritos en VHDL. Modelado de circuitos combinacionais en VHDL con sentenzas concorrentes. Modelado de algoritmos en VHDL (descricións de comportamento) con sentenzas non concorrentes. Deseño dun banco de proba. Simulación do circuíto modelado.
Práctica 3 ESTUDO DO FUNCIONAMENTO DOS CIRCUÍTO DIXITAIS SINCRONIZADOS MEDIANTE RELOXO.	Estudo dos circuítos secuenciais e do Analizador Lóxico. Coñecer as características dos circuítos dixitaís síncronos. Análise da frecuencia máxima de traballo. Análise da evolución entre estados. Eliminación de rebotes. Análise do funcionamento dun contador síncrono. Coñecer o funcionamento do Analizador Lóxico.
Práctica 4 INTRODUCCIÓN Á SIMULACIÓN DE CIRCUÍTO DIXITAIS SECUENCIAIS DESCRITOS EN VHDL.	Modelado de circuítos secuenciais en VHDL utilizando a sentenza process. Modelado en VHDL mediante sentenzas non concorrentes dun circuíto contador. Deseño dun banco de proba para o circuíto. Simulación do circuíto modelado.
Práctica 5 INTRODUCCIÓN Á REALIZACIÓN DE CIRCUÍTO DIXITAIS MEDIANTE FPGA.	Hardware específico das placas con circuítos reconfigurables. Estudo da documentación asociada o dispositivo configurable utilizado. Estudo dos periféricos dispoñibles para realizar sistemas baseados no dispositivo reconfigurable utilizado. Síntese dun exemplo sinxelo.
Práctica 6 SIMULACIÓN E REALIZACIÓN FÍSICA DE SISTEMAS SECUENCIAIS SÍNCRONOS	Deseño e realización física dun circuíto dixital síncrono descrito mediante un grafo de estados utilizando un multiplexor e un contador. Modelado estrutural en VHDL. Deseño dun banco de proba. Simulación do circuíto modelado. Programación do circuíto no dispositivo reconfigurable (Placa DE0 con CYCLONE III Altera). Verificación da montaxe mediante o Analizador Lóxico (terminais de estado, entradas e saídas accesibles).
Práctica 7 DESEÑO E REALIZACIÓN DE SISTEMAS DIXITAIS BASEADOS EN FPGA	Deseño e simulación dun sistema secuencial síncrono de control de periféricos sinxelos (display, LEDs, interruptores, teclado, etc.). Implantación física utilizando un circuíto FPGA (Placa DE0 con CYCLONE III Altera).
Práctica 8 ENTORNO DE PROGRAMACION E DEPURACION DE APLICACIÓNS DE MICROCONTROLADORES	Presentación das ferramentas informáticas e de hardware dispoñibles para o deseño, simulación e proba de aplicacións baseadas no microcontrolador de Microchip situado no entorno de proba.
Práctica 9 E/S PARALELO	Programar e comprobar o funcionamento dos periféricos de entrada/saída paralelo do Microchip situado en el entorno de proba.
Práctica 10 TEMPORIZADORES / CONTADORES	Comprobar o funcionamento dos periféricos de temporización e contaxe do microcontrolador Microchip situado en el entorno de proba e de como se atenden por consulta periódica.
Práctica 11 INTERRUPTIÓNS.	Comprobar a xestión de interrupcións de periféricos do microcontrolador Microchip situado en el entorno de proba e como se pode utilizar nun programa.
Práctica 12 E/S ANALÓXICA	Programar e comprobar o funcionamento do convertedor analóxico/dixital do microcontrolador Microchip situado en el entorno de proba e utilízalo para o control de luminosidade dun LED.

Planificación

	Horas na aula	Horas fóra da aula	Horas totais
Lección maxistral	48	84	132
Prácticas de laboratorio	24	54	78
Exame de preguntas de desenvolvemento	4	11	15

*Os datos que aparecen na táboa de planificación son de carácter orientador, considerando a heteroxeneidade do alumnado.

Metodoloxía docente

Descrición

Lección maxistral Exposición por parte do profesorado dos aspectos relevantes dos contidos etiquetados co epígrafe de "Teoría". Para unha mellor comprensión destes contidos e unha participación activa na Sesión, o alumnado deberá realizar un traballo persoal previo sobre a bibliografía proposta. Desta forma, o alumnado estará en disposición de facer preguntas, de pedir aclaracións ou de expor dúbidas, que poderán ser resoltas na Sesión ou en titorías personalizadas. Para unha mellor comprensión de determinados contidos, expanse exemplos prácticos planificados para incrementar a participación do alumnado. O alumnado deberá realizar traballo persoal posterior para a asimilación dos conceptos e adquirir as competencias correspondentes a cada Sesión. Desenvolveranse nos horarios e aulas sinaladas pola Dirección do Centro.

Prácticas de laboratorio Actividades de aplicación dos coñecementos teóricos adquiridos. Están destinadas a que o alumnado adquira habilidades e destrezas relacionadas co deseño, simulación, depuración, proba e mantemento de circuitos electrónicos dixitais. Nestas sesións o alumnado usará instrumentación electrónica para a análise de circuitos electrónicos dixitais, ferramentas de deseño, simulación e depuración de circuitos electrónicos dixitais baseados en dispositivos reconfigurables (FPGAs), e ferramentas de programación, simulación e depuración de circuitos electrónicos dixitais baseados en microcontroladores. O alumnado enfrontarase ao deseño e a proba de circuitos electrónicos dixitais sinxelos baseados en FPGAs e en microcontroladores. Para cada práctica, existirá un enunciado, no que se indicará o traballo persoal previo que o alumnado debe realizar, as tarefas que debe realizar na sesión de prácticas e os aspectos relevantes para a avaliación da práctica. Desenvolveranse no laboratorio de Electrónica Dixital do Departamento de Tecnoloxía Electrónica, nos horarios sinalados pola dirección do centro. O alumnado organizarase en grupos de dúas persoas. Se levará un control de asistencia.

Atención personalizada

Metodoloxías	Descrición
Lección maxistral	Os estudantes terán ocasión de acudir a titorías personalizadas no despacho do profesor no horario que os profesores establecerán para ese efecto a principio de curso e que se publicará na páxina web da materia. En ditas titorías os profesores da materia resolverán as dúbidas relacionadas cos contidos impartidos nas sesións maxistrais e orientaranlles sobre como abordar o seu estudo.
Prácticas de laboratorio	Ademais da atención do profesor de prácticas durante a realización das mesmas, os estudantes poderán acudir a titorías personalizadas para expor e resolver as dificultades derivadas dos traballos previos recomendados para realizar as prácticas e do enunciado das mesmas.

Avaliación

	Descrición	Cualificación	Resultados de Formación e Aprendizaxe
Prácticas de laboratorio	Como parte da avaliación continua da materia, cada estudante será avaliado de cada unha das prácticas. Na avaliación terase en conta o traballo de preparación previo á realización da práctica, a asistencia, a puntualidade e o aproveitamento. O traballo previo terá como máximo un peso do 30% da nota da práctica. A cualificación total das prácticas obterase como media aritmética da cualificación de cada unha delas. Para poder realizar a media, é necesario obter en cada práctica unha cualificación igual ou superior ao 30% da cualificación máxima da práctica. Por razóns xustificadas pode deixarse de facerse una das prácticas. A nota correspondente a dita práctica será de cero (0.0). Se non se pode aplicar o criterio da media, a nota desta parte calcularase multiplicando por 0.42 a nota obtida ca media ponderada e non será compensábel ca nota de teoría. A nota de prácticas non se conserva para sucesivos cursos académicos.	40	B4 C21 D2 C24 D9 D17
Exame de preguntas de desenvolvemento	Como parte da avaliación continua de la materia, cada estudante realizará dúas probas escritas presenciais de dúas horas de duración cada unha. A primeira, farase unha sesión maxistral programada na planificación temporal da materia o rematar os contidos relacionados con Electrónica Dixital. A segunda, dos contidos relacionados con Microcontroladores, coincidindo ca data fixada para o exame final. Si algunha das probas se divide en varias partes, para calcular a nota total como media ponderada das partes, e preciso obter unha nota mínima do 30% da nota total en cada parte. A nota final obterase como media aritmética das notas das dúas probas. Para poder facer a media, e necesario obter en cada proba unha nota igual o superior o 40% da nota máxima da proba. No caso de non poder aplicar o criterio da media, a nota de esta parte calcularase multiplicando por 0.56 a nota obtida ca media aritmética e non será compensable ca nota de prácticas.	60	B3 C21 D2 B4 C24 D9

Outros comentarios sobre a Avaliación

Para poder liberar materia (contidos teóricos de electrónica dixital, contidos teóricos de microcontroladores ou prácticas de laboratorio) entre a primeira e a segunda convocatoria do curso académico é necesario obter unha nota igual ou superior ao 50% da nota correspondente á avaliación da devandita materia

A avaliación dos alumnos que teñan que presentarse á segunda convocatoria do curso académico realizarase:

- Con exame final cuxa nota será o 60% da nota da materia. Constará de dous partes: Cuestións de resposta curta e resolución de problemas de Electrónica Dixital e cuestións de resposta curta e resolución de problemas de Microcontroladores. Para aprobar o exame deberá alcanzar polo menos o 40% da nota de cada unha das partes. A nota final será a media aritmética das dúas notas. Para poder compensar coa nota de prácticas débese alcanzar polo menos o 40% da nota máxima.

- Con exame de prácticas. Este exame consistirá na realización de dúas tarefas especificadas no conxunto de enunciados de prácticas realizadas durante o curso. Esixirase un limiar mínimo do 50%.

Se non se alcanza o limiar mínimo en algures, a nota final da materia será de suspenso e o valor numérico calcularase multiplicando por 0.62, a nota obtida coa media ponderada (aclaración sobre o coeficiente: Este coeficiente obtense de dividir 4.9 (máxima nota do suspenso) entre 7,9 (máxima nota da media ponderada que se pode obter suspendendo a materia \square 6 en sesións maxistras, 1.9 en prácticas [non supera o limiar mínimo de 50%])

O alumnado de avaliación non continua será cualificado por medio dun exame final de coñecementos teóricos e resolución de problemas e un exame de Prácticas. O peso e os criterios de avaliación son os mesmos que en avaliación continua.

Compromiso ético: Espérase que o alumno presente un comportamento ético adecuado. En caso de detectar un comportamento non ético (copia, plaxio, utilización de aparellos electrónicos non autorizados, e outros), considerarase que o alumno non reúne os requisitos necesarios para superar a materia. Neste caso a cualificación global no presente curso académico será de suspenso (0.0)

Bibliografía. Fontes de información

Bibliografía Básica

John F. Wakerly, **Digital Design: Principles and Practices**, 4,

Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, 1,

PIC18F23K20/24K20/25K20/26K20/43K20/44K20/45K20/46K20 Data Sheet,

Enrique Mandado Pérez, **Sistemas Electrónicos Digitales**, 10,

Bibliografía Complementaria

Recomendacións

Materias que se recomenda ter cursado previamente

Fundamentos de electrónica/V12G330V01402

Outros comentarios

Para matricularse nesta materia é necesario superar ou ben estar matriculado de todas as materias dos cursos inferiores ao curso en que está situada esta materia.

Plan de Continencias

Descrición

=== MEDIDAS EXCEPCIONAIS PLANIFICADAS ===

Ante a incerta e imprevisible evolución da alerta sanitaria provocada pola COVID- 19, a Universidade establece una planificación extraordinaria que se activará no momento en que as administracións e a propia institución o determinen atendendo a criterios de seguridade, saúde e responsabilidade, e garantindo a docencia nun escenario non presencial ou non totalmente presencial. Estas medidas xa planificadas garanten, no momento que sexa preceptivo, o desenvolvemento da docencia dun xeito mais áxil e eficaz ao ser coñecido de antemán (ou cunha ampla antelación) polo alumnado e o profesorado a través da ferramenta normalizada e institucionalizada das guías docentes DOCNET.

=== ADAPTACIÓN DAS METODOLOXÍAS ===

Os contidos da materia manteranse independente do formato da docencia, presencial ou non presencial. Da mesma forma que na situación de presencialidade, a docencia non presencial estará baseada na documentación e outros recursos didácticos que a equipa docente pon a disposición do alumnado na plataforma de teledocencia da Universidade e da bibliografía básica dispoñible na biblioteca. Na parte práctica, utilizarase o mesmo entorno de deseño, simulación e proba de circuítos configurables e programables que están instalados no Laboratorio e que están dispoñibles para o alumnado en versións de libre acceso. As clases teóricas e de prácticas, así como as titorías se impartiranse po medio do campus remoto da Universidade.

=== ADAPTACIÓN DA AVALIACIÓN ===

Os métodos de avaliación e os pesos na nota final da materia mantéñense. No caso das probas obxectivas, estas serán de

forma remota síncrona usando as ferramentas dispoñibles no campus remoto e na plataforma de teledocencia. Para a parte práctica, utilizarase a mesma plataforma e os mesmo entorno de simulación utilizados no Laboratorio.
