



DATOS IDENTIFICATIVOS

Sistemas electrónicos dixitais

Materia	Sistemas electrónicos dixitais			
Código	V12G330V01923			
Titulación	Grao en Enxeñaría en Electrónica Industrial e Automática			
Descritores	Creditos ECTS 6	Sinale OP	Curso 4	Cuadrimestre 1c
Lingua de impartición	Castelán			
Departamento	Tecnoloxía electrónica			
Coordinador/a	Fariña Rodríguez, José Quintáns Graña, Camilo			
Profesorado	Fariña Rodríguez, José Quintáns Graña, Camilo Rodríguez Andina, Juan José			
Correo-e	quintans@uvigo.es jfarina@uvigo.es			
Web				
Descrición xeral	<p>Trátase dunha materia terminal, continuación da materia de [Electrónica Dixital e Microcontroladores]. Ten por obxectivo que o alumnado complete as competencias e habilidades necesarias para o deseño, análise, simulación, depuración, proba e mantemento de circuítos electrónicos dixitais baseados en dispositivos reconfigurábeis (FPGAs) e en microcontroladores. A materia céntrase nos seguintes conceptos:</p> <ul style="list-style-type: none"> - Periféricos de comunicación serie e a súa adaptación aos niveis eléctricos dos protocolos normalizados. - Periféricos de captura e comparación para o tratamento e xeración de sinais dixitais con información temporal (Saídas de alta velocidade, Modulación de Anchura de Impulso, Medida de frecuencia, período ou desfaseamento, etc). - Modos de funcionamento de baixo consumo. - Formatos numéricos e operadores matemáticos. - Descrición e utilización de linguaxes de descrición de hardware (HDL) como ferramenta para a especificación de circuítos dixitais. - Exemplos de deseño de circuítos electrónicos dixitais baseados en microcontroladores e FPGAs para control industrial. 			

Competencias

Código	
B3	CG3 Coñecemento en materias básicas e tecnolóxicas que os capacite para a aprendizaxe de novos métodos e teorías, e os dote de versatilidade para adaptarse a novas situacións.
B4	CG4 Capacidade para resolver problemas con iniciativa, toma de decisións, creatividade, razoamento crítico e capacidade para comunicar e transmitir coñecementos, habilidades e destrezas no campo da enxeñaría industrial no campo de Electrónica Industrial e Automática.
C21	CE21 Coñecemento dos fundamentos e aplicacións da electrónica dixital e microprocesadores.
C24	CE24 Capacidade para deseñar sistemas electrónicos analóxicos, dixitais e de potencia.
D2	CT2 Resolución de problemas.
D3	CT3 Comunicación oral e escrita de coñecementos na lingua propia.
D9	CT9 Aplicar coñecementos.
D14	CT14 Creatividade.
D17	CT17 Traballo en equipo.

Resultados de aprendizaxe

Resultados previstos na materia	Resultados de Formación e Aprendizaxe		
Dominar os recursos especializados dun *microcontrolador para tarefas de control de procesos	B3 B4	C21 C24	D2 D3 D9 D14 D17
Adquirir habilidades para o modelado e síntese de circuítos electrónicos dixitais con linguaxes de descrición de *hardware (*HDL).	B4	C21 C24	D2 D9 D14
Dominar as técnicas de *implementación de sistemas dixitais complexos con circuítos *reconfigurables	B4	C21 C24	D2 D3 D9 D14 D17

Contidos

Tema	
TEMA 1: Entrada/Saída serie en microcontroladores	Introdución á conexión serie entre procesadores. Comunicación síncrona. Comunicación asíncrona. Conexión punto a punto (RS232). Bus Serie (I2C). Estrutura básica dun periférico para a entrada/saída serie. Periféricos do PIC18F45K20 para a E/S serie (USART e SSP). Exemplos de aplicación asíncrona e síncrona (SPI).
TEMA 2: Unidade de captura e comparación en microcontroladores	Variables temporais. Xeración e medida. Estrutura básica dun periférico de captura e comparación. Entrada saída de alta velocidade. Modulación de anchura de impulso (PWM). Periférico CCP do PIC18F45K20. Exemplos de aplicación e programación.
TEMA 3: Modos de funcionamento de baixo consumo en microcontroladores	Consumo en procesadores dixitais. Modos de baixo consumo. Modos de baixo consumo no PIC18F45K20. Exemplos de aplicación e programación.
TEMA 4: Organización de memoria	Xerarquía de memoria en procesadores dixitais. Memoria cache: organizacións, estrutura básica, exemplos de funcionamento. Ampliación de memoria dun microcontrolador. Acceso directo a memoria (DMA)
TEMA 5: Circuítos aritméticos	Formatos numéricos: enteiros con e sen signo, coma fixa, coma flotante. Precisión. Multiplicación e división enteiros: algoritmos e bloques funcionais. Optimización das prestacións. Operacións en coma flotante.
TEMA 6: Deseño de periféricos específicos	Axuste de periféricos a *microcontroladores. *Temporizador / contador: estrutura e aplicacións. *Serializador.
TEMA 7: Exemplos de deseño de sistemas electrónicos dixitais de instrumentación e control industrial	Casos prácticos
TEMA 8: Ampliación de linguaxes de descrición hardware	Subprogramas: procedementos. Sentenzas []*generic[] e []*generate[]. Exemplos de aplicación.
Práctica 1. Comunicación serie co microcontrolador. Conexión dun Display a través do bus I2C.	Tarefa 1: Estudo da unidade de axuste serie MSSP do PIC. Tarefa 2: Programación dunha subrutina que envíe datos a través do bus I2C. Tarefa 3: Conexión serie I2c dun display alfanumérico ao uC PIC. Estudo dos comandos de control do display. Tarefa 4: Monitorización do bus I2C co Analizador Lóxico (Ao)/Ao para estudar como é unha trama. Tarefa 5: Facer un programa que escriba unha mensaxe de benvinda no display []OLA MUNDO[].
Práctica 2: Control de entrada e saída de usuario por medio dun teclado e un display.	Tarefa 1: Estudo da conexión dun teclado matricial ao uC a través do porto paralelo B. Tarefa 2: Deseñar e realizar un algoritmo de exploración do teclado e un decodificador das teclas pulsadas. Utilizar os LEDs da placa PICKit3 para mostrar os códigos das teclas pulsadas. Tarefa 3: Facer un programa para o PIC que escriba no display as teclas que se pulsan no teclado. Pódese reservar unha delas para realizar algunha acción de control, por exemplo, para borrar o display, cambiar de liña, etc.

Práctica 3: Regulación de velocidade en Bucle Aberto (*BA) dun motor de cc cun control *PWM	<p>Tarefa 1: Estudo da unidade *CCP de captura e comparación do *microcontrolador en modo *PWM.</p> <p>Tarefa 2: Programación dunha *subrutina de *inicialización da unidade *CCP.</p> <p>Tarefa 3: Control do Motor en Bucle Aberto (*BA). Utilizar o *convertidor *AD do *uC para converter o sinal analóxico do *potenciómetro da placa do *PICKit3. Esta será o sinal de consigna de velocidade, que é, á súa vez, a entrada ao *PWM.</p> <p>Tarefa 4: Conectar a saída do *PWM a un *amplificador de corrente *L293 antes de conectalo ao motor. Visualizar o sinal *PWM de saída do *uC no *Osciloscopio e medir o seu valor medio *Vdc.</p>
Práctica 4: Medida de velocidade dun motor de cc mediante un sensor que xera pulsos de frecuencia variable	<p>Tarefa 1: Estudo da medida da velocidade do motor por medio dun sinal de pulsos que proporciona un sensor optoelectrónico de barreira.</p> <p>Tarefa 2: Programar unha subrutina que realice un convertidor F/V que utilice os temporizadores do microcontrolador para converter a frecuencia dos pulsos a un valor binario. Visualizar a medida de velocidade nos diodos LEDs</p>
Práctica 5: Regulación de velocidade en Bucle Pechado (BC) dun motor de cc cun control PI	<p>Tarefa 1: Programar un regulador en bucle pechado do tipo PI para controlar a velocidade de xiro do motor. Débense reutilizar as subrutinas desenvolvidas nas tarefas anteriores.</p> <p>Tarefa 2: Conectar o display para visualizar consígnaa, a velocidade, o erro e o sinal de saída do regulador (a entrada do actuador).</p> <p>Tarefa 3: Introducir consígnaa de velocidade a través do teclado matricial.</p>
Práctica 6. Deseño e realización dunha unidade de acoplamento serie SPI para un convertidor A/D.	<p>Tarefa 1: Estudo dun módulo de control da comunicación serie e do formato de datos.</p> <p>Tarefa 2: Deseño e realización dun módulo de control SPI para conexión a un convertidor A/D.</p> <p>Tarefa 3: Captura dunha entrada analóxica cun circuío convertidor A/D con interfaz serie SPI. Visualización do dato de entrada nos display de 7 segmentos.</p> <p>Tarefa 4: Utilización do Analizador Lóxico para monitorizar o porto SPI</p>
Práctica 7. Deseño e realización dunha unidade de acoplamento serie para un convertidor D/A.	<p>Tarefa 1: Deseño e realización dun módulo de control SPI para conexión a un convertidor D/A.</p> <p>Tarefa 2: Xeración dun sinal analóxico a partir dun dato dixital establecido cos interruptores externos conectados á FPGA.</p> <p>Tarefa 3: Utilización do Analizador Lóxico para monitorizar o porto SPI.</p>
Práctica 8. Deseño e modelado dunha memoria nun circuío FPGA para implantar unha táboa de procura.	<p>Tarefa 1: Implantación dunha táboa de procura cos datos dun sinal a reconstruír.</p> <p>Tarefa 2: Xeración dun sinal analóxico utilizando a táboa de procura e o convertidor D/A con o seu correspondente módulo SPI.</p> <p>Tarefa 3: Monitorización do sinal xerado co osciloscopio dixital.</p>
Práctica 9. Deseño e realización dun sistema de procesado en tempo real.	<p>Tarefa 1: Cos recursos hardware realizado nas anteriores prácticas realizar un bypass cun sinal analóxico de entrada (mostraxe, retención e reconstrución) e visualizar no osciloscopio dita entrada e a saída analóxicas.</p> <p>Tarefa 2: Deseño e realización dun filtro dixital de promediado con entrada e saída analóxicas para intercalar no circuío da tarefa anterior: entrada analóxica □ filtro dixital □ saída analóxica.</p>

Planificación

	Horas na aula	Horas fóra da aula	Horas totais
Sesión maxistral	31	48.05	79.05
Prácticas de laboratorio	18	40.95	58.95
Probas de resposta longa, de desenvolvemento	2	10	12

*Os datos que aparecen na táboa de planificación son de carácter orientador, considerando a heteroxeneidade do alumnado.

Metodoloxía docente

Descrición

Sesión maxistral	Exposición por parte do profesorado dos aspectos relevantes das contidas etiquetaxes co epígrafe de "Teoría". Para unha mellor comprensión dos contidos e unha participación activa na Sesión, o alumnado deberá realizar un traballo persoal previo sobre a bibliografía proposta. Desta forma, o alumnado estará en disposición de realizar preguntas, de pedir aclaracións ou de expor dúbidas, que poderán ser resoltas na Sesión ou en titorías personalizadas. Para unha mellor comprensión de determinados contidos, expóranse exemplos prácticos planificados para incrementar a participación do alumnado. O alumnado deberá realizar traballo persoal posterior para a asimilación dos conceptos e adquirir as competencias correspondentes a cada Sesión. levará a cabo un control de asistencia. Desenvolveranse nos horarios e aulas sinaladas pola dirección do centro.
Prácticas de laboratorio	Actividades de aplicación dos coñecementos teóricos adquiridos. Están destinadas a que o alumnado adquira habilidades e destrezas relacionadas co deseño, simulación, depuración, proba de circuitos electrónicos dixitais baseados en microcontroladores ou en FPGAs. Nestas sesións o alumnado usará instrumentación electrónica para a análise do comportamento dos circuitos electrónicos dixitais, ferramentas de deseño, simulación e depuración de circuitos electrónicos dixitais baseados en dispositivos reconfigurábeis (FPGAs), e ferramentas de programación, simulación e depuración de circuitos electrónicos dixitais baseados en microcontroladores. Para cada práctica existirá un enunciado no que se indicará o traballo persoal previo que o alumnado debe realizar, as tarefas que debe realizar na sesión de prácticas e os aspectos relevantes para a avaliación da práctica. Desenvolveranse nos laboratorios de Electrónica Dixital do Departamento de Tecnoloxía Electrónica, nos horarios sinalados pola dirección do centro. O alumnado organizarase en grupos. levarase a cabo un control de asistencia.

Atención personalizada

Metodoloxías	Descrición
Sesión maxistral	Os estudantes terán ocasión de acudir a titorías personalizadas no despacho do profesor no horario que os profesores establecerán para ese efecto a principio de curso e que se publicará na páxina web da materia. En ditas titorías os profesores da materia resolverán as dúbidas relacionadas cos contidos impartidos nas sesións maxistras e orientaranlles sobre como abordar o seu estudo.
Prácticas de laboratorio	Ademais da atención do profesor de prácticas durante a realización das mesmas, os estudantes poderán acudir a titorías personalizadas para expor e resolver as dificultades derivadas dos traballos previos recomendados para realizar as prácticas e do enunciado das mesmas.

Avaliación

	Descrición	Cualificación	Resultados de Formación e Aprendizaxe
Prácticas de laboratorio	Para obter a nota de prácticas realizarase a media aritmética das seguintes valoracións: 1.- Terase en conta a asistencia e o aproveitamento das tarefas realizadas nas sesións de prácticas. Tamén se terá en conta o traballo previo para a preparación das prácticas e o traballo posterior de obtención de resultados e conclusións. 2.- Realizarase unha ou varias probas presenciais escritas ao longo das sesións prácticas nas que se plasmen os conceptos aprendidos. Para aprobar as prácticas será necesario obter como mínimo o 50% da nota total.	50	B4 C21 D2 C24 D3 D9 D14 D17
Probas de resposta longa, de desenvolvemento	Por medio deste tipo de probas avaliaranse resultados da aprendizaxe correspondente aos conceptos teóricos transmitidos nas sesións maxistras. Realizarase unha única proba escrita ao final do cuadrimestre. Para aprobar a dita proba será necesario obter como mínimo o 50% da nota total.	50	B3 C21 D2 B4 C24 D3 D9 D14

Outros comentarios sobre a Avaliación

A nota final da materia obterase como media aritmética da nota de teoría e de prácticas. Para aprobar a materia é necesario obter un mínimo do 50% da nota máxima. Para poder facer a media é necesario obter un mínimo do 40% da nota máxima en cada parte. Se non se alcanza o limiar mínimo (40%) nalgunha das partes, a nota final da materia será de suspenso e o valor numérico calcularase multiplicando por 0,71, a nota obtida coa media aritmética (aclaración sobre o coeficiente: Este coeficiente obtense de dividir 4,99 (máxima nota do suspenso) entre 6,99 (máxima nota da media aritmética que se pode obter suspendendo a materia $(10+3,99)/2$) Na segunda convocatoria non será necesario presentarse ás partes aprobadas.

A avaliación dos alumnos que teñan que presentarse á segunda convocatoria do curso académico realizarase: - Con exame final: Proba de resposta longa, de desenvolvemento. Avaliáense os conceptos teóricos e capacidade de resolver problemas. - Con exame de prácticas. Este exame consistirá na realización dunha tarefa das especificadas no conxunto de enunciados de prácticas realizadas durante o curso. A nota final obterase cos mesmos criterios especificados para o cálculo da nota da

primeira convocatoria.

O alumnado de avaliación non continua será cualificado por medio dun exame final de coñecementos teóricos e resolución de problemas e un exame de Prácticas. O peso e os criterios de avaliación son os mesmos que en avaliación continua.

Compromiso ético: Espérase que o alumno presente un comportamento ético adecuado. En caso de detectar un comportamento non ético (copia, plaxio, utilización de aparellos electrónicos non autorizados, e outros), considerarase que o alumno non reúne os requisitos necesarios para superar a materia. Neste caso a cualificación global no presente curso académico será de suspenso (0.0)

Bibliografía. Fontes de información

John F. Wakerly, **Digital Design: Principles and Practices**, 4,

Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, 1,

Recomendacións

Materias que se recomenda ter cursado previamente

Fundamentos de electrónica/V12G330V01402

Electrónica dixital e microcontroladores/V12G330V01601

Instrumentación electrónica I/V12G330V01503

Outros comentarios

Para matricularse nesta materia é necesario superar ou ben estar matriculado de todas as materias dos cursos inferiores ao curso en que está situada esta materia.
