



DATOS IDENTIFICATIVOS

Electrónica dixital e microcontroladores

Materia	Electrónica dixital e microcontroladores			
Código	V12G330V01601			
Titulación	Grao en Enxeñaría en Electrónica Industrial e Automática			
Descritores	Creditos ECTS	Sinale	Curso	Cuadrimestre
	9	OB	3	2c
Lingua de impartición	Castelán			
Departamento	Tecnoloxía electrónica			
Coordinador/a	Fariña Rodríguez, José			
Profesorado	Costas Pérez, Lucía Fariña Rodríguez, José Quintáns Graña, Camilo Rodríguez Andina, Juan José Soto Campos, Enrique			
Correo-e	jfarina@uvigo.es			
Web	http://193.146.32.240/moodle1213/course/view.php?id=443			
Descrición xeral	Esta materia ten como obxectivo xeneral que o alumnado adquira as competencias e habilidades necesarias para o deseño, análise, simulación, depuración, proba e mantemento de circuitos electrónicos dixitais básicos realizados con circuitos de media escala de integración (*MSI), con dispositivos *reconfigurables (*FPGAs) ou con *microcontroladores. O contido da materia fai #énfase nos seguintes aspectos: - Estudo os parámetros de funcionamento das familias lóxicas tendo en conta a tecnoloxía de fabricación. - Estudo da metodoloxía de deseño de circuitos dixitais *combinacionais. - *Análisis dos bloques funcionais básicos de circuitos dixitais *combinacionais. - Estudo da metodoloxía de deseño de circuitos dixitais *secuenciais. - *Análisis dos bloques funcionais básicos de circuitos dixitais *secuenciais. - Descrición e utilización de linguaxes de descrición de *hardware (*HDL) como ferramenta para a especificación de circuitos dixitais. - *Descrición dos tipos de Memorias *Semicondutoras, os seus parámetros de funcionamento e as súas aplicacións. - Estudo da estrutura básica dun *microprocesador e dun *microcontrolador. - Estudo da metodoloxía de deseño de sistemas dixitais baseados en *microcontroladores.			

Competencias

Código	
B3	CG3 Coñecemento en materias básicas e tecnolóxicas que os capacite para a aprendizaxe de novos métodos e teorías, e os dote de versatilidade para adaptarse a novas situacións.
B4	CG4 Capacidade para resolver problemas con iniciativa, toma de decisións, creatividade, razoamento crítico e capacidade para comunicar e transmitir coñecementos, habilidades e destrezas no campo da enxeñaría industrial no campo de Electrónica Industrial e Automática.
C21	CE21 Coñecemento dos fundamentos e aplicacións da electrónica dixital e microprocesadores.
C24	CE24 Capacidade para deseñar sistemas electrónicos analóxicos, dixitais e de potencia.
D2	CT2 Resolución de problemas.
D9	CT9 Aplicar coñecementos.
D17	CT17 Traballo en equipo.

Resultados de aprendizaxe

Resultados previstos na materia	Resultados de Formación e Aprendizaxe
---------------------------------	---------------------------------------

Coñecer as tecnoloxías de fabricación e parámetros de funcionamento das familias lóxicas.	B3	C21 C24	
Dominar as técnicas de deseño de circuitos dixitais *combinacionais e *secuenciais.		C21 C24	D2 D9
Coñecer os tipos e aplicacións de Memorias *semicondutoras.	B3	C21	
Coñecer a estrutura básica dun *microprocesador e *microcontrolador.	B3	C21 C24	
Dominar os procedementos de deseño e realización de aplicación de *microcontroladores.	B4	C21 C24	D2 D9 D17
Adquirir habilidades básicas de especificación de circuitos electrónicos dixitais con linguaxes de descrición de *hardware (*HDL)		C21	

Contidos

Tema	
Teoría 1.1 INTRODUCCIÓN Á ELECTRÓNICA DIXITAL	Códigos de numeración. Álgebra de *Boole. Puertas lóxicas básicas.
Teoría 1.2 TECNOLOXÍAS ELECTRÓNICAS DIXITAIS	Tecnoloxías dixitais: características eléctricas e temporais, axuste de circuitos, topoloxías de circuitos de saídas..
Teoría 1.3 CONCEPTOS BÁSICOS DE HDLS	Metodoloxías de deseño dixital. Linguaxes de descrición de hardware. Elementos da linguaxe VHDL. Tipos de descricións. Lóxica multivaluada. Exemplos: portas lóxicas.
Teoría 1.4 ANÁLISE E DESEÑO DE CIRCUÍTO COMBINACIONAIS	Funcións lóxicas. Simplificación de funcións. Funcións incompletas.
Teoría 1.5 BLOQUES FUNCIONAIS COMBINACIONAIS I	Decodificadores, codificadores, multiplexores, demultiplexores, Buffers tri-estado
Teoría 1.6 CIRCUÍTO DIXITAIS SECUENCIAIS BÁSICOS	Definición e tipos dos circuitos dixitais secuenciais. Biestables asíncronos e síncronos. Especificación da resposta temporal (Cronogramas). Bloques funcionais: rexistros (E/S paralelo, desprazamento), contadores asíncronos e síncronos. Descricións en VHDL dos bloques funcionais secuenciais.
Teoría 1.7 MEMORIAS DIXITAIS CON SEMICONDUCTORES	Definición e propiedades xerais. Memorias de acceso aleatorio e secuencial. Memorias activas e pasivas. Memorias volátiles e non volátiles. Memorias estáticas e dinámicas. Sinais de conexión dunha memoria. Cronogramas. Realización de funcións lóxicas con memorias.
Teoría 1.8 INTRODUCCIÓN OS CIRCUÍTO RECONFIGURÁVEL	Matrices lóxicas programábel. PLDs: arquitectura básica. FPGAs: arquitectura básica. Bloques funcionais en FPGAs.
Teoría 1.9 MÁQUINAS DE ESTADOS FINITOS	Diagramas de estados de circuitos dixitais secuenciais. Análise de máquinas de estados finitos. Deseño de máquinas de estados finitos. Realización con Rexistros. Realización con contadores. Codificación de estados. Simplificación de estados. Detectores de secuencias. Descricións en VHDL de máquinas de estado.
Teoría 1.10 BLOQUES FUNCIONAIS COMBINACIONAIS II	Circuitos aritméticos, comparadores, xeradores/detectores de paridade
Teoría 1.11 SISTEMAS DIXITAIS SECUENCIAIS.	Descrición e análise da estrutura xenérica. Exemplos de deseño.
Teoría 2.1 INTRODUCCIÓN OS MICROCONTROLADORES	Introdución, Compoñentes dun microcontrolador. Arquitecturas segundo a interconexión coa memoria. Arquitecturas segundo o xogo de instrucións.
Teoría 2.2 CARACTERÍSTICAS DOS MICROCONTROLADORES PIC.	Introdución. Descrición xeral da estrutura interna. Unidade aritmética e lóxica. Memoria de Programa. Memoria de Datos. Periféricos.
Teoría 2.3 PROGRAMACIÓN DUN MICROCONTROLADOR. XOGO DE INSTRUCIÓN I	Concepto de programa informático. Nivel de abstracción. Estrutura das instrucións. Instrucións do PIC18F45K20. Tamaño e tempo de execución das instrucións do PIC18F45K20. Códigos de operación do PIC18F45K20
Teoría 2.4 ENTRADA/SAÍDA PARALELO. PERIFERICOS DO PIC18F45K20	Introdución. Conceptos básicos de E/S paralelo. Control de transferencia. Estrutura de E/S no PIC18F45K20. Transferencia en paralelo sincronizada. Exemplos de conexión de periféricos
Teoría 2.5 PROGRAMACIÓN DUN MICROCONTROLADOR. XOGO DE INSTRUCIÓN II	Modos de direccionamento. Modos de direccionamento no PIC18F45K20. Estrutura das instrucións no PIC18F45K20. Outros códigos de operación no PIC18F45K20
Teoría 2.6 CARACTERÍSTICAS DOS MICROCONTROLADORES PIC II	Unidade de control. Execución segmentada de instrucións. Xestión de táboas en memoria de programa. Xestión de memoria Pila.
Teoría 2.7 ACOPLAMENTO DE PERIFÉRICOS. TEMPORIZADORES. PERIFÉRICOS DO PIC18F45K20	Control de transferencia de información. Consulta periódica. Estrutura básica dun temporizador. Temporizadores/Contadores no PIC18F45K20
Teoría 2.8 AXUSTE DE PERIFÉRICOS. INTERRUPCIÓN NO *PIC18F45K20	Concepto de excepción. Interrupcións. Xestión de interrupcións no *PIC18F45K20.
Teoría 2.9 ENTRADA/SAÍDA ANALÓXICA. RECURSOS DO PIC18F45K20	Introdución. Xestión de sinais analóxicas no PIC18F45K20. Convertidor Analóxico/Dixital no PIC18F45K20. Comparador analóxico no PIC18F45K20

Teoría 2.10 EXEMPLOS DE APLICACIÓNS DE MICROCONTROLADORES	Exemplos de aplicacións dos microcontroladores realizadas co PIC18F45K20
Práctica 1 INTRODUCCIÓN O LABORATORIO DE ELECTRÓNICA DIXITAL	Introdución ao laboratorio de electrónica dixital, recursos dispoñibles, documentación, metodoloxía de traballo. Estudo das características estáticas e dinámicas dun circuíto dixital. Montaxe dun circuíto combinacional con portas lóxicas. Verificación mediante a sonda lóxica e o osciloscopio.
Práctica 2 INTRODUCCIÓN Á SIMULACIÓN DE CIRCUÍTO DIXITAIS COMBINACIONAIS DESCRITOS EN VHDL.	Contorna de simulación de circuitos descritos en VHDL. Modelado de circuitos combinacionais en VHDL con sentenzas concorrentes. Modelado de algoritmos en VHDL (descricións de comportamento) con sentenzas non concorrentes. Deseño dun banco de proba. Simulación do circuíto modelado.
Práctica 3 ESTUDO DO FUNCIONAMENTO DOS CIRCUÍTO DIXITAIS SINCRONIZADOS MEDIANTE RELOXO.	Estudo dos circuitos secuenciais e do Analizador Lóxico. Coñecer as problemáticas dos circuitos dixitaís síncronos. Limitación da frecuencia de traballo. Funcionamento paso a paso. Eliminación de rebotes. Coñecer o funcionamento dun contador síncrono. Coñecer o funcionamento do Analizador Lóxico
Práctica 4 INTRODUCCIÓN Á SIMULACIÓN DE CIRCUÍTO DIXITAIS SECUENCIAIS DESCRITOS EN VHDL.	Circuitos secuenciais descritos en VHDL utilizando a sentenza PROCESS. Modelado en VHDL mediante sentenzas concorrentes e non concorrentes do circuíto CONTADOR. Simulación do circuíto modelado. Deseño dun banco de proba.
Práctica 5 INTRODUCCIÓN Á REALIZACIÓN DE CIRCUÍTO DIXITAIS MEDIANTE FPGA.	Hardware específico das placas con circuitos reconfigurábeis. Estudo da documentación asociada ao dispositivo configurábel utilizado. Estudo dos periféricos dispoñibles para realizar sistemas baseados no dispositivo reconfigurábel utilizado. Síntese dun exemplo sinxelo.
Práctica 6 SIMULACIÓN E REALIZACIÓN FÍSICA DE SISTEMAS SECUENCIAIS SÍNCRONOS	Deseño e realización física dun circuíto dixital síncrono descrito mediante un GRAFO de estados utilizando un multiplexor MUX e o CONTADOR. Modelar en VHDL estrutural baseado en compoñentes novos (MUX) e xa probados (CONTADOR) un circuíto dixital que realiza un grafo de estados. Deseño dun banco de proba. Simular o circuíto modelado. Realizar circuíto en FPGA. Verificación da montaxe mediante o Analizador Lóxico (terminais de estado, entradas e saídas accesibles).
Práctica 7 DESEÑO E REALIZACIÓN DE SISTEMAS DIXITAIS BASEADOS EN FPGA	Deseño e a simulación dun sistema secuencial síncrono de control de periféricos sinxelos (display, LEDs, interruptores, teclado, etc.). Implantación física utilizando un circuíto *FPGA.
Práctica 8 ENTORNO DE PROGRAMACION E DEPURACION DE APLICACIÓNS DE MICROCONTROLADORES	Presentación das ferramentas informáticas e do hardware dispoñible para o deseño, simulación e proba de aplicacións baseadas en microcontroladores da familia PIC18F.
Práctica 9 E/S PARALELO	Programar e comprobar o funcionamento dos periféricos de entrada/saída paralelo dun microcontrolador da familia PIC18F.
Práctica 10 TEMPORIZADORES / CONTADORES	Comprobar o funcionamento dos periféricos de temporización e contaxe dun microcontrolador PIC18F e como se resolve o seu acoplamento por consulta periódica.
Práctica 11 INTERRUPCIÓNS.	Comprobar a xestión de interrupcións de periféricos no microcontrolador PIC18F e como se pode utilizar nun programa.
Práctica 12 E/S ANALOGICA	Programar e comprobar o funcionamento do convertidor analóxico/dixital do microcontrolador PIC18F e utilízalo para o control de luminosidade dun LED

Planificación

	Horas na aula	Horas fóra da aula	Horas totais
Sesión maxistral	48	84	132
Prácticas de laboratorio	24	54	78
Probas de resposta longa, de desenvolvemento	4	11	15

*Os datos que aparecen na táboa de planificación son de carácter orientador, considerando a heteroxeneidade do alumnado.

Metodoloxía docente

Descrición

Sesión maxistral	Exposición por parte do profesorado dos aspectos relevantes das contidas etiquetaxes co epígrafe de [Teoría]. Para unha mellor comprensión dos contidos e unha participación activa na Sesión, o alumnado deberá realizar un traballo persoal previo sobre a bibliografía proposta. Desta forma, o alumnado estará en disposición de realizar preguntas, de pedir aclaracións ou de expor dúbidas, que poderán ser resoltas na Sesión ou en titorías personalizadas. Para unha mellor comprensión de determinados contidos, expóranse exemplos prácticos planificados para incrementar a participación do alumnado. O alumnado deberá realizar traballo persoal posterior para a asimilación dos conceptos e adquirir as competencias correspondentes a cada Sesión. levará a cabo un control de asistencia. Desenvolveranse nos horarios e aulas sinaladas pola dirección do centro.
Prácticas de laboratorio	Actividades de aplicación dos coñecementos teóricos adquiridos. Están destinadas a que o alumnado adquira habilidades e destrezas relacionadas co deseño, simulación, depuración, proba e mantemento de circuitos electrónicos dixitais. Nestas sesións o alumnado usará instrumentación electrónica para a análise de circuitos electrónicos dixitais, ferramentas de deseño, simulación e depuración de circuitos electrónicos dixitais baseados en dispositivos reconfigurábeis (FPGAs), e ferramentas de programación, simulación e depuración de circuitos electrónicos dixitais baseados en microcontroladores. O alumnado enfrontarase ao deseño e a proba de circuitos electrónicos dixitais sinxelos baseados en FPGAs e en microcontroladores. Para cada práctica existirá un enunciado no que se indicará o traballo persoal previo que o alumnado debe realizar, as tarefas que debe realizar na sesión de prácticas e os aspectos relevantes para a avaliación da práctica. Desenvolveranse nos laboratorios de Electrónica Dixital do Departamento de Tecnoloxía Electrónica, nos horarios sinalados pola dirección do centro. O alumnado organizarase en grupos de dúas persoas. levará a cabo un control de asistencia.

Atención personalizada

Metodoloxías	Descrición
Sesión maxistral	Nas Sesións Maxistrais, o alumnado poderá realizar preguntas, pedir aclaracións ou expor dúbidas, que poderán ser resoltas na Sesión ou en titorías personalizadas. Estas titorías realizaranse os despachos do profesorado no horario establecido para ese efecto a principio de curso. O alumnado pode acudir a titorías personalizadas para expor dúbidas ou pedir aclaracións para realizar o traballo persoal previo indicado no enunciado de cada práctica. O profesorado dará as indicacións convenientes para o máximo aproveitamento da práctica. Na sesión práctica, o profesorado resolverá de forma personalizada as dúbidas que lle poidan xurdir ao alumnado na realización da práctica. As titorías personalizadas realizánsense no despacho do profesor no horario establecido para ese efecto a principio de curso.
Prácticas de laboratorio	Nas Sesións Maxistrais, o alumnado poderá realizar preguntas, pedir aclaracións ou expor dúbidas, que poderán ser resoltas na Sesión ou en titorías personalizadas. Estas titorías realizaranse os despachos do profesorado no horario establecido para ese efecto a principio de curso. O alumnado pode acudir a titorías personalizadas para expor dúbidas ou pedir aclaracións para realizar o traballo persoal previo indicado no enunciado de cada práctica. O profesorado dará as indicacións convenientes para o máximo aproveitamento da práctica. Na sesión práctica, o profesorado resolverá de forma personalizada as dúbidas que lle poidan xurdir ao alumnado na realización da práctica. As titorías personalizadas realizánsense no despacho do profesor no horario establecido para ese efecto a principio de curso.

Avaliación

	Descrición	Cualificación	Resultados de Formación e Aprendizaxe
Prácticas de laboratorio	Como parte da avaliación continua da materia, cada estudante será avaliado de cada unha das prácticas. Na avaliación terase en conta o traballo de preparación previo á realización da práctica, a asistencia, a puntualidade e o aproveitamento. O traballo previo terá como máximo un peso do 30% da nota da práctica. A cualificación total das prácticas obterase como media aritmética da cualificación de cada unha delas. Para poder realizar a media, é necesario obter en cada práctica unha cualificación igual ou superior ao 30% da cualificación máxima da práctica. Por razóns xustificadas pode deixarse de facerse una das prácticas. A nota correspondente a dita práctica será de cero (0.0). Se non se pode aplicar o criterio da media, a nota desta parte calcularase multiplicando por 0.039 a nota obtida coa media ponderada e non será compensábel coa nota de teoría. A nota de prácticas non se conserva para sucesivos cursos académicos.	40	B4 C21 D2 C24 D9 D17

Probas de resposta longa, de desenvolvemento	Como parte da avaliación continua da materia, cada estudante realizará dúas probas escritas presenciais de dúas horas de duración cada unha. A primeira, ao finalizar os contidos relacionados con Electrónica Dixital, nunha sesión maxistral programada na planificación temporal da materia. A segunda, dos contidos relacionados con Microcontroladores, coincidindo coa data fixada para o exame final. A cualificación total desta parte obterase como media aritmética da cualificación das dúas probas. Para poder realizar a media, é necesario obter en cada proba unha cualificación igual ou superior ao 40% da cualificación máxima da proba. No caso de non poder aplicar o criterio da media, a nota desta parte calcularase multiplicando por 0.28 a nota obtida coa media ponderada e non será compensábel coa nota de prácticas.	60	B3 C21 D2 B4 C24 D9
--	--	----	------------------------

Outros comentarios sobre a Avaliación

Para poder liberar materia (contidos teóricos de electrónica dixital, contidos teóricos de microcontroladores ou prácticas de laboratorio) entre a primeira e a segunda convocatoria do curso académico é necesario obter unha nota igual ou superior ao 50% da nota correspondente á avaliación da devandita materia

A avaliación dos alumnos que teñan que presentarse á segunda convocatoria do curso académico realizarase:

- Con exame final cuxa nota será o 60% da nota da materia. Constará de dous partes: Cuestións de resposta curta e resolución de problemas de Electrónica Dixital e cuestións de resposta curta e resolución de problemas de Microcontroladores. Para aprobar o exame deberá alcanzar polo menos o 40% da nota de cada unha das partes. A nota final será a media aritmética das dúas notas. Para poder compensar coa nota de prácticas débese alcanzar polo menos o 40% da nota máxima.

- Con exame de prácticas. Este exame consistirá na realización de dúas tarefas especificadas no conxunto de enunciados de prácticas realizadas durante o curso. Esixirase un limiar mínimo do 50%.

Se non se alcanza o limiar mínimo en algures, a nota final da materia será de suspenso e o valor numérico calcularase multiplicando por 0.62, a nota obtida coa media ponderada (aclaración sobre o coeficiente: Este coeficiente obtense de dividir 4.9 (máxima nota do suspenso) entre 7,9 (máxima nota da media ponderada que se pode obter suspendendo a materia $\square$ 6 en sesións maxistrais, 1.9 en prácticas [non supera o limiar mínimo de 50%])

O alumnado de avaliación non continua será cualificado por medio dun exame final de coñecementos teóricos e resolución de problemas e un exame de Prácticas. O peso e os criterios de avaliación son os mesmos que en avaliación continua.

Compromiso ético: Espérase que o alumno presente un comportamento ético adecuado. En caso de detectar un comportamento non ético (copia, plaxio, utilización de aparellos electrónicos non autorizados, e outros), considerarase que o alumno non reúne os requisitos necesarios para superar a materia. Neste caso a cualificación global no presente curso académico será de suspenso (0.0)

Bibliografía. Fontes de información

John F. Wakerly, **Digital Design: Principles and Practices**, 4,

Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, 1,

PIC18F23K20/24K20/25K20/26K20/43K20/44K20/45K20/46K20 Data Sheet,

Recomendacións

Materias que se recomenda ter cursado previamente

Fundamentos de electrónica/V12G330V01402

Outros comentarios

Para matricularse nesta materia é necesario superar ou ben estar matriculado de todas as materias dos cursos inferiores ao curso en que está situada esta materia.