



DATOS IDENTIFICATIVOS

Electrónica dixital

Materia	Electrónica dixital			
Código	V05G300V01402			
Titulación	Grao en Enxeñaría de Tecnoloxías de Telecomunicación			
Descritores	Creditos ECTS	Sinale	Curso	Cuadrimestre
	6	OB	2	2c
Lingua de impartición	Castelán			
Departamento	Tecnoloxía electrónica			
Coordinador/a	Machado Domínguez, Fernando			
Profesorado	Álvarez Ruíz de Ojeda, Luís Jacobo López Sánchez, Óscar Machado Domínguez, Fernando Moure Rodríguez, María José Pérez López, Serafín Alfonso Raña García, Herminio José			
Correo-e	fmachado@uvigo.es			
Web	http://faitic.uvigo.es			
Descrición xeral	Esta materia, ten como principal obxectivo que os alumnos aprendan tanto os conceptos teóricos básicos como os circuitos electrónicos asociados coa análise e o deseño dos circuitos e sistemas electrónicos dixitais. Para iso estúdanse en primeiro lugar os elementos básicos que compoñen os diferentes circuitos dixitais e a súa representación gráfica. A continuación analízanse os circuitos combinacionais e secuencial de aplicación xeral, os seus esquemas e símbolos lóxicos e os métodos de descrición e simulación baseados nas linguaxes de descrición hardware (HDL) que utilizan o paradigma de xerarquía de arriba cara abaixo (top-down), é dicir, desde a descrición no alto nivel á síntese e posterior realización física do sistema.			

Competencias de titulación

Código	
A23	CE14/T9 Capacidade de análise e deseño de circuitos combinacionais e secuencial, síncronos e asíncronos, e de utilización de microprocesadores e circuitos integrados.
A24	CE15/T10 Coñecemento e aplicación dos fundamentos de linguaxes de descrición de dispositivos de hardware.
B4	CG13 Capacidade para manexar ferramentas software que apoien a resolución de problemas en enxeñaría.
B5	CG14 Capacidade para utilizar ferramentas informáticas de procura de recursos bibliográficos ou de información.

Competencias de materia

Resultados previstos na materia	Resultados de Formación e Aprendizaxe
Coñecemento dos conceptos, compoñentes e ferramentas básicas do deseño dixital.	A23
Capacidade de análise e deseño de sistemas combinacionais.	A23
Coñecemento dos bloques lóxicos combinacionais básicos e as súas aplicacións.	A23
Coñecemento dos elementos básicos de almacenamento, os bloques secuencial básicos e as súas aplicacións.	A23
Capacidade de análise e deseño de sistemas secuencial síncronos.	A23
Coñecemento dos métodos de descrición e simulación baseados nas linguaxes de descrición hardware (HDL).	A24
Capacidade de utilización de ferramentas informáticas de descrición e simulación de sistemas dixitais.	B4
Capacidade de procura e interpretación de follas características de portas lóxicas, bloques funcionais e circuitos.	B5

Contidos

Tema	
Tema 1: Introducción á Electrónica Dixital	Introdución á Electrónica Dixital. Sistemas de numeración e códigos dixitais. Álgebra de Boole. Táboas de verdade. Portas lóxicas. Simplificación das funcións lóxicas.
Tema 2: Introducción ao VHDL	Introdución ás linguaxes de descrición hardware. Sintaxe básica VHDL. Tipos de datos e obxectos. Operadores. Sentenzas concorrentes e secuenciais. Instanciación de compoñentes.
Tema 3: Sistemas combinacionais básicos	Bloques funcionais. Tecnoloxías e tipos de saídas dos circuítos dixitais. Decodificadores. Codificadores. Multiplexores. Demultiplexores. Exemplos de aplicación. Descrición en VHDL.
Tema 4: Matrices lóxicas programables	Introdución aos circuítos programables. Matrices PLA e PAL. Exemplos de aplicación.
Tema 5: Sistemas combinacionais aritméticos	Comparadores. Detectores/Xeradores de paridade. Circuítos aritméticos. Exemplos de aplicación. Descrición en VHDL.
Tema 6: Fundamentos dos sistemas secuenciais	Definición e clasificación. Biestables asíncronos. Biestables síncronos. Descrición en VHDL.
Tema 7: Sistemas secuenciais síncronos	Teoría xeral. Contadores. Rexistros de desprazamento. Bancos de rexistros. Exemplos de aplicación. Descrición VHDL.
Tema 8: Deseño de sistemas secuenciais síncronos	Deseño de sistemas secuenciais síncronos. Exemplos de aplicación. Descrición VHDL.
Tema 9: Dispositivos lóxicos programables	Introdución aos PLDs. Exemplos de aplicación.
Tema 10: Unidades de memoria	Clasificación. Memorias de acceso aleatorio activas e pasivas. Memorias de acceso aleatorio. Memorias de acceso secuencial. Memorias asociativas.
PRÁCTICA 1. INTRODUCCIÓN Á FERRAMENTA ISE DE XILINX	Diagrama de fluxo xeral da ferramenta ISE. Descrición mediante esquemáticos. Realización de exemplos.
PRÁCTICA 2. INTRODUCCIÓN AO DESEÑO VHDL	Descrición e síntese de sistemas combinacionais en VHDL. Realización de exemplos.
PRÁCTICA 3. VERIFICACIÓN DE SISTEMAS DIXITAIS MEDIANTE SIMULACIÓN FUNCIONAL	Obtención de símbolos para esquemáticos. Instanciación de compoñentes. Definición de estímulos para simulación ("testbench"). Simulación funcional. Realización de exemplos.
PRÁCTICA 4. COMPILACIÓN E IMPLEMENTACION DE SISTEMAS DIXITAIS. VERIFICACIÓN DE SISTEMAS DIXITAIS MEDIANTE SIMULACIÓN TEMPORAL	Arquitectura dos PLDs da familia CoolRunner 2 de Xilinx. Compilación e implementación de sistemas dixitais. Simulación temporal de sistemas dixitais. Realización de exemplos.
PRÁCTICA 5. PROBA DE SISTEMAS DIXITAIS NA PLACA DE DESENVOLVEMENTO	Placa de desenvolvemento "CoolRunner 2 starter kit" baseada en PLD de Xilinx. Obtención do arquivo de configuración. Tecnoloxía e métodos de configuración dos PLDs de Xilinx. Programación do PLD. Comprobación do sistema dixital implementado. Realización de exemplos.
PRÁCTICA 6. CIRCUÍTOS COMBINACIONAIS	Deseño e realización de circuítos combinacionais mediante descrições en VHDL con táboas de verdade, ecuacións lóxicas e de comportamento.
PRÁCTICA 7. CIRCUÍTOS ARITMÉTICOS	Deseño e realización de circuítos aritméticos mediante descrições en VHDL con táboas de verdade, ecuacións lóxicas e de comportamento.
PRÁCTICA 8. SISTEMAS ARITMÉTICOS	Deseño e realización dun sistema aritmético con bloques funcionais aritméticos descritos en VHDL. Unidade aritmético lóxica (ALU).
PRÁCTICA 9. CIRCUÍTOS SECUENCIAIS I	Deseño e realización de circuítos secuenciais básicos (biestables, rexistros, contadores) mediante descrições en VHDL.
PRÁCTICA 10. CIRCUÍTOS SECUENCIAIS II	Deseño e realización de circuítos secuenciais básicos (contadores, rexistros de desprazamento) mediante descrições en VHDL. Deseño e realización de sistemas secuenciais síncronos de control (máquinas de estado) mediante descrições en VHDL.
PRÁCTICA 11. MONTAXE E CONEXIÓN DE COMPOÑENTES. INSTRUMENTACIÓN DIXITAL	Analizador lóxico. Conexión de pulsadores e interruptores externos. Circuítos antirrebotes. Conexión de LEDs e visualizadores de 7 segmentos externos. Análise de funcionamento de circuítos secuenciais básicos mediante o analizador lóxico.
PRÁCTICA 12. SISTEMAS SECUENCIAIS I	Deseño e realización dun sistema secuencial con bloques funcionais descritos en VHDL. Control dun visualizador dinámico de 4 díxitos de 7 segmentos.
PRÁCTICA 13. SISTEMAS SECUENCIAIS II	Deseño e realización dun sistema secuencial de complexidade media mediante descrições en VHDL. Sistema de lectura dun teclado *matricial.

Planificación

	Horas na aula	Horas fóra da aula	Horas totais
Actividades introdutorias	1	1	2
Sesión maxistral	13	21	34
Prácticas de laboratorio	26	26	52

Resolución de problemas e/ou exercicios	8	20	28
Probas prácticas, de execución de tarefas reais e/ou simuladas.	2	2	4
Resolución de problemas e/ou exercicios	6	24	30

*Os datos que aparecen na táboa de planificación son de carácter orientador, considerando a heteroxeneidade do alumnado.

Metodoloxía docente

	Descrición
Actividades introdutorias	Toma de contacto e presentación da materia. Presentación das prácticas de laboratorio e da instrumentación e as ferramentas informáticas (Software) que se van utilizar.
Sesión maxistral	Exposición por parte do profesorado dos contidos da materia obxecto de estudo e presentación da bibliografía que debe utilizar o alumnado. Traballo persoal posterior do estudante para aprender os conceptos introducidos no aula utilizando para iso a bibliografía proposta. Identificación de posibles dúbidas que se resolverán en titorías personalizadas. Nestas clases traballaranse as competencias da materia de tipoloxía "saber" correspondentes ás competencias A23 e A24.
Prácticas de laboratorio	Actividades de aplicación dos coñecementos teóricos adquiridos. Aprenderase a manexar a instrumentación típica dun laboratorio de electrónica dixital e realizaranse montaxes de circuitos electrónicos básicos descritos nas sesións maxistras. Tamén se adquiriran habilidades de manexo de ferramentas informáticas de simulación. Traballo persoal do alumno de preparación das prácticas, para o que utilizará a documentación dispoñible e repasará os conceptos teóricos relacionados, e obterá e analizará os resultados. Identificación de dúbidas que se resolverán en titorías personalizadas. Nestas clases traballaranse as competencias da materia de tipoloxía "saber facer" correspondentes ás competencias A24, B4 e B5.
Resolución de problemas e/ou exercicios	Actividade complementaria das sesións maxistras. Nela formúlanse e resolven problemas e exercicios relacionados coa materia. Traballo persoal do alumno para resolver problemas e exercicios propostos no aula así como outros extraídos da bibliografía. Identificación das dúbidas que se resolverán en titorías personalizadas. Nestas clases traballaranse as competencias da materia de tipoloxía "saber facer" correspondentes ás competencias A23 e A24.

Atención personalizada

Metodoloxías	Descrición
Sesión maxistral	O profesorado atenderá persoalmente dúbidas e consultas dos estudantes sobre o estudo dos contidos de teoría, a resolución de problemas e exercicios ou o desenvolvemento das prácticas de laboratorio. Os estudantes terán a ocasión de acudir a titorías personalizadas no despacho do profesorado no horario que se establecerá a principio de curso e que se publicará na páxina web do centro.
Resolución de problemas e/ou exercicios	O profesorado atenderá persoalmente dúbidas e consultas dos estudantes sobre o estudo dos contidos de teoría, a resolución de problemas e exercicios ou o desenvolvemento das prácticas de laboratorio. Os estudantes terán a ocasión de acudir a titorías personalizadas no despacho do profesorado no horario que se establecerá a principio de curso e que se publicará na páxina web do centro.
Prácticas de laboratorio	O profesorado atenderá persoalmente dúbidas e consultas dos estudantes sobre o estudo dos contidos de teoría, a resolución de problemas e exercicios ou o desenvolvemento das prácticas de laboratorio. Os estudantes terán a ocasión de acudir a titorías personalizadas no despacho do profesorado no horario que se establecerá a principio de curso e que se publicará na páxina web do centro.

Avaliación

	Descrición	Cualificación
Prácticas de laboratorio	Avaliaranse as competencias adquiridas polo estudante sobre os contidos das prácticas de laboratorio da materia. A nota final de prácticas, NFP, estará comprendida entre 0 e 10 puntos. Nestas prácticas avaliaranse as competencias A24, B4 e B5.	35
Resolución de problemas e/ou exercicios	Avaliaranse as competencias do estudante para resolver problemas e exercicios relacionados cos contidos da materia. A nota final de teoría, NFT, estará comprendida entre 0 e 10 puntos. Nestas probas avaliaranse as competencias A23 y A24.	65

Outros comentarios sobre a Avaliación

1. Avaliación continua

Seguindo as directrices propias da titulación e os acordos da comisión académica ofrecerase aos alumnos que cursen esta materia un sistema de avaliación continua.

*Enténdese que os alumnos que realicen unha proba parcial de teoría ou que asistan a 2 prácticas **optan pola avaliación continua** da materia.*

A materia divídese en dúas partes: teoría (65%) e práctica (35%). As cualificacións das tarefas avaliáveis serán válidas só para o curso académico no que se realicen.

1.a. Teoría

Realizaranse 3 probas parciais de teoría (PT) debidamente programadas ao longo do curso. As dúas primeiras probas realizaranse no horario de teoría ao finalizar o tema 4 e o tema 7 (aproximadamente nas semanas 6 e 12). A terceira proba realizarase o mesmo día que o exame final que se celebrará nas datas que estableza a dirección da Escola.

Cada proba parcial constará dunha parte de preguntas de resposta curta e/ou tipo test e dunha parte de resolución problemas e/ou exercicios. Cada proba valorarase de 0 a 10 e para superar a parte de teoría será necesario obter polo menos un 4 sobre 10 en cada unha delas. A nota final de teoría (NFT) será:

$$\text{NFT} = 0,3 \cdot \text{PT1} + 0,3 \cdot \text{PT2} + 0,4 \cdot \text{PT3}$$

As probas non son recuperables, é dicir, que si un alumno non pode asistir o día en que estean programadas o profesor non ten obriga de repetilas. A nota das probas ás que falte será de 0.

Si obtívose menos dun 4 sobre 10 nalgunha das dúas primeiras probas parciais, o alumno poderá recuperar as partes non superadas o mesmo día da terceira proba parcial de teoría.

1.b. Práctica

Realizaranse 13 prácticas de laboratorio en sesións de 2 horas e grupos de 2 alumnos. As primeiras cinco prácticas serán guiadas e nelas aprenderase o manexo das ferramentas que se utilizarán no laboratorio e as etapas do deseño con dispositivos dixitais configurables. Estas cinco primeiras prácticas son obrigatorias pero non son puntuables. O resto das prácticas cualificaranse mediante a avaliación continua. Cada unha delas avaliarase unicamente o día correspondente á súa realización segundo a planificación de prácticas e de acordo co grupo de prácticas asignado polo centro a cada alumno.

Cada práctica terá varios apartados de maneira que a realización de todos os apartados suporá a consecución da máxima nota de práctica (NPi). Só se valorarán as prácticas 6 a 13 para a nota de prácticas. Cada unha delas valorarase de 0 a 10 puntos. O peso das prácticas 12 e 13 será o dobre que o das demais. A nota das prácticas ás que o estudante non asista será de 0. Para superar a parte de prácticas o alumno non poderá faltar a máis de 2 sesións. A nota final de prácticas (NFP) será:

$$\text{NFP} = (\text{NP6} + \text{NP7} + \text{NP8} + \text{NP9} + \text{NP10} + \text{NP11} + 2 \cdot \text{NP12} + 2 \cdot \text{NP13}) / 10$$

1.c. Nota final da materia

Na nota final (NF) a cualificación de cada unha das dúas partes da materia, nota de teoría (NFT) e nota de prácticas (NFP), terán un peso do 65% e do 35% respectivamente. Para aprobar a materia será imprescindible superar a parte de teoría e a parte práctica, e obter un mínimo de 5 puntos sobre 10 en cada unha delas. Neste caso a cualificación final será a suma ponderada das notas de cada parte:

$$\text{NF} = (0,65 \cdot \text{NFT} + 0,35 \cdot \text{NFP})$$

No caso de non superar algunha das dúas partes ($\text{NFT} < 5$ ou $\text{NFP} < 5$), ou de non alcanzar o mínimo de 4 puntos en cada unha das probas parciais de teoría, ou de faltar a máis de 2 sesións prácticas, a nota final será a suma ponderada das notas de cada parte multiplicada por un factor de axuste de 4,9/8,8:

$$\text{NF} = (0,65 \cdot \text{NFT} + 0,35 \cdot \text{NFP}) \cdot 4,9/8,8$$

2. Exame final

Os alumnos que non opten pola avaliación continua poderán presentarse a un exame final que constará dunha parte teórica e outra práctica que se celebrarán nas datas que estableza a dirección da Escola. Para presentarse á parte práctica, o alumno debe apuntarse previamente seguindo o procedemento indicado polo profesor con suficiente antelación.

O exame teórico constará dunha parte de preguntas de resposta curta e/ou tipo test e dunha parte de resolución problemas e/ou exercicios. Esta proba valorarase de 0 a 10 e a nota final de teoría (NFT) será a cualificación obtida.

O exame práctico consistirá na resolución de exercicios prácticos no laboratorio, similares aos realizados nas prácticas durante o cuadrimestre. A proba práctica valorarase de 0 a 10 e a nota final de prácticas (NFP) será a cualificación obtida.

Para aprobar a materia será imprescindible obter un mínimo de 5 puntos sobre 10 en cada un dos exames. Neste caso a cualificación final será a suma ponderada das notas de cada parte:

$$NF = (0,65 \cdot NFT + 0,35 \cdot NFP)$$

No caso de non superar algún dos exames ($NFT < 5$ ou $NFP < 5$), a nota final será a suma ponderada das notas de cada parte multiplicada por un factor de axuste de 4,9/8,8:

$$NF = (0,65 \cdot NFT + 0,35 \cdot NFP) \cdot 4,9/8,8$$

3. Exame extraordinario

O exame extraordinario constará dunha parte teórica e outra práctica, co mesmo formato que o exame final, que se celebrarán nas datas que estableza a dirección da Escola. Para presentarse á parte práctica, o alumno debe apuntarse previamente seguindo o procedemento indicado polo profesor con suficiente antelación.

Aos alumnos que se presenten a este exame conservaráselles a nota que obteñan na avaliación ordinaria (avaliación continua ou exame final) nas partes ás que non se presenten, polo que poderán realizar só a parte teórica, só a parte práctica ou as dúas. O cálculo da nota final da materia realizarase tal e como se explica no apartado 2.

Bibliografía. Fontes de información

Wakerly J. F., **Diseño Digital. Principios y prácticas**, 3ª,

S. Pérez, L. J. Álvarez, M.J. Moure, F. Machado, **Electrónica Digital**, Curso 2012-2013,

Wakerly J. F., **Digital Design. Principles and Practices**, 4ª,

E. Mandado, **Sistemas Electrónicos Digitales**, 9ª,

Thomas L. Floyd, **Fundamentos de Sistemas Digitales**, 9ª,

L.J. Álvarez, E. Mandado, M.D. Valdés, **Dispositivos Lógicos Programables y sus aplicaciones**, 1ª,

S. Pérez, E. Soto, S. Fernández, **Diseño de sistemas digitales con VHDL**,

L.J. Álvarez, **Diseño Digital con Lógica Programable**, 1ª,

Recomendacións

Materias que se recomenda ter cursado previamente

Informática: Arquitectura de ordenadores/V05G300V01103

Matemáticas: Álgebra lineal/V05G300V01104

Física: Fundamentos de electrónica/V05G300V01305
