



DATOS IDENTIFICATIVOS

Codiseño Hardware/Software de Sistemas Empotrados

Asignatura	Codiseño Hardware/Software de Sistemas Empotrados			
Código	V05M145V01214			
Titulación	Máster Universitario en Ingeniería de Telecomunicación			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	5	OP	1	2c
Lengua	Castellano			
Impartición	Gallego			
	Inglés			
Departamento	Tecnología electrónica			
Coordinador/a	Álvarez Ruiz de Ojeda, Luís Jacobo			
Profesorado	Álvarez Ruiz de Ojeda, Luís Jacobo Poza González, Francisco			
Correo-e	jalvarez@uvigo.es			
Web	http://moovi.uvigo.gal			
Descripción general	Parte de la asignatura puede impartirse y evaluarse en inglés. La documentación de la materia se encuentra en inglés. Los objetivos que se persiguen con esta asignatura son: - Conocer los métodos de codiseño de aplicaciones basadas en microprocesadores empotrados en FPGAs. - Conocer los microprocesadores que se pueden implementar en las FPGAs comerciales. - Manejar las herramientas "software" necesarias para el desarrollo de aplicaciones empotradas mediante FPGAs. - Diseñar periféricos de aplicación específica y su conexión a los buses de los microprocesadores empotrados. - Realizar sistemas digitales de aplicación real con microprocesadores empotrados en FPGAs.			

Resultados de Formación y Aprendizaje

Código	
A5	CB5 Que los estudiantes posean las habilidades de aprendizaje que les permitan continuar estudiando de un modo que habrá de ser en gran medida autodirigido o autónomo.
B1	CG1 Capacidad para proyectar, calcular y diseñar productos, procesos e instalaciones en todos los ámbitos de la ingeniería de telecomunicación.
B8	CG8 Capacidad para la aplicación de los conocimientos adquiridos y resolver problemas en entornos nuevos o poco conocidos dentro de contextos más amplios y multidisciplinarios, siendo capaces de integrar conocimientos.
C11	CE11 Conocimiento de los lenguajes de descripción hardware para circuitos de alta complejidad.
C12	CE12 Capacidad para utilizar dispositivos lógicos programables, así como para diseñar sistemas electrónicos avanzados, tanto analógicos como digitales. Capacidad para diseñar componentes de comunicaciones como por ejemplo encaminadores, conmutadores, concentradores, emisores y receptores en diferentes bandas.

Resultados previstos en la materia

Resultados previstos en la materia	Resultados de Formación y Aprendizaje
Conocer los métodos de codiseño de aplicaciones basadas en microprocesadores empotrados en FPGAs.	A5 C11 C12
Conocer los microprocesadores que se pueden implementar en las FPGAs comerciales.	A5 C11 C12

Manejar las herramientas software necesarias para el desarrollo de aplicaciones empuotradas mediante FPGAs.	A5 C11 C12
Diseñar periféricos de aplicación específica y su conexión a los buses de los microprocesadores empuotrados.	A5 B1 B8 C11 C12
Realizar sistemas digitales de aplicación real con microprocesadores empuotrados en FPGAs.	A5 B1 B8 C11 C12

Contenidos

Tema	
TEMA 1 TEORÍA. INTRODUCCIÓN AL DISEÑO DE SISTEMAS EMPOTRADOS.	1.1. Introducción. 1.2. Sistemas en un Circuito Programable (PSOC). 1.3. Codiseño "hardware"/"software". Fases del codiseño. 1.4. Introducción a la familia de circuitos SOC Zynq de Xilinx. 1.5. Herramientas Vivado y SDK de Xilinx para codiseño de sistemas empuotrados.
TEMA 2 TEORÍA. MICROPROCESADOR DE LOS SOC'S DE LA FAMILIA ZYNQ DE XILINX.	2.1. Procesador ARM de la familia de circuitos SOC Zynq (Zynq Processing System (PS)). 2.2. Periféricos del procesador de la familia de circuitos SOC Zynq 2.3. Reloj, reset y depuración del procesador. 2.4. Interfaz AXI.
TEMA 3 TEORÍA. FPGA DE LOS SOC'S DE LA FAMILIA ZYNQ DE XILINX.	3.1. Introducción a la serie 7 de FPGAs de Xilinx. 3.1.1. Recursos lógicos. 3.1.2. Recursos de entrada/salida. 3.1.3. Recursos de memoria y de procesado de señal. 3.1.4. Convertidor analógico/digital. 3.1.5. Recursos de reloj.
TEMA 4 TEORÍA. CONEXIÓN DE CIRCUITOS PERIFÉRICOS AL MICROPROCESADOR ARM DE XILINX.	4.1.- Introducción. 4.2.- Interfaz para periféricos básicos. GPIO. 4.3.- Interfaz para periféricos avanzados. IPIF. 4.4.- Interfaz para coprocesadores de usuario.
TEMA 5 TEORÍA. DESARROLLO DE SOFTWARE PARA EL MICROPROCESADOR ARM DE XILINX.	5.1.- Introducción. 5.2.- Estructura de las rutinas de manejo de periféricos. 5.3.- Manejo de interrupciones. 5.4.- Depuración del programa.
TEMA 6 TEORÍA. PARTICIONADO "HARDWARE / SOFTWARE".	6.1.- Introducción. 6.2.- Ejemplos de codiseño "hardware / software". 6.3.- Reparto de funciones entre "hardware y "software".
TEMA 7 TEORÍA. TRABAJO DE ANÁLISIS DE SISTEMAS EMPOTRADOS.	7.1. Diseño de una rutina software para realizar la función asignada. 7.2. Diseño de un periférico hardware (coprocesador) para realizar la función asignada. 7.3. Análisis de prestaciones de la rutina software y del periférico hardware. Comparación de resultados.
TEMA 1 LABORATORIO. ENTORNO VIVADO DE XILINX PARA EL DISEÑO DE SISTEMAS EMPOTRADOS.	1.1. Introducción. 1.2. Entorno Vivado de Xilinx. 1.3. Realización de ejemplos básicos de sistemas empuotrados. 1.3.1. Adición de periféricos predefinidos ("IP cores"). 1.4. Implementación de los sistemas desarrollados en placas de evaluación de Digilent.
TEMA 2 LABORATORIO. REALIZACIÓN DE CIRCUITOS PERIFÉRICOS BÁSICOS.	2.1. Introducción. 2.2. Desarrollo de periféricos de usuario básicos. GPIO.
TEMA 3 LABORATORIO. REALIZACIÓN DE CIRCUITOS PERIFÉRICOS AVANZADOS.	3.1. Introducción. 3.2. Desarrollo de periféricos de usuario avanzados ("Custom IP").
TEMA 4 LABORATORIO. ENTORNO SDK DE XILINX PARA EL DISEÑO DE SOFTWARE DE SISTEMAS EMPOTRADOS.	4.1. Introducción. 4.2. Entorno "Software Development Kit" (SDK) de Xilinx. 4.3. Realización de ejemplos básicos.
TEMA 5 LABORATORIO. DEPURACIÓN SOFTWARE DE APLICACIONES EMPOTRADAS.	5.1. Introducción. 5.2. Depuración de software en los sistemas empuotrados mediante el depurador "GNU debugger" desde SDK.

TEMA 6 LABORATORIO. VERIFICACIÓN HARDWARE DE APLICACIONES EMPOTRADAS.	6.1. Introducción. 6.2. Verificación de hardware en los sistemas empotrados mediante el analizador hardware de Vivado.
TEMA 7 LABORATORIO. ANÁLISIS DE PRESTACIONES DE SISTEMAS EMPOTRADOS.	7.1. Introducción. 7.2. Analizador de prestaciones ("software profiler").
TEMA 8 LABORATORIO. TRABAJOS DE DISEÑO DE APLICACIONES BASADAS EN MICROPROCESADORES EMPOTRADOS DE 32 BITS DE XILINX.	8.1. Realización y verificación de la aplicación asignada.

Planificación			
	Horas en clase	Horas fuera de clase	Horas totales
Lección magistral	5	10	15
Resolución de problemas	5	20	25
Prácticas de laboratorio	10	10	20
Trabajo tutelado	9	48	57
Presentación	1	7	8

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías	
	Descripción
Lección magistral	Exposición de los principales contenidos teóricos de la materia con ayuda de medios audiovisuales. Con esta metodología se desarrollan las competencias C11 y C12.
Resolución de problemas	Aprendizaje basada en problemas (ABP): Resolución de problemas de diseño de circuitos sintetizables en VHDL y programas en C propuestos por el profesor. Con esta metodología se desarrollan las competencias A5, B1, B8, C11 y C12.
Prácticas de laboratorio	En estas prácticas se planteará el desarrollo de prácticas guiadas de realización de circuitos y programas. Software utilizado: Vivado Design Suite de Xilinx.
Trabajo tutelado	Con esta metodología se desarrollan las competencias A5, B8, C11 y C12. Enseñanza basada en proyectos de aprendizaje: Se propone a los alumnos la realización de un proyecto de diseño de un sistema empotrado para resolver un problema planteado por el profesor mediante la planificación, diseño y realización de las actividades necesarias.
Presentación	Con esta metodología se desarrollan las competencias A5, B1, B8, C11 y C12. Exposición de los resultados del proyecto realizado. Con esta metodología se desarrollan las competencias A5, C11 y C12.

Atención personalizada	
Metodologías	Descripción
Lección magistral	En las clases se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que se puede consultar a través de la Secretaría Virtual o en https://www.uvigo.gal/es/universidad/administracion-personal/pdi/luis-jacobo-alvarez-ruiz-ojeda
Prácticas de laboratorio	En las clases se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que se puede consultar a través de la Secretaría Virtual o en https://www.uvigo.gal/es/universidad/administracion-personal/pdi/luis-jacobo-alvarez-ruiz-ojeda
Resolución de problemas	En las clases se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que se puede consultar a través de la Secretaría Virtual o en https://www.uvigo.gal/es/universidad/administracion-personal/pdi/luis-jacobo-alvarez-ruiz-ojeda
Trabajo tutelado	En las clases se atenderán las dudas de los alumnos. Además, los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho de los profesores de la asignatura en el horario que se puede consultar a través de la Secretaría Virtual o en https://www.uvigo.gal/es/universidad/administracion-personal/pdi/luis-jacobo-alvarez-ruiz-ojeda

Evaluación

Descripción		Calificación	Resultados de Formación y Aprendizaje			
Resolución de problemas	Aprendizaje basado en problemas. Resolución de ejercicios y problemas teóricos. Se evaluará la correcta aplicación de los conceptos teóricos a los problemas realizados, de acuerdo a los criterios de valoración.	25	A5	B1 B8	C11 C12	
Prácticas de laboratorio	Se evaluará el correcto funcionamiento de los circuitos y programas realizados en las sesiones de prácticas correspondientes a los temas 1 a 7 de laboratorio de acuerdo a los criterios de valoración. Será necesario enseñar al profesor el correcto funcionamiento de cada uno de los circuitos y programas.	25	A5	B8	C11 C12	
Trabajo tutelado	Aprendizaje basado en proyectos. Trabajo autónomo de diseño de un sistema empotrado. Será necesario entregar los ficheros fuente del trabajo realizado. Se evaluará el funcionamiento del sistema digital realizado y la correcta aplicación de los conceptos teóricos al diseño del sistema digital, de acuerdo a los criterios de valoración.	40	A5	B1 B8	C11 C12	
Presentación	Será necesario realizar una presentación oral de máximo 15 minutos sobre el trabajo tutelado realizado, según el índice suministrado por el profesor.	10	A5		C11 C12	

Otros comentarios sobre la Evaluación

La calificación final se expresará de forma numérica entre 0 y 10, según la legislación vigente (Real Decreto 1125/2003 de 5 de Septiembre; BOE 18 de septiembre).

Siguiendo las directrices propias de la titulación se ofrecerá a los alumnos que cursen esta materia dos sistemas de evaluación: evaluación continua y evaluación global. Los alumnos deben elegir al inicio de la asignatura si desean seguir la evaluación continua o prefieren presentarse a la evaluación global al final del cuatrimestre. Los alumnos que opten por evaluación global deberán comunicarlo por escrito al coordinador de la asignatura en el plazo de un mes desde el inicio del cuatrimestre.

EVALUACIÓN CONTINUA EN OPORTUNIDAD ORDINARIA

Los alumnos que opten por evaluación continua, pero no aprueben la asignatura mediante esta modalidad, deberán realizar la evaluación global en la oportunidad extraordinaria.

Las distintas tareas deben entregarse en la fecha especificada por el profesor. Si no es así, no serán calificadas para la evaluación continua.

Si el número de alumnos lo permite, los alumnos realizarán los ejercicios teóricos, las prácticas de laboratorio y los trabajos de laboratorio preferentemente de forma individual. En caso de realizarlos en grupos de dos alumnos la calificación será la misma para ambos.

Si se sigue la asignatura de forma continua, se puede faltar como máximo a 2 sesiones de cualquier tipo. Si se ha faltado a más de 2 sesiones, será obligatorio realizar un trabajo individual adicional o un examen.

EVALUACIÓN GLOBAL (oportunidad ordinaria y extraordinaria) Y CONVOCATORIA DE FIN DE CARRERA

El estudiantado que opte por la evaluación global o la convocatoria fin de carrera, deberá realizar todas las tareas teóricas y prácticas y los trabajos individualmente.

La entrega de las tareas para la evaluación global debe realizarse antes de la fecha oficial del examen establecida por el centro.

CALIFICACIÓN FINAL DE LA ASIGNATURA

1) Prácticas de laboratorio.

Cada práctica se puntuará sobre 10. Luego se ponderará su influencia en la nota total de la asignatura en función del número de horas asignado a cada tema práctico. Es decir, la nota de las prácticas, se obtiene de la forma siguiente:

$$PL = \text{Nota Tema 1L} + \dots + \text{Nota Tema 7L}$$

2) Ejercicios teóricos y problemas.

Se evaluará cada uno de los ejercicios y problemas planteados en las sesiones de teoría. Cada ejercicio se puntuará sobre

10. Luego se ponderará su influencia en la nota total de la asignatura en función de la dificultad y de la longitud del ejercicio.

El ejercicio principal consiste en la realización de una rutina software y un periférico hardware para realizar la función asignada a cada alumno y comparar las prestaciones de ambos, en cuanto a tiempo de ejecución y recursos lógicos utilizados. El contenido se corresponde con el tema 7 de teoría. Será necesario enseñar al profesor el funcionamiento de cada uno de los circuitos y programas. Será necesario entregar una memoria breve explicando el trabajo realizado.

La nota total será la suma de las notas de cada uno de los ejercicios:

$$ET = \text{Ejercicio 1} + \dots + \text{Ejercicio N}$$

3) Trabajo tutelado.

Trabajo de diseño de un sistema empotrado. Se evaluará el correcto funcionamiento de los circuitos y programas desarrollados. El trabajo práctico se puntuará sobre 10.

4) Presentación.

Exposición oral del trabajo realizado. La presentación se puntuará sobre 10.

En caso de superar los ejercicios teóricos (ET), las prácticas de laboratorio (PL) y el trabajo autónomo (TA), es decir, que la nota de cada parte ≥ 5 , la calificación final (NF) será la suma ponderada de las notas de cada parte de la asignatura:

$$NF = 0,25 * ET + 0,25 * PL + 0,40 * TA + 0,10 * PO$$

En caso de no superar alguna de las tres pruebas (nota de alguna prueba < 5), la calificación final (NF) será:

$$NF = \text{mínimo } [4,9; (0,25 * ET + 0,25 * PL + 0,40 * TA + 0,10 * PO)]$$

Siendo:

ET = Nota conjunta de los ejercicios y problemas teóricos.

PL = Nota conjunta de las prácticas de laboratorio.

TA = Trabajo Autónomo práctico.

PO = Presentación Oral.

En caso de detección de plagio en cualquiera de las pruebas, la calificación final será de SUSPENSO (0) y el hecho será comunicado a la dirección del Centro para los efectos oportunos.

Fuentes de información

Bibliografía Básica

ÁLVAREZ RUIZ DE OJEDA, L.J., POZA GONZÁLEZ, F., **Diseño de aplicaciones empotradas de 32 bits en FPGAs con Xilinx EDK 10.1 para Microblaze y Power-PC**, Vison Libros,

Bibliografía Complementaria

ÁLVAREZ RUIZ DE OJEDA, L.J., **Diseño Digital con FPGAs**, Vison Libros,

Recomendaciones

Asignaturas que se recomienda cursar simultáneamente

Sistemas Electrónicos Digitales Avanzados/V05M145V01203
