# Universida<sub>de</sub>Vigo

Guía Materia 2023 / 2024

4111111111			XXXXXX		XIIII
DATOS IDEN	TIFICATIVOS				
	plicaciones con microcontrolado	)roc			
Asignatura	Diseño de	<i>,</i> , , , , , , , , , , , , , , , , , ,			
, ioigilatala	aplicaciones con				
	microcontroladores				
Código	V05G306V01406				
Titulacion	Grado en				
	Ingeniería de				
	Tecnologías de				
	Telecomunicación				
	(docencia en				
Descriptores	inglés) Creditos ECTS	<u> </u>	leccione	Curso	Cuatrimestre
Descriptores	6			4	1c
Lengua	Castellano	<u> </u>		4	10
Impartición	Gallego				
	oTecnología electrónica				
<u> </u>	a Costas Pérez, Lucía				
Profesorado	Costas Pérez, Lucía				
	Valdés Peña, María Dolores				
Correo-e	lcostas@uvigo.es				
Web	http://moovi.uvigo.gal/course/view	.php?id=378			
Descripción	Desarrollo de aplicaciones basadas		cluidas las me	todologías o	de programación utilizada
general	para la realización de aplicaciones		.,		·
-	conexionado de periféricos externo	os en la medida que el n	ivel alcanzado	por el alum	nado en el contexto del
-	conexionado de periféricos externo Grado lo permita. La docencia se il	os en la medida que el n	ivel alcanzado	por el alum	nado en el contexto del
	conexionado de periféricos externo	os en la medida que el n	ivel alcanzado	por el alum	nado en el contexto del
	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.	os en la medida que el n	ivel alcanzado	por el alum	nado en el contexto del
Resultados (	conexionado de periféricos externo Grado lo permita. La docencia se il	os en la medida que el n	ivel alcanzado	por el alum	nado en el contexto del
<b>Resultados</b> (	conexionado de periféricos externo Grado lo permita. La docencia se i castellano. de Formación y Aprendizaje	os en la medida que el n mparte en castellano y g	ivel alcanzado pallego. El enur	por el alum iciado de la	nado en el contexto del s pruebas estará en
<b>Resultados</b> (Código Código C58 (CE58	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  8/OP1) Capacidad para diseñar el ha	os en la medida que el n mparte en castellano y g rdware y el software de	ivel alcanzado pallego. El enur sistemas basa	por el alum iciado de la dos en mici	nado en el contexto del s pruebas estará en cocontroladores.
<b>Resultados</b> (Código Código C58 (CE58	conexionado de periféricos externo Grado lo permita. La docencia se i castellano. de Formación y Aprendizaje	os en la medida que el n mparte en castellano y g rdware y el software de	ivel alcanzado pallego. El enur sistemas basa	por el alum iciado de la dos en mici	nado en el contexto del s pruebas estará en cocontroladores.
<b>Resultados</b> (Código Código C58 (CE58	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  8/OP1) Capacidad para diseñar el ha	os en la medida que el n mparte en castellano y g rdware y el software de	ivel alcanzado pallego. El enur sistemas basa	por el alum iciado de la dos en mici	nado en el contexto del s pruebas estará en cocontroladores.
Resultados ( Código C58 (CE58 C59 (CE59	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  8/OP1) Capacidad para diseñar el ha	os en la medida que el n mparte en castellano y g rdware y el software de	ivel alcanzado pallego. El enur sistemas basa	por el alum iciado de la dos en mici	nado en el contexto del s pruebas estará en cocontroladores.
Resultados ( Código C58 (CE58 C59 (CE59	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  8/OP1) Capacidad para diseñar el ha b/OP2) Capacidad para utilizar herra	os en la medida que el n mparte en castellano y g rdware y el software de	ivel alcanzado pallego. El enur sistemas basa	por el alum iciado de la dos en mici	rocontroladores.  Resultados de Formació
Resultados (Código C58 (CE58 C59 (CE59 Resultados processor)	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  3/OP1) Capacidad para diseñar el ha 3/OP2) Capacidad para utilizar herra  previstos en la materia  revistos en la materia	os en la medida que el n mparte en castellano y g rdware y el software de mientas software de sim	ivel alcanzado pallego. El enur sistemas basa nulación de mid	por el alum iciado de la dos en micr crocontrolad	rocontroladores.
Resultados (Código C58 (CE58 C59 (CE59 Resultados procesos Conocer y doi	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  8/OP1) Capacidad para diseñar el ha 8/OP2) Capacidad para utilizar herra	os en la medida que el n mparte en castellano y g rdware y el software de mientas software de sim	ivel alcanzado pallego. El enur sistemas basa nulación de mid	por el alum iciado de la dos en micr crocontrolad	rocontroladores.  Resultados de Formación y Aprendizaje
Resultados (Código C58 (CE58 C59 (CE59 Resultados processed Conocer y dorreal.	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (A/OP1) Capacidad para diseñar el ha (A/OP2) Capacidad para utilizar herra (A/OP2) Capacidad para utilizar herra (A/OP2) revistos en la materia (A/OP2) minar los métodos empleados en la (A/OP2) capacidad para utilizar herra (A/OP2) capacidad para (A/OP2) capacidad p	rdware y el software de mientas software de sim	ivel alcanzado pallego. El enur sistemas basa nulación de mio	dos en microcontrolacionen tiempo	rocontroladores. dores.  Resultados de Formación y Aprendizaje C58
Resultados (Código C58 (CE58 C59 (CE59 Resultados processed Conocer y doireal.	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (A/OP1) Capacidad para diseñar el ha (A/OP2) Capacidad para utilizar herra (A/OP2) Capacidad para utilizar herra (A/OP2) revistos en la materia (A/OP2) minar los métodos empleados en la materia (A/OP2) minar los métodos empleados en la (A/OP2) minar la (A/OP2) minar los en la (A/OP2) minar los en la (A/OP2) minar la (A/OP2) minar la (A/OP2) minar la (A/OP2) minar la (A/OP2) min	rdware y el software de mientas software de sim	ivel alcanzado pallego. El enur sistemas basa nulación de mio	dos en microcontrolacionen tiempo	rocontroladores. dores.  Resultados de Formació y Aprendizaje C58
Resultados (Código C58 (CE58 (CE59 (CE59 Resultados procer y dorreal.  Al final del curso final del curso consideration del curso cestimate del cu	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (A/OP1) Capacidad para diseñar el ha (A/OP2) Capacidad para utilizar herra (A/OP2) Capacidad para utilizar herra (A/OP2) revistos en la materia (A/OP2) minar los métodos empleados en la (A/OP2) capacidad para utilizar herra (A/OP2) capacidad para (A/OP2) capacidad p	rdware y el software de mientas software de sim	ivel alcanzado pallego. El enur sistemas basa nulación de mio	dos en microcontrolacionen tiempo	rocontroladores. dores.  Resultados de Formación y Aprendizaje C58
Resultados (Código C58 (CE58 C59 (CE59 Resultados procer y dorreal. Al final del curso idioma.	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (A/OP1) Capacidad para diseñar el ha (A/OP2) Capacidad para utilizar herra (A/OP2) Capacidad para utilizar herra (A/OP2) revistos en la materia (A/OP2) minar los métodos empleados en la (A/OP2) capacidad para utilizar herra (A/OP2) capacidad para (A/OP2) capacidad p	os en la medida que el n mparte en castellano y g rdware y el software de mientas software de sim programación de micro a portuguesa según del r oral con fluidez en los niv	sistemas basa nulación de mid controladores nivel C1 del QE veles formal e	dos en microcontroladen tiempo	rocontroladores. dores.  Resultados de Formación y Aprendizaje C58
Resultados (Código C58 (CE58 CE59 (CE59 Resultados processor y doi real.  Al final del curso idioma.  Comprender y	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  8/OP1) Capacidad para diseñar el ha b/OP2) Capacidad para utilizar herra  previstos en la materia revistos en la materia minar los métodos empleados en la dirso el alumnado dominará la lengua o el alumnado tendrá una destreza el control de la control de	rdware y el software de mientas software de simportuguesa según del roral con fluidez en los nice los sistemas basados e	sistemas basa nulación de mid controladores nivel C1 del QE veles formal e	dos en microcontroladen tiempo  CCRL. Al informal de lador.	rocontroladores. dores.  Resultados de Formación y Aprendizaje  C58  C58
Resultados (Código C58 (CE58 CE59 (CE59 Resultados processed Conocer y doi real.  Al final del curso idioma.  Comprender y	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  8/OP1) Capacidad para diseñar el ha b/OP2) Capacidad para utilizar herra  previstos en la materia revistos en la materia minar los métodos empleados en la preso el alunmado dominará la lengua o el alunmado tendrá una destreza el y dominar el diseño del hardware de y dominar el diseño del hardware de la contra del contra de la contra del contra de la contra de	rdware y el software de mientas software de simportuguesa según del roral con fluidez en los nice los sistemas basados e	sistemas basa nulación de mid controladores nivel C1 del QE veles formal e	dos en microcontroladen tiempo  CCRL. Al informal de lador.	rocontroladores. dores.  Resultados de Formación y Aprendizaje  C58  C58  C58  C59
Resultados (Código) C58 (CE58) C59 (CE59) Resultados processor y dorreal. Al final del curso idioma. Comprender y Comprend	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  8/OP1) Capacidad para diseñar el ha b/OP2) Capacidad para utilizar herra  previstos en la materia revistos en la materia minar los métodos empleados en la preso el alunmado dominará la lengua o el alunmado tendrá una destreza el y dominar el diseño del hardware de y dominar el diseño del hardware de la contra del contra de la contra del contra de la contra de	rdware y el software de mientas software de sim programación de microra portuguesa según del roral con fluidez en los nice los sistemas basados er los sistemas basados er	sistemas basa nulación de mio controladores nivel C1 del QE veles formal e	dos en microcontroladen tiempo  CCRL. Al informal de lador.	rocontroladores.  Resultados de Formación y Aprendizaje  C58  C58
Resultados (Código) C58 (CE58) C59 (CE59) Resultados processor y dorreal. Al final del curso idioma. Comprender y Comprend	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (OP1) Capacidad para diseñar el ha (OP2) Capacidad para utilizar herra (OP2) Capacidad para utiliz	rdware y el software de mientas software de sim programación de microra portuguesa según del roral con fluidez en los nice los sistemas basados er los sistemas basados er	sistemas basa nulación de mio controladores nivel C1 del QE veles formal e	dos en microcontroladen tiempo  CCRL. Al informal de lador.	rocontroladores.  Resultados de Formación y Aprendizaje  C58  C58  C58  C58  C59
Resultados (Código C58 (CE58 (CE59 (CE59 Resultados processed proc	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (OP1) Capacidad para diseñar el ha (OP2) Capacidad para utilizar herra (OP2) Capacidad para utiliz	rdware y el software de mientas software de sim programación de microra portuguesa según del roral con fluidez en los nice los sistemas basados er los sistemas basados er	sistemas basa nulación de mio controladores nivel C1 del QE veles formal e	dos en microcontroladen tiempo  CCRL. Al informal de lador.	rocontroladores.  Resultados de Formación y Aprendizaje  C58  C58  C58  C58  C58
Resultados (Código C58 (CE58 C59 (CE59 Resultados procedos procedo	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (OP1) Capacidad para diseñar el ha (OP2) Capacidad para utilizar herra (OP2) Capacidad para utiliz	rdware y el software de mientas software de sim programación de microra portuguesa según del roral con fluidez en los nice los sistemas basados er los sistemas basados er	sistemas basa nulación de mio controladores nivel C1 del QE veles formal e	dos en microcontroladen tiempo  CCRL. Al informal de lador.	rocontroladores.  Resultados de Formación y Aprendizaje  C58  C58  C58  C58  C58
Resultados (Código C58 (CE58 C59 (CE59 Resultados procedos procedos Conocer y dorreal.  Al final del curso idioma.  Comprender y Comprender y Comprender y Comprender y Contenidos Tema	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  B/OP1) Capacidad para diseñar el ha b/OP2) Capacidad para utilizar herra  previstos en la materia revistos en la materia minar los métodos empleados en la	rdware y el software de mientas software de sim programación de microca portuguesa según del roral con fluidez en los nive los sistemas basados er icos basados en microco	sistemas basa nulación de mid controladores nivel C1 del QE veles formal e en microcontro n microcontrola	dos en microcontrolado de la dos en tiempo CRL. Al informal de lador.	rocontroladores.  Resultados de Formación y Aprendizaje  C58  C58  C58  C59  C58
Resultados (Código C58 (CE58 (CE59 (CE59 Resultados proposedos proposedos proposedos proposedos proposedos profundizar en Contenidos Tema Introducción.	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (OP1) Capacidad para diseñar el ha (OP2) Capacidad para utilizar herra (OP2) Capacidad para utiliz	rdware y el software de mientas software de sim programación de microra portuguesa según del roral con fluidez en los nice los sistemas basados en icos basados en microco los basados en microco los basados en microco los con los con fluidad Aritmé	sistemas basa nulación de mid controladores nivel C1 del QE veles formal e en microcontrola ontroladores.	dos en microcontrolado en tiempo CRL. Al informal de lador. ador.	rocontroladores.  Resultados de Formación y Aprendizaje  C58  C58  C59  C58  C59  C58  C59  C58  C59  C58  C69  C70  C58  C70  C70  C70  C70  C70  C70  C70  C7
Resultados (Código C58 (CE58 (CE59 (CE59 (CE59 Resultados processes (Conocer y doreal. Al final del curso (idioma. Comprender y Comprender y Comprender y Contenidos Tema Introducción. PIC18F45K20	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  2/OP1) Capacidad para diseñar el ha 2/OP2) Capacidad para utilizar herra previstos en la materia revistos en la materia minar los métodos empleados en la co el alunmado dominará la lengua o el alumnado tendrá una destreza el y dominar el diseño del hardware de y dominar el diseño del software de n el desarrollo de sistemas electrón Revisión de conocimientos previos.	rdware y el software de mientas software de sim programación de microra portuguesa según del roral con fluidez en los nive los sistemas basados en icos basados en microco los basados en microco los con los con fluidad Aritmé Programa. Memoria de	sistemas basa nulación de mid controladores en nivel C1 del QE veles formal e en microcontrola ontroladores.	dos en microcontrolado de la dos en tiempo de la dor. d	rocontroladores.  Resultados de Formación y Aprendizaje C58 C58 C59 C58 C59 C58 C59 C70 C58 C59 C70
Resultados Código C58 (CE58 C59 (CE59 Resultados pr Conocer y doreal. Al final del curso idioma. Comprender y Profundizar el Contenidos Tema Introducción. PIC18F45K20	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  (OP1) Capacidad para diseñar el ha (OP2) Capacidad para utilizar herra (OP2) Capacidad para utiliz	rdware y el software de mientas software de simoral con fluidez en los nivelos sistemas basados en consistemas cons	sistemas basa nulación de mid controladores nivel C1 del QE veles formal e en microcontro n microcontrola ontroladores.	dos en microcontrolado de la dos en tiempo de la dor. d	rocontroladores.  Resultados de Formación y Aprendizaje C58 C58 C59 C59 C58 C59 C58 C59 C58 C59 C58 C59 C58 C59 C58 C59 C59 C58 C58 C58 C59 C58
Resultados (Código C58 (CE58 (CE59 (CE59 (CE59 Resultados processes (Conocer y doreal. Al final del curso didioma. Comprender y Comprender y Comprender y Contenidos Tema Introducción. PIC18F45K20	conexionado de periféricos externo Grado lo permita. La docencia se in castellano.  de Formación y Aprendizaje  2/OP1) Capacidad para diseñar el ha 2/OP2) Capacidad para utilizar herra previstos en la materia revistos en la materia minar los métodos empleados en la co el alunmado dominará la lengua o el alumnado tendrá una destreza el y dominar el diseño del hardware de y dominar el diseño del software de n el desarrollo de sistemas electrón Revisión de conocimientos previos.	rdware y el software de mientas software de simoral con fluidez en los nivelos sistemas basados en consistemas cons	sistemas basa nulación de mid controladores nivel C1 del QE veles formal e en microcontro n microcontrola ontroladores.	dos en microcontrolado de la dos en tiempo de la dor. d	nado en el contexto del s pruebas estará en rocontroladores.  Resultados de Formació y Aprendizaje C58 C58 C58 C59 C58 C59 C58 C59 C58 C59 TIC18F45K20. Estructura ontrol. Memoria de Dog Timer (WDT). trucciones de méticas. Instrucciones de méticas. Instrucciones de

Temporizadores.	Introducción. Temporizadores/Contadores PIC18F45k20:
	TMR0/TMR1/TMR2/TMR3.
Excepciones e interrupciones.	Introducción. Excepciones. Interrupción. Secuencia de atención. Gestión
	de interrupciones en PIC18F45K20. Registros asociados a la gestión de
	interrupciones.
Interfaz analógica.	Introducción. CAD en PIC 18F45K20. Gestión de señales analógicas en PIC
_	18F45K20. Comparador analógico en PIC 18F45K20.
Unidad de comparación.	Introducción. Modo Captura. Modo Comparación. Modo PWM. ECCP1: modo
	avanzado.
MSSP: Master Synchronous Serial Port SPI. I2C	Introducción. Registros. Modo SPI. Modo I2C.
Modos de bajo consumo.	Introducción. Secuencia de activación y características. Restauración
·	desde modos Idle y Sleep.
Entrada/Salida.	Introducción. Estructura de E/S en PIC 18F45K20. Puertos A B C D E. Otros
	registros de configuración. Puerto Paralelo (Parallel Slave Port).
	Acoplamiento de señales.
Compilador XC8 para programación en lenguaje	Directrices de compilación y programación.
C.	
Proyecto:	Actividades prácticas de laboratorio de desarrollo de aplicaciones basadas
•	en microcontroladores. Configuración de periféricos. Gestión de
	interrupciones.
	Conexión y gestión de periféricos externos.

Horas en clase	Horas fuera de clase	Horas totales
11	23	34
8	25	33
21	60	81
2	0	2
	Horas en clase 11 8 21	11 23 8 25

<sup>\*</sup>Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías	
	Descripción
Lección magistral	Exposición de los contenidos teóricos de la materia por parte del profesorado. Se desarrolla la competencia C58 (CE58).
Resolución de problemas	Resolución en el aula de ejercicios relacionados con el contenido del temario.
	Software utilizado: MPLAB X
	Se desarrollan las competencias C58 y C59 (CE58 y CE59).
Aprendizaje basado en proyectos	El profesorado guiará al alumnado en el diseño de un proyecto.
	Software utilizado: MPLAB X
	Se desarrollan las competencias C58 y C59 (CE58 y CE59).

Atención personalizada			
Metodologías	Descripción		
Aprendizaje basado en proyectos	El profesorado resolverá las dudas de los alumnos en el horario de tutorías establecido y publicado en la página web https://moovi.uvigo.gal/user/profile.php?id=11303		
Lección magistral	El profesorado resolverá las dudas de los alumnos en el horario de tutorías establecido y publicado en la página web https://moovi.uvigo.gal/user/profile.php?id=11301		
Resolución de problemas	El profesorado resolverá las dudas de los alumnos en el horario de tutorías establecido y publicado en la página web https://moovi.uvigo.gal/user/profile.php?id=11301		

Evaluación			
	Descripción	Calificación	Resultados de Formación y Aprendizaje
Resolución de problemas	Resolución de ejercicios de programación en lenguaje C. Se evalúan las competencias C58 y C59 (CE58 y CE59).	20	C58 C59

Aprendizaje basado proyectos	en El alumnado desarrollará un proyecto en dos partes (cada una tendrá un peso del 25%). En la primera se trabajará con periféricos básicos. En la segunda se trabajará con periféricos complejos. En ambas partes el profesorado valorará el trabajo individual durante las horas presenciales y en la segunda el alumnado tendrá que entregar además una memoria. Se evalúan las competencias C58 y C59 (CE58 y CE59).	50	C58 C59
Resolución de problemas y/o ejercicios	Prueba de teoría, realizada en el aula al final del cuatrimestre. Se evalúa la competencia C58 (CE58).	30	C58

## Otros comentarios sobre la Evaluación

### **EVALUACIÓN CONTINUA:**

Oportunidad ordinaria:La materia se evalúa de forma continua, mediante una prueba que trata los aspectos teóricos, la elaboración de un proyecto y la resolución de ejercicios de programación en lenguaje C. La docencia se imparte en castellano y gallego. Los enunciados, por defecto, estarán en castellano.

La prueba teórica se realiza en el período de exámenes en el horario establecido por la Escuela. Se debe obtener una puntuación mínima de 5 puntos sobre 10 y tiene un peso del 30% en el total de la materia.

La presentación y seguimiento del proyecto se realiza en las sesiones tipo B y C. En la primera parte del proyecto (que se corresponde con un 25% da nota final) el alumnado trabaja con periféricos básicos y se evalúa valorando las tareas desarrolladas en el laboratorio. En la segunda (25% da nota final), se trabaja con periféricos más avanzados y se evalúa en base a la memoria que el alumnado entrega al finalizar la materia (40%) y a la valoración por parte del profesorado del trabajo individual desarrollado (60%).

Después de que un estudiante se presenta a las tres primeras primeras prácticas (tipo B o C) transcurrido un mes desde el comienzo de las clases se considera que opta por la opción de evaluación continua y, a partir de ese momento, constará como presentado en la convocatoria.

Los ejercicios de programación en lenguaje C serán propuestos y corregidos en sesiones de tipo A. El peso sobre la nota final es de un 20%.

Para aprobar la materia es necesario superar una calificación del 50% de la nota máxima de la prueba, del proyecto y los ejercicios, y obtener una calificación global (CG) mínima de 5 sobre 10. La calificación global se obtiene mediante la fórmula:

$$CG = 0.3*CT + 0.5*CP + 0.2*CE$$
 (1)

CT = nota de teoría, CP = nota del proyecto (suma de las dos partes), CE = nota de los ejercicios.

En el caso de no superar alguna de las actividades, la calificación (CG2) se obtiene mediante la fórmula: CG2= Mínimo {4.9, CG}

Donde CG se obtiene de aplicar la fórmula (1).

Oportunidad extraordinaria: tiene el mismo formato que la oportunidad ordinaria, el alumnado debe repetir la/las partes que tenga suspensas: examen, proyecto y ejercicios.

#### EVALUACIÓN GLOBAL Y CONVOCATORIA FIN DE CARRERA:

El alumnado que no participe en la evaluación continua, será evaluado mediante un examen final, que será el mismo que tendrá que superar el alumnado de evaluación continua. La evaluación de la parte práctica de la asignatura se realiza mediante un examen de prácticas, durante el período de los exámenes finales. La duración del examen será de 2 horas. El examen presentará ejercicios de programción en lenguaje ensamblador y lenguaje C. El peso de la calificación del examen de prácticas sobre la calificación global es del 70%.

Para aprobar la materia es necesario superar una calificación del 50% del máximo de cada prueba.

Para aprobar la materia es necesario obtener una calificación CG de al menos 5, en la siguiente fórmula:

$$CG = 0.3 * CT + 0.7*CP$$
 (2)

CT = nota del examen de teoría, CP = nota del examen de prácticas.

En el caso de no superar alguna de las pruebas, la calificación (CG2) se obtiene mediante la fórmula:

CG2= Mínimo{4.9, CG} Donde CG se obtiene de aplicar la fórmula (2)

NOTA IMPORTANTE: El/la estudiante que quiera optar por la evaluación global debe solicitarlo de forma expresa, contactando con los docentes de la materia mediante correo electrónico, con al menos dos semanas de antelación al

# Fuentes de información

### Bibliografía Básica

http://ww1.microchip.com/downloads/en/DeviceDoc/41303F.pdf, PIC18FXXK20 Data Sheet,

### **Bibliografía Complementaria**

F. E. Valdés Pérez, R. Pallás Areni, Microcontroladores. Fundamentos y Aplicaciones con PIC., Marcombo,

http://ww1.microchip.com/downloads/en/DeviceDoc/52116A.pdf, PICkit[] 3 In-Circuit Debugger/Programmer User[]s Guide,

http://ww1.microchip.com/downloads/en/DeviceDoc/41370C.pdf, PICkit[] 3 Debug Express PIC18F45K20 [] MPLAB® C Lessons,

http://ww1.microchip.com/downloads/en/devicedoc/50002053g.pdf, MPLAB® XC8 C CompilerUser[]s Guide,

https://ww1.microchip.com/downloads/en/DeviceDoc/50002737C%20XC8%20C%20Compiler%20UG%20FlC.pdf, and the substitution of the compiler of the

MPLAB® XC8 C Compiler User s Guide for PIC® MCU,

# Recomendaciones

# Asignaturas que se recomienda haber cursado previamente

Circuitos electrónicos programables/V05G301V01302 Instrumentación electrónica y sensores/V05G301V01316