



DATOS IDENTIFICATIVOS

Sistemas electrónicos digitales

Asignatura	Sistemas electrónicos digitales			
Código	V12G330V01923			
Titulación	Grado en Ingeniería en Electrónica Industrial y Automática			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	6	OP	4	1c
Lengua Impartición	Castellano			
Departamento	Tecnología electrónica			
Coordinador/a	Fariña Rodríguez, José Quintáns Graña, Camilo			
Profesorado	Fariña Rodríguez, José Quintáns Graña, Camilo Rodríguez Andina, Juan José			
Correo-e	quintans@uvigo.es jfarina@uvigo.es			
Web				

Descripción general Se trata de una asignatura terminal, continuación de la asignatura de Electrónica Digital y Microcontroladores. Tiene por objetivo que el alumnado complete las competencias y habilidades necesarias para el diseño, análisis, simulación, depuración, prueba y mantenimiento de circuitos electrónicos digitales basados en dispositivos reconfigurables (FPGAs) y en microcontroladores. La asignatura se centra en los siguientes conceptos:

- Periféricos de comunicación serie y su adaptación a los niveles eléctricos de los protocolos normalizados.
- Periféricos de captura y comparación para el tratamiento y generación de señales digitales con información temporal (Salidas de alta velocidad, Modulación de Anchura de Impulso, Medida de frecuencia, periodo o desfase, etc).
- Modos de funcionamiento de bajo consumo.
- Formatos numéricos y operadores matemáticos.
- Descripción y utilización de lenguajes de descripción de hardware (HDL) como herramienta para la especificación de circuitos digitales.
- Ejemplos de diseño de circuitos electrónicos digitales basados en microcontroladores y FPGAs para control industrial.

Esta asignatura forma parte de un proyecto de innovación educativa en ApS (Aprendizaje-Servicio) que desarrolla la Vicerrectoría de Responsabilidad Social, Internacionalización y Cooperación de la Universidad de Vigo. Esta metodología combina procesos de aprendizaje y de servicio a la comunidad en un sólo proyecto articulado donde los/las participantes aprenden a trabajar en las necesidades reales del entorno con la finalidad de mejorarla. Los estudiantes participaran de forma voluntaria en la actividad ApS, que consiste en realizar un Taller de Desarrollo de Sistemas Electrónicos Basados en Microcontroladores en un centro educativo del entorno de la Universidad de Vigo.

Competencias

Código	
B3	CG3 Conocimiento en materias básicas y tecnológicas, que les capacite para el aprendizaje de nuevos métodos y teorías, y les dote de versatilidad para adaptarse a nuevas situaciones.
B4	CG4 Capacidad de resolver problemas con iniciativa, toma de decisiones, creatividad, razonamiento crítico y de comunicar y transmitir conocimientos, habilidades y destrezas en el ámbito de la Ingeniería Industrial en el campo de Electrónica Industrial y Automática.
C21	CE21 Conocimiento de los fundamentos y aplicaciones de la electrónica digital y microprocesadores.
C24	CE24 Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.

D2 CT2 Resolución de problemas.

D9 CT9 Aplicar conocimientos.

D14 CT14 Creatividad.

D17 CT17 Trabajo en equipo.

Resultados de aprendizaje

Resultados previstos en la materia	Resultados de Formación y Aprendizaje		
Dominar los recursos especializados de un microcontrolador para tareas de control de procesos	B3 B4	C21 C24	D2 D9 D14 D17
Adquirir habilidades para el modelado y síntesis de circuitos electrónicos digitales con lenguajes de descripción de hardware (HDL).	B4	C21 C24	D2 D9 D14
Dominar las técnicas de implementación de sistemas digitales complejos con circuitos reconfigurables	B4	C21 C24	D2 D9 D14 D17
Dominar y saber usar las metodologías y herramientas para la simulación, depuración y verificación del funcionamiento de circuitos electrónicos digitales basados en microcontroladores o dispositivos reconfigurables.	B4	C21 C24	D2 D9 D14

Contenidos

Tema	
TEMA 1: Entrada/Salida serie en microcontroladores	Introducción a la conexión serie entre procesadores. Comunicación síncrona. Comunicación asíncrona. Conexión punto a punto (RS232). Bus Serie (I2C). Estructura básica de un periférico para la entrada/salida serie. Estudio de Periféricos de un microcontrolador de la familia de Microchip PIC18 para la E/S serie (USART y SSP). Ejemplos de aplicación asíncrona y síncrona.
TEMA 2: Unidad de captura y comparación en microcontroladores	Variables temporales. Generación y medida. Estructura básica de un periférico de captura y comparación. Entrada salida de alta velocidad. Modulación de anchura de impulso (PWM). Estudio de Periféricos CCP de un microcontrolador de la familia de Microchip PIC18. Ejemplos de aplicación y programación.
TEMA 3: Modos de funcionamiento especiales.	Consumo en procesadores digitales. Modos de bajo consumo. Modos de bajo consumo en un microcontrolador de la familia de Microchip PIC18. Ejemplos de aplicación y programación. Estrategias de vigilancia por tiempo (watch-dog). Estudio de solución en un microcontrolador de la familia de Microchip PIC18. Ejemplos de aplicación y programación.
TEMA 4: Organización de memoria	Jerarquía de memoria en procesadores digitales. Memoria cache: organizaciones, estructura básica, ejemplos de funcionamiento. Ampliación de memoria de un microcontrolador. Acceso directo a memoria (DMA)
TEMA 5: Circuitos aritméticos	Formatos numéricos: enteros con y sin signo, coma fija, coma flotante. Precisión. Multiplicación y división enteras: algoritmos y bloques funcionales. Optimización de las prestaciones. Operaciones en coma flotante.
TEMA 6: Diseño de periféricos específicos	Acoplamiento de periféricos a microcontroladores. Temporizador / contador: estructura y aplicaciones. Serializador.
TEMA 7: Ejemplos de diseño de sistemas electrónicos digitales de instrumentación y control industrial	Casos prácticos
TEMA 8: Ampliación de lenguajes de descripción hardware	Subprogramas: procedimientos. Sentencias <code>generic</code> y <code>generate</code> . Ejemplos de aplicación.
Práctica 1. Comunicación serie con el microcontrolador. Conexión de un Display a través del bus i2c.	Tarea 1: Estudio de la unidad de acoplamiento serie MSSP del PIC. Tarea 2: Programación de una subrutina que envíe datos a través del bus i2c. Tarea 3: Conexión serie i2c de un display alfanumérico al uC PIC. Estudio de los comandos de control del display. Tarea 4: Monitorización del bus i2c con el Analizador Lógico (AL) para estudiar cómo es una trama. Tarea 5: Hacer un programa que escriba un mensaje de bienvenida en el display <code>HOLA MUNDO</code> .

Práctica 2: Control de entrada y salida de usuario por medio de un teclado y un display.	<p>Tarea 1: Estudio de la conexión de un teclado matricial al uC a través del puerto paralelo B.</p> <p>Tarea 2: Diseñar e implementar un algoritmo de exploración del teclado y un decodificador de las teclas pulsadas. Utilizar los LEDs del entorno de prueba para mostrar los códigos de las teclas pulsadas.</p> <p>Tarea 3: Hacer un programa para el PIC que escriba en el display las teclas que se pulsan en el teclado. Se puede reservar una de ellas para realizar alguna acción de control, por ejemplo, para borrar el display, cambiar de línea, etc.</p>
Práctica 3: Regulación de velocidad en Bucle Abierto (BA) de un motor de cc con un control PWM	<p>Tarea 1: Estudio de la unidad CCP de captura y comparación del microcontrolador en modo PWM.</p> <p>Tarea 2: Programación de una subrutina de inicialización de la unidad CCP.</p> <p>Tarea 3: Control del Motor en Bucle Abierto (BA). Utilizar el convertidor AD del uC para convertir la señal analógica del potenciómetro del entorno de prueba. Esta será la señal de consigna de velocidad, que es, a su vez, la entrada al PWM.</p> <p>Tarea 4: Conectar la salida del PWM a un amplificador de corriente L293 antes de conectarlo al motor. Visualizar la señal PWM de salida del uC en el Osciloscopio y medir su valor medio Vdc.</p>
Práctica 4: Medida de velocidad de un motor de cc mediante un sensor que genera pulsos de frecuencia variable	<p>Tarea 1: Estudio de la medida de la velocidad del motor por medio de una señal de pulsos que proporciona un sensor optoelectrónico de barrera.</p> <p>Tarea 2: Programar una subrutina que implemente un convertidor F/V que utilice los temporizadores del microcontrolador para convertir la frecuencia de los pulsos a un valor binario. Visualizar la medida de velocidad en los diodos LEDs.</p>
Práctica 5: Regulación de velocidad en Bucle Cerrado (BC) de un motor de cc con un control PI	<p>Tarea 1: Programar un regulador en bucle cerrado del tipo PI para controlar la velocidad de giro del motor. Se deben reutilizar las subrutinas desarrolladas en las tareas anteriores.</p> <p>Tarea 2: Conectar el display para visualizar la consigna, la velocidad, el error y la señal de salida del regulador (la entrada del actuador).</p> <p>Tarea 3: Introducir la consigna de velocidad a través del teclado matricial.</p>
Práctica 6. Diseño e implementación de una unidad de acoplamiento serie SPI para un convertidor A/D.	<p>Tarea 1: Estudio de un módulo de control de la comunicación serie y del formato de datos.</p> <p>Tarea 2: Diseño e implementación de un módulo de control SPI para conexión a un convertidor A/D.</p> <p>Tarea 3: Captura de una entrada analógica con un circuito convertidor A/D con interfaz serie SPI. Visualización del dato de entrada en los display de 7 segmentos.</p> <p>Tarea 4: Utilización del AL para monitorizar el puerto SPI.</p>
Práctica 7. Diseño e implementación de una unidad de acoplamiento serie para un convertidor D/A.	<p>Tarea 1: Diseño e implementación de un módulo de control SPI para conexión a un convertidor D/A.</p> <p>Tarea 2: Generación de una señal analógica a partir de un dato digital establecido con los interruptores externos conectados a la FPGA.</p> <p>Tarea 3: Utilización del AL para monitorizar el puerto SPI.</p>
Práctica 8. Diseño y modelado de una memoria en un circuito FPGA para implementar una tabla de búsqueda.	<p>Tarea 1: Implementación de una tabla de búsqueda con los datos de una señal a reconstruir.</p> <p>Tarea 2: Generación de una señal analógica utilizando la tabla de búsqueda y el convertidor D/A con su correspondiente módulo SPI.</p> <p>Tarea 3: Monitorización de la señal generada con el osciloscopio digital.</p>
Práctica 9. Implementación de un sistema de procesado en tiempo real.	<p>Tarea 1: Con los recursos hardware realizado en las anteriores prácticas realizar un bypass con una señal analógica de entrada (muestreo, retención y reconstrucción) y visualizar en el osciloscopio dicha entrada y la salida analógicas.</p> <p>Tarea 2: Implementación de un filtro digital de promediado con entrada y salida analógicas para intercalar en el circuito de la tarea anterior: entrada analógica □ filtro digital □ salida analógica.</p>

Planificación

	Horas en clase	Horas fuera de clase	Horas totales
Lección magistral	31	48.05	79.05
Prácticas de laboratorio	18	40.95	58.95
Examen de preguntas de desarrollo	2	10	12

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías

Descripción

Lección magistral Exposición por parte del profesorado de los aspectos relevantes de los contenidos etiquetados con el epígrafe de "Teoría". Para una mejor comprensión de los contenidos y una participación activa en la Sesión, el alumnado deberá realizar un trabajo personal previo sobre la bibliografía propuesta. De esta forma, el alumnado estará en disposición de realizar preguntas, de pedir aclaraciones o de exponer dudas, que podrán ser resueltas en la Sesión o en tutorías personalizadas. Para una mejor comprensión de determinados contenidos, se expondrán ejemplos prácticos planificados para incrementar la participación del alumnado. El alumnado deberá realizar trabajo personal posterior para la asimilación de los conceptos y adquirir las competencias correspondientes a cada Sesión. Se llevará a cabo un control de asistencia. Se desarrollarán en los horarios y aulas señalados por la dirección del centro.

Prácticas de laboratorio Actividades de aplicación de los conocimientos teóricos adquiridos. Están destinadas a que el alumnado adquiera habilidades y destrezas relacionadas con el diseño, simulación, depuración, prueba de circuitos electrónicos digitales basados en microcontroladores o en FPGAs. En estas sesiones el alumnado usará instrumentación electrónica para el análisis del comportamiento de los circuitos electrónicos digitales, herramientas de diseño, simulación y depuración de circuitos electrónicos digitales basados en dispositivos reconfigurables (FPGAs), y herramientas de programación, simulación y depuración de circuitos electrónicos digitales basados en microcontroladores. Para cada práctica existirá un enunciado en el que se indicará el trabajo personal previo que el alumnado debe realizar, las tareas que debe realizar en la sesión de prácticas y los aspectos relevantes para la evaluación de la práctica. Se desarrollarán en los laboratorios de Electrónica Digital del Departamento de Tecnología Electrónica, en los horarios señalados por la dirección del centro. El alumnado se organizará en grupos. Se llevará a cabo un control de asistencia.

Con carácter voluntario un grupo de aproximadamente cinco estudiantes, como máximo, podrán compensar un total de 26 horas de las prácticas de laboratorio (8 presenciales y 18 de trabajo fuera de clase) realizando un taller que siga la metodología ApS. Esta carga práctica se corresponde con los contenidos técnicos de las prácticas dos a la cinco. El taller se desarrolla en dos sesiones de cuatro horas cada una en el laboratorio y/o aula de informática del centro que recibe el servicio. En la primera, se abordará la introducción a la arquitectura del microcontrolador y su juego de instrucciones, se introducirá el entorno de programación y se trabajará sobre un ejemplo de adquisición de una señal analógica generada desde un potenciómetro.

En la segunda sesión, se trabajará con un motor de corriente continua con el objetivo de controlar su velocidad por medio de un bucle de control.

Las actividades a realizar por parte del profesorado son: seguimiento de la preparación de la documentación asociada a cada sesión y supervisión de los materiales y recursos necesarios. Diseño de los mecanismos de evaluación. Orientación de los alumnos sobre las características especiales de la actividad. Acompañamiento en el proceso. Análisis de los resultados y conclusiones.

Las actividades a realizar por parte del alumnado son: Propuesta de tareas adaptadas al ámbito y duración de la actividad. Adaptar y elaborar los contenidos de la documentación de las tareas planificadas para cada sesión. Seguimiento de las sesiones y resolución de dudas y cuestiones. Generación de informe de resultados.

Atención personalizada

Metodologías	Descripción
Lección magistral	Los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho del profesor en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página web de la asignatura. En dichas tutorías los profesores de la asignatura resolverán las dudas relacionadas con los contenidos impartidos en las sesiones magistrales y les orientarán sobre como abordar su estudio.
Prácticas de laboratorio	Además de la atención del profesor de prácticas durante la realización de las mismas, el estudiantado podrá acudir a tutorías personalizadas para plantear y resolver las dificultades derivadas de los trabajos previos recomendados para realizar las prácticas y del enunciado de las mismas.

Evaluación

Descripción	Calificación	Resultados de Formación y Aprendizaje
-------------	--------------	---------------------------------------

Prácticas de laboratorio	Para obtener la nota de prácticas se realizará la media aritmética de las siguientes valoraciones: 1.- Se tendrá en cuenta la asistencia y el aprovechamiento de las tareas realizadas en las sesiones de prácticas. También se tendrá en cuenta el trabajo previo para la preparación de las prácticas y el trabajo posterior de obtención de resultados y conclusiones. 2.- Se realizará una o varias pruebas presenciales escritas a lo largo de las sesiones prácticas en las que se plasmen los conceptos aprendidos. Para aprobar las prácticas será necesario obtener como mínimo el 50% de la nota total.	50	B4 C24	C21 D9 D14 D17	D2
Los estudiantes que participan en la actividad ApS tendrán el mismo proceso de evaluación que el resto de alumnado de la asignatura, salvo en lo siguiente: La nota correspondiente a las Prácticas de Laboratorio se podrá compensar hasta un máximo del 50% de la nota total asignada a las prácticas.					
Examen de preguntas de desarrollo	Por medio de este tipo de pruebas se evaluarán resultados del aprendizaje correspondiente a los conceptos teóricos transmitidos en las sesiones magistrales. Se realizará una única prueba escrita al final del cuatrimestre. Para aprobar dicha prueba será necesario obtener como mínimo el 50% de la nota total.	50	B3 B4	C21 C24	D2 D9 D14

Otros comentarios sobre la Evaluación

La nota final de la asignatura se obtendrá como media aritmética de la nota de teoría y de prácticas. Para aprobar la asignatura es necesario obtener un mínimo del 50% de la nota máxima. Para poder hacer la media es necesario obtener un mínimo del 40% de la nota máxima en cada parte. Si no se alcanza el umbral mínimo (40%) en alguna de las partes, la nota final de la asignatura será de suspenso y el valor numérico se calculará multiplicando por 0,71, la nota obtenida con la media aritmética (aclaración sobre el coeficiente: Este coeficiente se obtiene de dividir 4,99 (máxima nota del suspenso) entre 6,99 (máxima nota de la media aritmética que se puede obtener suspendiendo la asignatura (10+3,99)/2) En la segunda convocatoria no será necesario presentarse a las partes aprobadas.

La evaluación de los alumnos que tengan que presentarse a la segunda convocatoria del curso académico se realizará: - Con examen final: Prueba de respuesta larga, de desarrollo. Se evaluarán los conceptos teóricos y capacidad de resolver problemas. - Con examen de prácticas. Este examen consistirá en la realización de una tarea de las especificadas en el conjunto de enunciados de prácticas realizadas durante el curso. La nota final se obtendrá con los mismos criterios especificados para el cálculo de la nota de la primera convocatoria.

Los estudiantes que participan en la actividad ApS tendrán el mismo proceso de evaluación que el resto de alumnado de la asignatura, salvo en lo siguiente: La nota correspondiente a las Prácticas de Laboratorio se podrá compensar hasta un máximo del 50% de la nota total asignada a las prácticas.

El estudiantado de evaluación no continua será calificado por medio de un examen final de conocimientos teóricos y resolución de problemas y un examen de Prácticas. El peso y los criterios de evaluación son los mismos que en evaluación continua.

Compromiso ético: Se espera que el alumno presente un comportamiento ético adecuado. En caso de detectar un comportamiento no ético (copia, plagio, utilización de aparatos electrónicos no autorizados, y otros), se considerará que el alumno no reúne los requisitos necesarios para superar la materia. En este caso la calificación global en el presente curso académico será de suspenso (0.0)

Fuentes de información

Bibliografía Básica

John F. Wakerly, **Digital Design: Principles and Practices**, 4,

Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, 1,

Bibliografía Complementaria

Recomendaciones

Asignaturas que se recomienda haber cursado previamente

Fundamentos de electrónica/V12G330V01402

Electrónica digital y microcontroladores/V12G330V01601

Instrumentación electrónica I/V12G330V01503

Otros comentarios

Para matricularse en esta materia es necesario haber superado o bien estar matriculado de todas las materias de los cursos

inferiores al curso en que está ubicada esta materia.

Plan de Contingencias

Descripción

=== MEDIDAS EXCEPCIONALES PLANIFICADAS ===

Ante la incierta e imprevisible evolución de la alerta sanitaria provocada por el COVID-19, la Universidad de Vigo establece una planificación extraordinaria que se activará en el momento en que las administraciones y la propia institución lo determinen atendiendo a criterios de seguridad, salud y responsabilidad, y garantizando la docencia en un escenario no presencial o parcialmente presencial. Estas medidas ya planificadas garantizan, en el momento que sea preceptivo, el desarrollo de la docencia de un modo más ágil y eficaz al ser conocido de antemano (o con una amplia antelación) por el alumnado y el profesorado a través de la herramienta normalizada e institucionalizada de las guías docentes.

=== ADAPTACIÓN DE LAS METODOLOGÍAS ===

Los contenidos se mantendrán independientemente del formato de docencia, presencial o no presencial. Al igual que en la situación de presencialidad, la impartición de la docencia no presencial se basará en la documentación y otros recursos didácticos que el equipo docente pondrá a disposición del alumnado en la plataforma de teledocencia de la Universidad y de la bibliografía básica disponible en la biblioteca. En la parte de laboratorio, las prácticas se realizarán utilizando los mismos entornos de diseño, simulación y prueba de circuitos configurables y programables que están instalados en el Laboratorio y que están disponibles para el alumnado en sus versiones de licencias de acceso libre.

Las clases teóricas y de prácticas, así como las tutorías se impartirán a través del campus remoto de la Universidad.

=== ADAPTACIÓN DE LA EVALUACIÓN ===

Los métodos de evaluación y sus pesos en la nota final de la asignatura se mantienen. En el caso de las pruebas objetivas, éstas se realizarán de forma remota síncrona utilizando las herramientas disponibles en el campus remoto y en la plataforma de teledocencia. Para la evaluación de la parte práctica, se utilizará la misma plataforma y, además, los mismos simuladores utilizados en las prácticas.
