



DATOS IDENTIFICATIVOS

Física: Análisis de circuitos lineales

Asignatura	Física: Análisis de circuitos lineales			
Código	V05G306V01108			
Titulación	Grado en Ingeniería de Tecnologías de Telecomunicación - Docencia en inglés			
Descriptores	Creditos ECTS 6	Seleccione FB	Curso 1	Cuatrimestre 2c
Lengua Impartición	Inglés			
Departamento	Teoría de la señal y comunicaciones			
Coordinador/a	García Mateo, Carmen García-Tuñón Blanca, Inés			
Profesorado	García Mateo, Carmen García-Tuñón Blanca, Inés			
Correo-e	inesgt@com.uvigo.es carmen.garcia@uvigo.es			
Web	http://www.faitic.uvigo.es			
Descripción general	La asignatura se refiere a sistemas electromagnéticos que pueden ser representados mediante elementos discretos (fuentes, resistencias, capacidades, inductancias). Su objeto es presentar algunas formas de analizar (obtener corrientes y tensiones) tales sistemas (redes, circuitos): análisis convencional (análisis integro-diferencial, fasores e impedancias en régimen sinusoidal) y análisis basado en la teoría de sistemas lineales (utilización de la transformada de Laplace).			

Competencias

Código	
B3	CG3 Conocimiento de materias básicas y tecnologías que capaciten al alumnado para el aprendizaje de nuevos métodos y tecnologías, así como que le dote de una gran versatilidad para adaptarse a nuevas situaciones.
B4	CG4 Capacidad para resolver problemas con iniciativa, para la toma de decisiones, la creatividad, y para comunicar y transmitir conocimientos, habilidades y destrezas, comprendiendo la responsabilidad ética y profesional de la actividad del Ingeniero Técnico de Telecomunicación.
C4	CE4/FB4 Comprensión y dominio de los conceptos básicos de sistemas lineales y las funciones y transformadas relacionadas, teoría de circuitos eléctricos, circuitos electrónicos, principio físico de los semiconductores y familias lógicas, dispositivos electrónicos y fotónicos, tecnología de materiales y su aplicación para la resolución de problemas propios de la ingeniería.
D2	CT2 Concebir la Ingeniería en un marco de desarrollo sostenible.
D3	CT3 Tomar conciencia de la necesidad de una formación y mejora continua de calidad, mostrando una actitud flexible, abierta y ética ante opiniones o situaciones diversas, en particular en materia de no discriminación por sexo, raza o religión, respeto a los derechos fundamentales, accesibilidad, etc.

Resultados de aprendizaje

Resultados previstos en la materia	Resultados de Formación y Aprendizaje		
Conocer los elementos y leyes que intervienen en el análisis de los circuitos lineales de parámetros concentrados.		C4	
Demostrar la destreza necesaria para analizar este tipo de circuitos en diferentes circunstancias. - Saber optar entre distintas alternativas al plantear la solución de un problema. - Conocer técnicas de simplificación, sus limitaciones, y saber decidir cuáles usar en cada situación.	B4	C4	D2
Trasladar el dominio temporal a los dominios transformados, manejando los conceptos básicos de transformadas.		C4	

Poder justificar cualitativamente el papel que juegan los elementos que componen un circuito y las interacciones entre ellos. B3 C4 D3

Manejar con solvencia el lenguaje y simbolismo propio de la disciplina. B3 C4 D3

Contenidos

Tema	
Tema 1: Introducción al análisis de circuitos	Magnitudes fundamentales y derivadas. Elementos de un circuito. Leyes de Kirchhoff. Asociación de resistencias: serie y paralelo. Circuitos divisores: divisor de tensión y divisor de corriente.
Tema 2: Técnicas de análisis en Régimen Permanente Continuo (RPC)	Análisis por el método de las tensiones en las mallas. Análisis por el método de las corrientes en los nudos. Transformación de fuentes. Circuitos equivalentes de Thévenin y Norton. Máxima transferencia de potencia. Principio de superposición.
Tema 3: Elementos Reactivos	Bobinas y condensadores. Asociación de elementos reactivos. Bobinas y condensadores en régimen continuo. Régimen transitorio (RT). Respuestas natural y forzada en circuitos RC y circuitos RL.
Tema 4: Régimen Sinusoidal Permanente (RSP)	Definición y parámetros. Valor medio y valor eficaz. Conceptos de fasor e impedancia. Análisis por mallas y nudos de circuitos en régimen sinusoidal permanente. Transformación de fuentes y circuitos equivalentes de Thévenin y Norton. Transformadores ideales. Cálculos y expresiones de la potencia.
Tema 5: Cuadripolos	Definición de cuadripolo. Parámetros característicos. Agrupación de cuadripolos. Inserción de un cuadripolo en un circuito.
Tema 6: Análisis de circuitos en el dominio transformado	Respuesta en frecuencia. La función de transferencia. Elementos de un circuito en el dominio s. Análisis de circuitos en el dominio s.
Tema 7: Circuitos selectivos en frecuencia	Concepto de filtro. Filtros paso-bajo. Filtros paso-alto. Filtros paso-banda. Filtros banda-eliminada.
Tema 8: Análisis de circuitos en el dominio del tiempo	Tipos de señales. Tipos de sistemas. Sistemas lineales e invariantes en el tiempo. Transformada de Laplace directa e inversa. Diagramas de polos y ceros. Respuesta al impulso. Integral de convolución.

Planificación

	Horas en clase	Horas fuera de clase	Horas totales
Actividades introductorias	0.5	0	0.5
Lección magistral	24.5	49	73.5
Prácticas con apoyo de las TIC	22	22	44
Prácticas de laboratorio	3	3	6
Resolución de problemas y/o ejercicios	3	9	12
Práctica de laboratorio	1	3	4
Examen de preguntas de desarrollo	2	8	10

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías

Descripción

Actividades introductorias	Presentación de la asignatura: profesorado, programa, bibliografía, metodología docente y sistema de evaluación y calificación. Con esta metodología se trabajan las competencias CT2 y CT3.
Lección magistral	Los objetivos de esta metodología son la exposición de los contenidos teóricos y la comprobación periódica del grado de asimilación de los mismos por parte del alumnado. A lo largo de estas sesiones se plantearán ejercicios y/o problemas enfocados al ámbito específico de estudio, que serán resueltos por el profesor o bien por los alumnos con el apoyo del profesor, bien de manera individual o grupal. Con esta metodología se trabajan las competencias CG3, CG4, CE4, CT2 Y CT3.
Prácticas con apoyo de las TIC	Estas sesiones se dedicarán a la resolución tutelada, de manera individual y/o grupal, de supuestos prácticos vinculados a los contenidos teóricos de la asignatura. Las soluciones obtenidas podrán ser contrastadas y/o analizadas haciendo uso de herramientas informáticas. En 3 de las 11 sesiones el alumnado, al final de la mismas, tendrá que resolver de forma individual una tarea evaluable. Con esta metodología se trabajan las competencias CG3, CG4 Y CE4.
Prácticas de laboratorio	Se realizarán 2 sesiones prácticas en el laboratorio de hardware en las que se abordarán ejercicios de montaje y medida de circuitos básicos. De las 4h correspondientes, 1h se destinará a la evaluación de estas sesiones. Con esta metodología se trabajan las competencias CG3, CG4 Y CE4.

Atención personalizada

Metodologías	Descripción
Lección magistral	En el horario de tutoría, el profesorado atenderá las necesidades y consultas del alumnado relacionados con el estudio de la materia.
Prácticas de laboratorio	El profesorado marcará el ritmo de la sesión y resolverá las dudas que surjan durante la realización de la práctica. También en el horario de tutoría, el profesorado atenderá las necesidades y consultas del alumnado relacionados con las prácticas de laboratorio.
Prácticas con apoyo de las TIC	El profesorado marcará el ritmo de la sesión y resolverá las dudas que surjan durante la realización de la práctica. También en el horario de tutoría, el profesorado atenderá las necesidades y consultas del alumnado relacionados con las prácticas realizadas en las aulas de informática.

Evaluación

	Descripción	Calificación	Resultados de Formación y Aprendizaje
Resolución de problemas y/o ejercicios	Se realizarán 3 pruebas en horario de Grupo A: ECA1, ECA2 y ECA3. La puntuación de cada una de estas tres pruebas será de: 1.5, 3 y 3 puntos, respectivamente. Para superar la asignatura por evaluación continua es obligatoria la asistencia a las tres pruebas y obtener al menos 0.75 puntos en la prueba ECA3. En 3 de las 11 sesiones de Grupo B se planteará al final de las mismas la resolución de una tarea evaluable (ECB1, ECB2, ECB3) con una puntuación máxima de hasta 0.5 puntos cada una de ellas, lo que supone un total de 1.5 puntos. Los horarios de las pruebas se aprobarán en la CAG y estarán disponibles a principio de cuatrimestre.	90	B3 C4 B4

Práctica de laboratorio	Esta prueba (ECHW) se realiza en horario de Grupo B en laboratorio de hardware. El día concreto se aprobará en la CAG y estará disponible a principio de cuatrimestre. Se trata de una prueba relativa a ejercicios de montaje y medida de circuitos, y tendrá una puntuación máxima de 1 punto. Para estos ejercicios se valorarán la capacidad de trabajo en grupo, el ajuste a las especificaciones de diseño y la presentación de resultados. Para superar la asignatura por evaluación continua es obligatoria la asistencia a las dos sesiones de prácticas de laboratorio (hardware) y a su correspondiente evaluación.	10	B3 B4	C4	D2 D3
Examen de preguntas de desarrollo	Adicionalmente al sistema de evaluación continua constituido por los tres conjuntos de pruebas (ECHW, ECA y ECB) que se acaban de describir, el alumnado podrá optar por la realización de un examen final. Este examen abarcará la totalidad de los contenidos de la asignatura, tanto teóricos como prácticos, y podrá incluir pruebas tipo test, preguntas de razonamiento, resolución de problemas y/o ejercicios, así como el desarrollo de casos prácticos. La puntuación máxima de este examen es de 10 puntos.	0	B3 B4	C4	

Otros comentarios sobre la Evaluación

El alumnado, conforme al calendario escolar, tendrá dos oportunidades en el curso académico para superar la asignatura:

1. Primera oportunidad al finalizar el cuatrimestre.

El alumnado puede optar libremente por el sistema de evaluación continua descrito en la sección anterior, sin que ello excluya la posibilidad de realizar un examen final. Casos posibles:

- Alumnado que sólo realiza la evaluación continua: es calificado con la puntuación que ha obtenido en la misma (punto 5 de los *Comentarios adicionales*),
- Alumnado que sólo realiza el examen final: es calificado con la puntuación que ha obtenido en el mismo.
- Alumnado que realiza la evaluación continua y el examen: es calificado con la mejor de ambas puntuaciones.

2. Segunda oportunidad.

El alumnado que no superó la asignatura al final del cuatrimestre puede realizar un examen final extraordinario que abarcará la totalidad de los contenidos de la asignatura, tanto teóricos como prácticos, y que podrá incluir pruebas tipo test, preguntas de razonamiento, resolución de problemas y/o ejercicios, así como el desarrollo de casos prácticos. La puntuación alcanzada en el mismo (entre 0 y 10) será la calificación final, sustituyendo a la agregación de las notas de las pruebas de evaluación continua y a la del examen final de evaluación continua.

Comentarios adicionales:

- El alumnado debe asistir a las prácticas en el grupo que le haya sido asignado al principio de cuatrimestre.
- Se llevará a cabo un control de asistencia a las sesiones prácticas.
- La asistencia a las dos sesiones de laboratorio hardware, y correspondiente evaluación ECHW, es obligatoria.
- Todas las notas en la evaluación son individuales.
- Para superar la asignatura por evaluación continua es obligatoria la asistencia a las tres pruebas y obtener al menos 0.75 puntos en la prueba ECA3. En el caso de no superar este mínimo la nota de evaluación continua se calculará como:

$$\text{nota_final_EC} = \text{nota_ECA3} + 4,25 \cdot \text{nota_EC_sinECA3} / 6,5$$

- La realización de la ECA2 o sucesivas pruebas puntuables y/o alguno de los exámenes finales significará que el alumno tendrá una calificación distinta de la de "No presentado".
- La nota obtenida en evaluación continua será válida tan solo para el curso académico en el que se realice.
- Se considera que la materia está aprobada si la nota final es igual o superior a 5.

Recuperación.

Las pruebas y los exámenes no son recuperables. Es decir, si el alumno no puede realizarlos en las fechas previstas, el profesor no tiene obligación de habilitar otras fechas para su realización.

Resultados de las pruebas.

Antes de la realización o entrega de cada prueba se indicará la fecha y procedimiento de revisión de las calificaciones obtenidas, que serán públicas en un plazo razonable de tiempo (generalmente en menos de dos semanas desde la realización de la prueba).

Plagio y copia

En caso de detección de plagio en cualquiera de las pruebas (pruebas cortas, exámenes parciales o examen final), la calificación será de SUSPENSO (0) y el hecho será comunicado a la dirección del Centro para los efectos oportunos.

Fuentes de información

Bibliografía Básica

James W. Nilsson, **Electric Circuits**, 10,
Material docente, **Página web**, faitic.uvigo.es,

Bibliografía Complementaria

J.H. McClellan, R.W. Schafer, M.A. Yoder, **Signal Processing First**,

Recomendaciones

Asignaturas que continúan el temario

Circuitos de microondas/V05G300V01611
Circuitos de radiofrecuencia/V05G300V01511
Electrónica analógica/V05G300V01624
Ingeniería de equipos electrónicos/V05G300V01523
Física: Fundamentos de electrónica/V05G301V01201
Procesado digital de señales/V05G301V01205
Técnicas de transmisión y recepción de señales/V05G301V01208

Asignaturas que se recomienda cursar simultáneamente

Matemáticas: Cálculo II/V05G301V01106

Asignaturas que se recomienda haber cursado previamente

Matemáticas: Álgebra lineal/V05G301V01102
Matemáticas: Cálculo I/V05G301V01101

Otros comentarios

Se recomienda al alumnado que tenga soltura en manejo de números complejos y funciones trigonométricas, utilización de técnicas de resolución de sistemas de ecuaciones lineales, cálculo de derivadas de funciones elementales y cálculo de integrales sencillas.

Plan de Contingencias

Descripción

=== ADAPTACIÓN DE LAS METODOLOGÍAS ===

* Metodologías docentes que se mantienen

De las metodologías descritas en la Guía Docente se mantendrán las actividades introductorias, lecciones magistrales y prácticas con apoyo de las TIC.

* Metodologías docentes que se modifican

Las prácticas de laboratorio hardware, en caso de no poder desarrollarse de forma presencial, serán reemplazadas por actividades que se desarrollarán de forma virtual.

* Mecanismo no presencial de atención al alumnado (tutorías)

Las sesiones de tutorización se podrán llevar a cabo mediante medios telemáticos, bien de forma asíncrona (correo electrónico, foros de FAITIC, etc.) o bien mediante videoconferencia, en este caso mediante cita previa.

* Modificaciones (si proceden) de los contenidos a impartir

No procede modificar los contenidos a impartir.

* Bibliografía adicional para facilitar el auto-aprendizaje

Se pondrán a disposición del alumnado píldoras docentes y propuestas de trabajos autónomos, organizando sesiones específicas para que el alumnado cuente con la ayuda del profesorado para su resolución.

=== ADAPTACIÓN DE LA EVALUACIÓN ===

* Pruebas ya realizadas

Las pruebas ya realizadas de forma presencial mantendrán su peso invariable.

* Pruebas pendientes que se mantienen

Se mantendrán las pruebas tipo A (ECA) y tipo B (ECB) pendientes, pudiéndose agrupar en caso necesario por cuestiones de organización y coordinación.

* Pruebas que se modifican

La prueba prevista en la sesión práctica de laboratorio se sustituirá por actividades que se propondrán al alumnado para ser realizadas de forma no presencial.
