



## DATOS IDENTIFICATIVOS

### Diseño y Fabricación de Circuitos Integrados

Asignatura	Diseño y Fabricación de Circuitos Integrados			
Código	V05M145V01215			
Titulación	Máster Universitario en Ingeniería de Telecomunicación			
Descriptores	Creditos ECTS	Seleccione	Curso	Cuatrimestre
	5	OP	1	2c
Lengua	Castellano			
Impartición				
Departamento	Tecnología electrónica			
Coordinador/a	Fariña Rodríguez, José			
Profesorado	Cao Paz, Ana María Fariña Rodríguez, José			
Correo-e	jfarina@uvigo.es			
Web				
Descripción general	<p>Los objetivos que se persiguen con esta asignatura son :</p> <ol style="list-style-type: none"> <li>1) Conocer y comprender las metodologías de diseño de circuitos electrónicos integrados basados en tecnología CMOS.</li> <li>2) Conocer las topologías básicas utilizadas en circuitos electrónicos analógicos.</li> <li>3) Saber analizar y dimensionar los dispositivos que forman las topologías básicas los circuitos analógicos en tecnología CMOS.</li> <li>4) Conocer y saber utilizar herramientas software de ayuda al diseño de circuitos integrados.</li> <li>5) Saber especificar un circuito electrónico integrado para su fabricación en tecnología CMOS.</li> </ol>			

## Competencias

Código	
A4	CB4 Que los estudiantes sepan comunicar sus conclusiones, y los conocimientos y razones últimas que las sustentan, a públicos especializados y no especializados de un modo claro y sin ambigüedades.
A5	CB5 Que los estudiantes posean las habilidades de aprendizaje que les permitan continuar estudiando de un modo que habrá de ser en gran medida autodirigido o autónomo.
B8	CG8 Capacidad para la aplicación de los conocimientos adquiridos y resolver problemas en entornos nuevos o poco conocidos dentro de contextos más amplios y multidisciplinarios, siendo capaces de integrar conocimientos.
C10	CE10 Capacidad para diseñar y fabricar circuitos integrados.

## Resultados de aprendizaje

Resultados previstos en la materia	Resultados de Formación y Aprendizaje
Conocer las metodologías de diseño de circuitos electrónicos integrados.	C10
Conocer las topologías básicas utilizadas en circuitos electrónicos analógicos.	C10
Saber analizar y dimensionar los dispositivos que forman las topologías básicas de circuitos analógicos	A5 B8 C10
Conocer herramientas software de ayuda al diseño de circuitos integrados.	C10
Saber especificar un circuito electrónico para su fabricación	A4 C10

## Contenidos

Tema	
------	--

Tema 1: Introducción (1h)	Introducción a la materia. Objetivos y planificación del curso. Conceptos básicos de diseño microelectrónico de circuitos integrados (CI).
Tema 2: Secuencias de fabricación de CIs (1h)	Introducción a la fabricación de CIs. Tecnología planar. Secuencia de fabricación de CIs en tecnología CMOS. Estructura de un transistor MOS. Ejemplo de fabricación: inversor CMOS. Patrón de máscaras (layout). Reglas tecnológicas de diseño. Metodologías y herramientas de ayuda al diseño.
Tema 3. Estructura física de dispositivos básicos y estrategias de trazado (1h)	Especificación de la estructura física de un transistor MOS. Especificación de la estructura física de una resistencia. Especificación de la estructura física de un condensador. Estrategias para la realización de transistores con elevada relación de aspecto. Estrategias para transistores apareados.
Tema 4. Topologías básicas de Amplificador (2h)	Topología en Fuente común. Topología en Drenador común. Topología en Puerta común. Topología Cascode. Amplificador Push_Pull. Ejemplos de diseño físico.
Tema 5. Espejo de corriente (3h)	Fuentes de corriente. Estructura básica de un espejo. Análisis de funcionamiento. Repuesta en frecuencia. Topología Cascode. Ejemplos de diseño físico.
Tema 6. Par diferencial (3h)	Estructura del Par Diferencial. Análisis en continua. Análisis en alterna. Especificaciones y diseño de la estructura física de un amplificador diferencial con topología autopolarizada. Relación de rechazo en modo común. Apareamiento de transistores. Limitaciones de slew rate. Ejemplos de diseño físico.
Tema 7. Amplificador operacional (2h)	Amplificador operacional con dos etapas. Parámetros de diseño. Amplificador de transconductancia (OTA). Ejemplos de diseño físico.
Tema 8. Preparación para la fabricación (2h)	Distribución de plano base. PAD y terminales. Formatos de especificación. Encapsulados.
Práctica 1. Introducción a las herramientas de diseño de circuitos integrados (2h)	Introducción a las herramientas de diseño de circuitos electrónicos analógicos integrados. Ejemplo sobre un espejo de corriente. Simulación eléctrica. Diseño, comprobación (DRC) y extracción del diseño físico.
Práctica 2. Diseño de un par diferencial autopolarizado (2h)	Especificación eléctrica. Caracterización de parámetros de funcionamiento DC. Caracterización de parámetros de funcionamiento AC.
Práctica 3. Diseño de un par diferencial autopolarizado II (2h)	Especificación física. Comprobación de reglas de diseño. Extracción del circuito. Comprobación de funcionamiento.
Práctica 4. Diseño de un circuito amplificador de transconductancia (2h).	Especificación eléctrica. Especificación física. Comprobación de funcionamiento.
Práctica 5. Preparación para fabricación (2h).	Para el circuito obtenido en la práctica 4 realizar los pasos necesarios para crear la información necesaria para enviar a fabricación el circuito.

## Planificación

	Horas en clase	Horas fuera de clase	Horas totales
Sesión magistral	14	28	42
Resolución de problemas y/o ejercicios	4	28	32
Prácticas de laboratorio	9	22.5	31.5
Pruebas de respuesta corta	1	4	5
Resolución de problemas y/o ejercicios	1	5.5	6.5
Pruebas prácticas, de ejecución de tareas reales y/o simuladas.	1	7	8

\*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

## Metodologías

	Descripción
Sesión magistral	Consistirán en una exposición por parte del profesor de aspectos relevantes de la materia, relacionados con contenidos acerca de los cuales el alumno debe haber realizado un trabajo preparatorio previo. El objetivo es fomentar la participación activa de los alumnos, que podrán realizar preguntas o exponer dudas durante la sesión. Para una mejor comprensión de determinados contenidos, se expondrán ejemplos prácticos o se analizarán casos de estudio. En esta metodología se trabaja la competencia CB5 y CE10

Resolución de problemas y/o ejercicios	<p>Se establecerán grupos de trabajo que llevarán a cabo el diseño y comprobación de un circuito compuesto por componentes pasivos y dispositivos activos. Se dispondrá de grupos pequeños (C), que permitirán realizar un seguimiento del desarrollo de los proyectos. Se realizará un control de asistencia. Las actividades a desarrollar en los grupos C son:</p> <ul style="list-style-type: none"> <li>- Debate acerca de posibles soluciones y alternativas de diseño.</li> <li>- Análisis y seguimiento de la solución propuesta para el proyecto.</li> <li>- Memoria con la presentación y el análisis de los resultados obtenidos.</li> <li>- Presentación y debate de resultados</li> </ul> <p>En esta metodología se trabaja la competencia CB4, CB5, CG8 y la CE10</p>
Prácticas de laboratorio	<p>Los alumnos se organizarán en grupos de dos personas. Trabajarán con una herramienta de diseño de circuitos integrados, mediante la cual llevarán a cabo la definición de un circuito electrónico tanto a nivel eléctrico como físico, la comprobación del cumplimiento de especificaciones y la preparación del diseño para el envío a fabricación. Se realizará un control de asistencia y aprovechamiento de la sesión.</p> <p>En esta metodología se trabaja la competencia CB5, CG8 y la CE10</p>

### Atención personalizada

Metodologías	Descripción
Sesión magistral	El profesorado atenderá personalmente dudas y consultas de los estudiantes sobre los contenidos teóricos, sobre las tareas previas a las prácticas de laboratorio, así como los propios contenidos de las prácticas. También resolverá las dudas y consultas de los estudiantes sobre las especificaciones y aspectos teóricos y prácticos relativos del proyecto asignado, así como al contenido y estructura de la memoria justificativa del proyecto. Además, orientará a los alumnos sobre la estructura y contenido de las sesiones de presentación y defensa de los resultados alcanzados en el proyecto. Los estudiantes tendrán ocasión de acudir a tutorías personalizadas o en grupo.
Prácticas de laboratorio	El profesorado atenderá personalmente dudas y consultas de los estudiantes sobre los contenidos teóricos, sobre las tareas previas a las prácticas de laboratorio, así como los propios contenidos de las prácticas. También resolverá las dudas y consultas de los estudiantes sobre las especificaciones y aspectos teóricos y prácticos relativos del proyecto asignado, así como al contenido y estructura de la memoria justificativa del proyecto. Además, orientará a los alumnos sobre la estructura y contenido de las sesiones de presentación y defensa de los resultados alcanzados en el proyecto. Los estudiantes tendrán ocasión de acudir a tutorías personalizadas o en grupo.
Resolución de problemas y/o ejercicios	El profesorado atenderá personalmente dudas y consultas de los estudiantes sobre los contenidos teóricos, sobre las tareas previas a las prácticas de laboratorio, así como los propios contenidos de las prácticas. También resolverá las dudas y consultas de los estudiantes sobre las especificaciones y aspectos teóricos y prácticos relativos del proyecto asignado, así como al contenido y estructura de la memoria justificativa del proyecto. Además, orientará a los alumnos sobre la estructura y contenido de las sesiones de presentación y defensa de los resultados alcanzados en el proyecto. Los estudiantes tendrán ocasión de acudir a tutorías personalizadas o en grupo.

### Evaluación

	Descripción	Calificación	Resultados de Formación y Aprendizaje
Pruebas de respuesta corta	<p>Como parte de la evaluación continua, se realizará a mediados de curso una prueba individual escrita, de 30 minutos, durante una de las sesiones magistrales. Esta prueba supondrá un 10% de la calificación final. Su realización marca el límite temporal para que los alumnos opten o no por evaluación continua. Todos aquellos que la realicen se entenderá que optan por evaluación continua. Los restantes deberán indicar explícitamente su opción, entendiéndose la falta de notificación como renuncia a evaluación continua.</p> <p>En la fecha del examen final se realizará otra prueba individual escrita de este tipo, de 1 hora de duración, obligatoria en su totalidad para alumnos que no opten por evaluación continua. Para alumnos en evaluación continua, la primera parte de la prueba será voluntaria, ya que los contenidos corresponderán a los de la primera prueba realizada. A los alumnos que se presenten voluntariamente se les sustituirá la calificación de la primera prueba por la que obtengan en ésta parte. La segunda parte de la prueba es obligatoria para todos los alumnos. Cada una de las partes supondrá un 10% de la calificación final.</p> <p>Para superar la asignatura será necesario obtener al menos una calificación de 4 sobre 10 en cada una de las partes de la prueba final (o en la prueba intermedia, cuando proceda).</p> <p>En esta prueba se evalúan las competencias CE10 y CB4.</p>	20	A4 C10

Resolución de problemas y/o ejercicios	<p>Como parte de la evaluación continua, se realizará a mediados de curso una prueba individual escrita, de 30 minutos, durante una de las sesiones magistrales. Esta prueba supondrá un 10% de la calificación final.</p> <p>En la fecha del examen final se realizará otra prueba individual escrita de este tipo, de 1 hora de duración, obligatoria en su totalidad para alumnos que no opten por evaluación continua. Para alumnos en evaluación continua, la primera parte de la prueba será voluntaria, ya que los contenidos corresponderán a los de la primera prueba realizada. A los alumnos que se presenten voluntariamente se les sustituirá la calificación de la primera prueba por la que obtengan en ésta parte. La segunda parte de la prueba es obligatoria para todos los alumnos. Cada una de las partes supondrá un 10% de la calificación final.</p> <p>Para superar la asignatura será necesario obtener al menos una calificación de 4 sobre 10 en cada una de las partes de la prueba final (o en la prueba intermedia, cuando proceda).</p> <p>En esta prueba se evalúan las competencias CE10, CB4 y CG8.</p>	20	A4 B8 C10
Pruebas prácticas, de ejecución de tareas reales y/o simuladas.	<p>La evaluación de las pruebas prácticas se realizará a partir de la memoria justificativa y de la presentación pública de resultados. Cada grupo de alumnos deberá entregar una memoria del trabajo que ha llevado a cabo, con indicación expresa de la contribución de cada uno de ellos al conjunto, así como de la metodología que han seguido para el reparto y coordinación de las tareas. La evaluación de los trabajos se basará en los siguientes aspectos:</p> <ul style="list-style-type: none"> <li>- Análisis de alternativas</li> <li>- Correcta realización y comprobación del diseño</li> <li>- Compactación del diseño</li> <li>- Utilización de las estrategias adecuadas para minimizar los efectos de las imperfecciones del proceso de fabricación y para garantizar una buena coincidencia de las características eléctricas de los conjuntos de componentes o dispositivos que así lo requieran por motivos funcionales.</li> <li>- Información para la fabricación del circuito integrado.</li> <li>- Aspectos formales: claridad y orden, inclusión de figuras y datos adecuados y relevantes, así como de explicaciones pertinentes, concretas y completas.</li> </ul> <p>Cada alumno deberá realizar una exposición pública individual de la parte del proyecto que ha llevado a cabo personalmente (incluyendo las tareas de planificación o coordinación si procede).</p> <p>Las presentaciones de los alumnos pertenecientes a cada grupo se llevarán a cabo en la misma sesión, de 1 hora de duración. Cada alumno dispondrá de 5 minutos para su presentación. Al final de las presentaciones, los alumnos se someterán a las preguntas del profesorado y de otros alumnos de la asignatura que voluntariamente asistan a la sesión. La evaluación se basará tanto en el contenido y los aspectos formales de la presentación realizada como en las respuestas a las preguntas planteadas. Se podrá asimismo valorar positivamente a aquellos alumnos que realicen preguntas pertinentes. Dicha valoración se añadirá a la que obtengan de su propia exposición personal.</p> <p>La memoria justificativa deberá entregarse al menos dos días antes de la presentación pública del trabajo. Para superar la asignatura, será necesario que el grupo al que pertenece el alumno obtenga al menos una calificación de 5 sobre 10 en la memoria. Para superar la asignatura, es necesario obtener al menos una calificación de 5 sobre 10 en la presentación pública. En la nota final del proyecto la nota de la memoria tendrá un peso del 70% y la presentación un 30%.</p> <p>En esta prueba se evalúan las competencias CE10, CB4, CB5 y CG8.</p>	60	A4 B8 C10 A5

### Otros comentarios sobre la Evaluación

La evaluación de los alumnos que no opten por evaluación continua será como sigue:

- Un examen final cuya nota será el 50% de la nota de la asignatura. Constará de dos partes: Cuestiones de respuesta corta y resolución de problemas. La parte de cuestiones supondrá el 50% de la nota del examen y la resolución de problemas el 50%. Para poder calcular la nota es necesario obtener al menos el 50% de la nota máxima de cada parte.
- Deberán obligatoriamente realizar un proyecto, entregar el correspondiente informe y realizar la preceptiva presentación pública (en las mismas sesiones y con los mismos criterios que la de los alumnos que opten por evaluación continua). La memoria justificativa deberá entregarse al menos dos días antes de su presentación pública. La nota del proyecto supondrá el 50% de la nota total de la asignatura. La memoria supondrá el 70% de la nota del proyecto y la presentación el 30%. Para poder calcular la nota es necesario sacar en cada parte al menos el 50% de la nota máxima correspondiente. En segunda convocatoria y para todos los alumnos, se considerará superada aquella parte en la que el alumno alcance al menos el 50% de la máxima de dicha parte.

---

**Fuentes de información**

---

R. Jacob Baker, **CMOS Circuits desing, Layout and Simulation**, John Wiley & Sons,

Paul R. Gray, Paul J. Hurst, Stephen H. Lewis, Robert G. Meyer, **Analysis and Design of Analog Integrated Circuits**, John Wiley & Sons,

Behzad Razavi, **Design of Analog CMOS Integrated Circuits**, McGraw Hill,

---

---

**Recomendaciones**

---