



DATOS IDENTIFICATIVOS

Laboratorio de sistemas digitales programables

Asignatura	Laboratorio de sistemas digitales programables			
Código	V12G330V01915			
Titulación	Grado en Ingeniería Electrónica Industrial y Automática			
Descriptores	Creditos ECTS 6	Seleccione OP	Curso 4	Cuatrimestre 2c
Lengua Impartición	Castellano			
Departamento	Tecnología electrónica			
Coordinador/a	Fariña Rodríguez, Jose Costas Pérez, Lucía			
Profesorado	Costas Pérez, Lucía Fariña Rodríguez, Jose Rodríguez Andina, Juan José			
Correo-e	lcostas@uvigo.es jfarina@uvigo.es			
Web				

Descripción general	<p>Se trata de una asignatura terminal, continuación de la asignatura de [Electrónica Digital y Microcontroladores]. El objetivo de la asignatura es completar las competencias y habilidades del alumnado necesarias para el diseño, análisis, simulación, depuración, prueba y mantenimiento de circuitos electrónicos digitales basados en dispositivos reconfigurables (FPGAs) y en microcontroladores y destinados al control de procesos industriales. La asignatura se centra en los siguientes conceptos:</p> <ul style="list-style-type: none"> - Periféricos de comunicación serie y su adaptación a los niveles eléctricos de los protocolos normalizados. - Periféricos de captura y comparación para el tratamiento y generación de señales digitales con información temporal (Salidas de alta velocidad, Modulación de Anchura de Impulso, Medida de frecuencia, periodo o desfase, etc). - Formatos numéricos y operadores matemáticos. - Descripción y utilización de lenguajes de descripción de hardware (HDL) como herramienta para la especificación de circuitos digitales. - Estrategias para la implementación de algoritmos de control digital con microcontroladores y dispositivos reconfigurables. - Hardware para control en tiempo real de procesos industriales.
---------------------	---

Competencias de titulación

Código	
A34	TIE3 Conocimiento de los fundamentos y aplicaciones de la electrónica digital y microprocesadores.
A37	TIE6 Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.
B2	CT2 Resolución de problemas.
B3	CT3 Comunicación oral y escrita de conocimientos en lengua propia.
B9	CS1 Aplicar conocimientos.
B14	CS6 Creatividad.
B17	CP3 Trabajo en equipo.

Competencias de materia

Resultados previstos en la materia	Resultados de Formación y Aprendizaje
------------------------------------	---------------------------------------

(*)(*)

A34
A37

B2
B3
B9
B14
B17

Contenidos

Tema	
TEMA 1: Entrada/Salida serie en microcontroladores	Introducción a la conexión serie entre procesadores. Comunicación síncrona. Comunicación asíncrona. Conexión punto a punto (RS232). Bus Serie (I2C). Estructura básica de un periférico para la entrada/salida serie. Periféricos del PIC18F45K20 para la E/S serie (USART y SSP). Ejemplos de aplicación asíncrona y síncrona (SPI).
TEMA 2: Unidad de captura y comparación en microcontroladores	Variables temporales. Generación y medida. Estructura básica de un periférico de captura y comparación. Entrada salida de alta velocidad. Modulación de anchura de impulso (PWM). Periférico CCP del PIC18F45K20. Ejemplos de aplicación y programación.
TEMA 3: Circuitos aritméticos	Formatos numéricos: enteros con y sin signo, coma fija, coma flotante. Precisión. Multiplicación y división enteras: algoritmos y bloques funcionales. Optimización de las prestaciones. Operaciones en coma flotante.
TEMA 4: Ampliación de lenguajes de descripción hardware	Tipos numéricos y de datos. Bibliotecas. Señales y variables: ciclos delta. Subprogramas: paquetes, funciones y procedimientos. Atributos. Sentencias <code>generic</code> y <code>generate</code> . Estructuras de datos. Ejemplos de aplicación.
TEMA 5: Implementación de algoritmos	Ejemplos de implementación de algoritmos en microcontroladores y en dispositivos reconfigurables.
TEMA 6: Metodología de diseño de sistemas electrónicos digitales de instrumentación y control industrial	Estructura. Sistemas en tiempo real. Implementación con microcontroladores comerciales. Implementación con dispositivos configurables. Núcleos hardware. Soft processors. Concepto System-on-Chip. Herramientas de diseño, programación y depuración.
TEMA 7: Ejemplos de diseño de sistemas electrónicos digitales de instrumentación y control industrial	Casos prácticos
Práctica 1. Comunicación serie con el microcontrolador. Conexión de un Display a través del bus i2C.	Aplicar los conceptos de comunicación serie para conectar al PIC18F45K20 un visulizador alfanumérico con bus i2C
Práctica 2: Control de entrada y salida de usuario por medio de un teclado y un display.	Conexión de un teclado matricial al PIC18F45K20 y visualizar la tecla pulsada con el visualizador utilizado en la práctica 1.
Práctica 3: Variación de la velocidad de giro de un motor de cc con una señal PWM	Diseñar e implementar un sistema electrónico basado en el PIC18F45K20 para modificar la velocidad de giro de un motor de corriente tomando como consigna de velocidad la señal analógica procedente de un potenciómetro.
Práctica 4: Medida de velocidad de un motor de cc mediante un sensor que genera pulsos de frecuencia variable	A partir de la señal de impulsos que genera un sensor optoelectrónico de barrera implementar un circuito de medida de la velocidad de giro de un eje.
Práctica 5: Regulación de velocidad en Bucle Cerrado (BC) de un motor de cc con un control PI	Usando los elementos y programas de las prácticas anteriores diseñar e implementar un sistema de control de velocidad de giro de un motor de corriente continua con un regulador en bucle cerrado del tipo PI.
Práctica 6. Diseño e implementación de una unidad de acoplamiento de un convertidor A/D.	Diseño e implementación de un módulo de control SPI para conexión a un convertidor A/D
Práctica 7. Diseño e implementación de una unidad de acoplamiento serie para un convertidor D/A.	Diseñar e implementar un módulo de control SPI para conexión a un convertidor D/A que permita generar un valor de tensión a partir de la combinación digital establecida con interruptores.
Práctica 8. Implementación de un sistema de procesado en tiempo real.	Implementación de un filtro digital para una señal analógica. Se tomará una señal del convertidor A/D a través del canal SPI y el resultado se sacará por el convertidor D/A

Planificación

	Horas en clase	Horas fuera de clase	Horas totales
Sesión magistral	31	49.6	80.6
Prácticas de laboratorio	17	37.4	54.4
Pruebas de respuesta larga, de desarrollo	2	10	12
Pruebas prácticas, de ejecución de tareas reales y/o simuladas.	1	2	3

*Los datos que aparecen en la tabla de planificación son de carácter orientativo, considerando la heterogeneidad de alumnado

Metodologías	
	Descripción
Sesión magistral	Exposición por parte del profesorado de los aspectos relevantes de los contenidos etiquetados con el epígrafe de [Teoría]. Para una mejor comprensión de los contenidos y una participación activa en la Sesión, el alumnado deberá realizar un trabajo personal previo sobre la bibliografía propuesta. De esta forma, el alumnado estará en disposición de realizar preguntas, de pedir aclaraciones o de exponer dudas, que podrán ser resueltas en la Sesión o en tutorías personalizadas. Para una mejor comprensión de determinados contenidos, se expondrán ejemplos prácticos planificados para incrementar la participación del alumnado. El alumnado deberá realizar trabajo personal posterior para la asimilación de los conceptos y adquirir las competencias correspondientes a cada Sesión. Se llevará a cabo un control de asistencia. Se desarrollarán en los horarios y aulas señalados por la dirección del centro.
Prácticas de laboratorio	Actividades de aplicación de los conocimientos teóricos adquiridos. Están destinadas a que el alumnado adquiera habilidades y destrezas relacionadas con el diseño, simulación, depuración, prueba de circuitos electrónicos digitales basados en microcontroladores o en FPGAs. En estas sesiones el alumnado usará instrumentación electrónica para el análisis del comportamiento de los circuitos electrónicos digitales, herramientas de diseño, simulación y depuración de circuitos electrónicos digitales basados en dispositivos reconfigurables (FPGAs), y herramientas de programación, simulación y depuración de circuitos electrónicos digitales basados en microcontroladores. Para cada práctica existirá un enunciado en el que se indicará el trabajo personal previo que el alumnado debe realizar, las tareas que debe realizar en la sesión de prácticas y los aspectos relevantes para la evaluación de la práctica. Se desarrollarán en los laboratorios de Electrónica Digital del Departamento de Tecnología Electrónica, en los horarios señalados por la dirección del centro. El alumnado se organizará en grupos de dos personas. Se llevará a cabo un control de asistencia.

Atención personalizada

Metodologías	Descripción
Sesión magistral	Los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho del profesor en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página web de la asignatura. En dichas tutorías los profesores de la asignatura resolverán las dudas surgidas a los estudiantes sobre los contenidos impartidos en las sesiones magistrales y les orientarán sobre como abordar su estudio. Además, el estudiantado podrá plantear las dificultades para llevar a cabo los trabajos previos recomendados para realizar las prácticas y los profesores les indicarán como superarlas
Prácticas de laboratorio	Los estudiantes tendrán ocasión de acudir a tutorías personalizadas en el despacho del profesor en el horario que los profesores establecerán a tal efecto a principio de curso y que se publicará en la página web de la asignatura. En dichas tutorías los profesores de la asignatura resolverán las dudas surgidas a los estudiantes sobre los contenidos impartidos en las sesiones magistrales y les orientarán sobre como abordar su estudio. Además, el estudiantado podrá plantear las dificultades para llevar a cabo los trabajos previos recomendados para realizar las prácticas y los profesores les indicarán como superarlas

Evaluación

	Descripción	Calificación
Pruebas de respuesta larga, de desarrollo	Por medio de este tipo de pruebas se evaluarán resultados del aprendizaje correspondiente a los conceptos teóricos transmitidos en las sesiones magistrales. Se realizará una única prueba escrita al final del cuatrimestre. Para aprobar dicha prueba será necesario obtener como mínimo el 50% de la nota total.	50
Pruebas prácticas, de ejecución de tareas reales y/o simuladas.	Para obtener la nota de prácticas se realizará la media aritmética de las siguientes valoraciones: 1.- Se tendrá en cuenta la asistencia y el aprovechamiento de las tareas realizadas en las sesiones de prácticas. También se tendrá en cuenta el trabajo previo para la preparación de las prácticas y el trabajo posterior de obtención de resultados y conclusiones. 2.- Se realizará una o varias pruebas presenciales escritas a lo largo de las sesiones prácticas en las que se plasmen los conceptos aprendidos. Para aprobar las prácticas será necesario obtener como mínimo el 50% de la nota total.	50

Otros comentarios sobre la Evaluación

La nota final la asignatura se obtendrá como media aritmética de la nota de teoría y de prácticas. Para poder hacer la media es necesario aprobar cada una de las partes.

Para la segunda convocatoria no será necesario presentarse a las partes aprobadas.

Fuentes de información

John F. Wakerly, **Digital Design: Principles and Practices**, 4,

Fernando E. Valdes Pérez, Ramón Pallás Areny, **Microcontroladores. Fundamentos y aplicaciones con PIC**, 1,

Recomendaciones
